

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구
국제사무국

(43) 국제공개일

2024년 6월 13일 (13.06.2024)



WIPO | PCT

(10) 국제공개번호

WO 2024/123148 A1



(51) 국제특허분류:

H04N 19/60 (2014.01)

H04N 19/18 (2014.01)

H04N 19/70 (2014.01)

H04N 19/186 (2014.01)

H04N 19/132 (2014.01)

(21) 국제출원번호:

PCT/KR2023/020246

(22) 국제출원일:

2023년 12월 8일 (08.12.2023)

(25) 출원언어:

한국어

(26) 공개언어:

한국어

(30) 우선권정보:

63/431,323

2022년 12월 9일 (09.12.2022) US

(71) 출원인: 엘지전자 주식회사 (LG ELECTRONICS INC.) [KR/KR]; 07336 서울특별시 영등포구 여의대로 128, Seoul (KR).

(72) 발명자: 구문모 (KOO, Moonmo); 06772 서울특별시 서초구 양재대로11길 19 LG전자 특허센터, Seoul (KR).
임재현 (LIM, Jaehyun); 06772 서울특별시 서초구 양재대로11길 19 LG전자 특허센터, Seoul (KR).
김승환 (KIM, Seunghwan); 92131 캘리포니아주 샌디에이고 윌로우 크릭 로드 10225, California (US).

(74) 대리인: 최윤서 등 (CHOE, Yun Seo et al.); 06253 서울특별시 강남구 도곡로 111, 3층 윤특허법률사무소, Seoul (KR).

(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT,

AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CV, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IQ, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, MG, MK, MN, MU, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

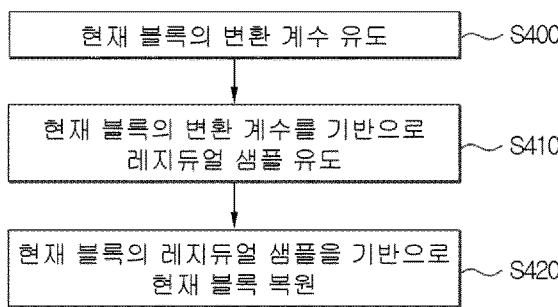
(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역내 권리의 보호를 위하여): ARIPO (BW, CV, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SC, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, ME, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

(54) Title: IMAGE ENCODING/DECODING METHOD AND DEVICE, AND RECORDING MEDIUM STORING BITSTREAM

(54) 발명의 명칭: 영상 인코딩/디코딩 방법 및 장치, 그리고 비트스트림을 저장한 기록 매체



S400 ... Derive transform coefficients of current block

S410 ... Derive residual samples on basis of transform coefficients of current block

S420 ... Reconstruct current block on basis of residual samples of current block

(57) Abstract: An image decoding method and device according to the present disclosure may: acquire residual information from a bit-stream; derive transform coefficients of a current block on the basis of the residual information; perform at least one of inverse quantization or inverse transform on the transform coefficients of the current block and derive residual samples of the current block; and reconstruct the current block on the basis of the residual samples of the current block. Here, the inverse transform may be performed on the basis of an inverse non-separable primary transform.

(57) 요약서: 본 개시에 따른 영상 디코딩 방법 및 장치는, 비트스트림으로부터 레지듀얼 정보를 획득하고, 레지듀얼 정보에 기초하여 현재 블록의 변환 계수들을 유도하며, 현재 블록의 변환 계수들에 역양자화 또는 역변환 중 적어도 하나를 수행하여 현재 블록의 레지듀얼 샘플을 유도하고, 현재 블록의 레지듀얼 샘플을 기반으로 현재 블록을 복원할 수 있다. 여기서, 역변환은 역방향의 비분리 일차 변환을 기반으로 수행될 수 있다.



WO 2024/123148 A1

명세서

발명의 명칭: 영상 인코딩/디코딩 방법 및 장치, 그리고 비트스트림을 저장한 기록 매체

기술분야

- [1] 본 발명은 영상 인코딩/디코딩 방법 및 장치, 그리고 비트스트림을 저장한 기록 매체에 관한 것이다.

배경기술

- [2] 최근 HD(High Definition) 영상 및 UHD(Ultra High Definition) 영상과 같은 고해상도, 고품질의 영상에 대한 수요가 다양한 응용 분야에서 증가하고 있고, 이에 따라 고효율의 영상 압축 기술들이 논의되고 있다.
- [3] 영상 압축 기술로 현재 픽처의 이전 또는 이후 픽처로부터 현재 픽처에 포함된 화소값을 예측하는 인터 예측 기술, 현재 픽처 내의 화소 정보를 이용하여 현재 픽처에 포함된 화소값을 예측하는 인트라 예측 기술, 출현 빈도가 높은 값에 짧은 부호를 할당하고 출현 빈도가 낮은 값에 긴 부호를 할당하는 엔트로피 부호화 기술 등 다양한 기술이 존재하고 이러한 영상 압축 기술을 이용해 영상 데이터를 효과적으로 압축하여 전송 또는 저장할 수 있다.

발명의 상세한 설명

기술적 과제

- [4] 본 개시는, 비분리 일차 변환을 이용하여 변환을 수행하는 방법 및 장치를 제공하고자 한다.
- [5] 본 개시는, 축소된 차원의 비분리 일차 변환 커널을 이용하여 변환을 수행하는 방법 및 장치를 제공하고자 한다.
- [6] 본 개시는, 부호화 파라미터를 기반으로 비분리 일차 변환 커널을 결정하는 방법 및 장치 제공하고자 한다.

과제 해결 수단

- [7] 본 개시에 따른 영상 디코딩 방법 및 장치는, 비트스트림으로부터 레지듀얼 정보를 획득하고, 상기 레지듀얼 정보에 기초하여 현재 블록의 변환 계수들을 유도하고, 상기 현재 블록의 변환 계수들에 대해 역양자화 또는 역변환 중 적어도 하나를 수행하여, 상기 현재 블록의 레지듀얼 샘플들을 유도하고, 상기 현재 블록의 레지듀얼 샘플들을 기반으로 상기 현재 블록을 복원할 수 있다.
- [8] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 상기 역변환은 역방향의 비분리 일차 변환(non-separable primary transform, NSPT)을 기반으로 수행되고, 상기 NSPT를 위한 변환 커널은, 변환 세트에 속한 복수의 변환 커널 후보들 중 어느 하나를 지시하는 변환 인덱스에 기초하여 결정될 수 있다. 여기서, 상기 변환 인덱스는 루마 성분에 관한 제1 조건 또는 크로마 성분에 관한 제2 조건 중 적어도 하나에 기초하여 시그널링될 수 있다.

- [9] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 상기 루마 성분에 관한 제1 조건은, 상기 현재 블록의 루마 성분 블록 내 소정의 영역에 n -제로 변환 계수가 존재하지 않음을 나타내고, 상기 크로마 성분에 관한 제2 조건은, 상기 현재 블록의 크로마 성분 블록 내 소정의 영역에 n -제로 변환 계수가 존재하지 않음을 나타낼 수 있다.
- [10] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 상기 루마 성분 블록 내 소정의 영역은, 상기 루마 성분 블록에서 제1 영역을 제외한 나머지 영역이고, 상기 제1 영역은, 상기 비분리 일차 변환에 입력되는 변환 계수들의 개수와 동일한 개수의 샘플들로 구성된 영역일 수 있다.
- [11] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 상기 크로마 성분 블록 내 소정의 영역은, 상기 크로마 성분 블록에서 제1 영역을 제외한 나머지 영역이고, 상기 제1 영역은, 상기 크로마 성분 블록의 크기에 대응하는 비분리 일차 변환의 입력 길이와 동일한 개수의 샘플들로 구성된 영역일 수 있다.
- [12] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 상기 현재 블록의 트리 타입이 싱글 트리이고, 상기 비분리 일차 변환이 상기 현재 블록의 루마 성분 블록에 적용되거나 상기 현재 블록의 크로마 성분 블록에 적용되지 않는 경우, 상기 변환 인덱스는 상기 루마 성분에 관한 제1 조건과 상기 크로마 성분에 관한 제2 조건을 만족하는 경우에 기초하여 시그نال링될 수 있다.
- [13] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 상기 현재 블록의 트리 타입이 싱글 트리이고, 상기 비분리 일차 변환이 상기 현재 블록의 루마 성분 블록에 적용되거나 상기 현재 블록의 크로마 성분 블록에 적용되지 않는 경우, 상기 변환 인덱스는, 상기 크로마 성분에 관한 제2 조건을 만족하는지 여부에 대한 체크 없이, 상기 루마 성분에 관한 제1 조건을 만족하는 경우에 기초하여 시그نال링될 수 있다.
- [14] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 상기 현재 블록의 트리 타입이 싱글 트리이고, 상기 비분리 일차 변환이 상기 현재 블록의 루마 성분 블록과 크로마 성분 블록에 적용되는 경우, 상기 변환 인덱스는 상기 루마 성분에 관한 제1 조건과 상기 크로마 성분에 관한 제2 조건을 만족하는 경우에 기초하여 시그نال링될 수 있다.
- [15] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 상기 변환 인덱스는, 상기 현재 블록 내 3개의 컬러 성분 블록들 중 적어도 하나에서 좌상단 샘플 위치가 아닌 다른 샘플 위치에 n -제로 변환 계수가 존재하는지 여부 또는 상기 3개의 컬러 성분 블록들 중 적어도 하나가 변환 스킵 블록인지 여부 중 적어도 하나에 기초하여 시그نال링될 수 있다.
- [16] 본 개시에 따른 영상 인코딩 방법 및 장치는, 현재 블록의 레지듀얼 샘플들을 유도하고, 상기 현재 블록의 레지듀얼 샘플들에 변환 또는 양자화 중 적어도 하나를 수행하여, 상기 현재 블록의 변환 계수들을 유도하고, 상기 현재 블록의 변환 계수들을 부호화할 수 있다.

- [17] 본 개시에 따른 영상 인코딩 방법 및 장치에 있어서, 상기 변환은 순방향의 비분리 일차 변환(non-separable primary transform, NSPT)을 기반으로 수행되고, 상기 NSPT를 위한 변환 커널은, 변환 세트에 속한 복수의 변환 커널 후보들 중 어느 하나로 결정될 수 있다.
- [18] 본 개시에 따른 영상 디코딩 방법 및 장치에 있어서, 루마 성분에 관한 제1 조건 또는 크로마 성분에 관한 제2 조건 중 적어도 하나에 기초하여 상기 복수의 변환 커널 후보들 중 어느 하나를 지시하는 변환 인덱스가 부호화될 수 있다.
- [19] 본 개시에 따른 디코딩 장치에 의하여 영상 디코딩 방법을 수행하도록 야기하는 인코딩된 비디오/영상 정보가 저장된 컴퓨터 판독 가능한 디지털 저장 매체가 제공된다.
- [20] 본 개시에 따른 영상 인코딩 방법에 따라 생성된 비디오/영상 정보가 저장된 컴퓨터 판독 가능한 디지털 저장 매체가 제공된다.
- [21] 본 개시에 따른 영상 인코딩 방법에 따라 생성된 비디오/영상 정보를 전송하는 방법 및 장치가 제공된다.

발명의 효과

- [22] 본 개시는, 일차 변환으로서 비분리 일차 변환을 이용함으로써, 변환의 성능을 향상시킬 수 있다.
- [23] 본 개시는, 축소된 차원의 비분리 일차 변환 커널을 이용하여 변환을 수행함으로써, 변환의 성능을 향상시킬 수 있다.
- [24] 본 개시는, 부호화 파라미터를 기반으로 비분리 일차 변환 커널을 효과적으로 결정 또는 시그널링함으로써, 부호화 효율을 향상시킬 수 있다.

도면의 간단한 설명

- [25] 도 1은 본 개시에 따른 비디오/영상 코딩 시스템을 도시한 것이다.
- [26] 도 2는 본 개시의 실시예가 적용될 수 있고, 비디오/영상 신호의 인코딩이 수행되는 인코딩 장치의 개략적인 블록도를 나타낸다.
- [27] 도 3은 본 개시의 실시예가 적용될 수 있고, 비디오/영상 신호의 디코딩이 수행되는 디코딩 장치의 개략적인 블록도를 나타낸다.
- [28] 도 4는 본 개시에 따른 일실시예로서, 디코딩 장치(300)에 의해 수행되는 영상 디코딩 방법을 도시한 것이다.
- [29] 도 5는 본 개시에 따른 인트라 예측 모드와 그 예측 방향을 예시적으로 나타낸다.
- [30] 도 6은 본 개시에 따른 영상 디코딩 방법을 수행하는 디코딩 장치(300)의 개략적인 구성을 도시한 것이다.
- [31] 도 7은 본 개시에 따른 일실시예로서, 인코딩 장치(200)에 의해 수행되는 영상 인코딩 방법을 도시한 것이다.
- [32] 도 8은 본 개시에 따른 영상 인코딩 방법을 수행하는 인코딩 장치(200)의 개략적인 구성을 도시한 것이다.

- [33] 도 9는 본 개시의 실시예들이 적용될 수 있는 콘텐츠 스트리밍 시스템의 예를 나타낸다.

발명의 실시를 위한 최선의 형태

- [34] 본 개시는 다양한 변경을 가할 수 있고 여러 가지 실시예를 가질 수 있는 바, 특정 실시예들을 도면에 예시하고 상세하게 설명하고자 한다. 그러나, 이는 본 개시를 특정한 실시 형태에 대해 한정하려는 것이 아니며, 본 개시의 사상 및 기술 범위에 포함되는 모든 변경, 균등물 내지 대체물을 포함하는 것으로 이해되어야 한다. 각 도면을 설명하면서 유사한 참조부호를 유사한 구성요소에 대해 사용하였다.
- [35] 제1, 제2 등의 용어는 다양한 구성요소들을 설명하는데 사용될 수 있지만, 상기 구성요소들은 상기 용어들에 의해 한정되어서는 안 된다. 상기 용어들은 하나의 구성요소를 다른 구성요소로부터 구별하는 목적으로만 사용된다. 예를 들어, 본 개시의 권리 범위를 벗어나지 않으면서 제1 구성요소는 제2 구성요소로 명명될 수 있고, 유사하게 제2 구성요소도 제1 구성요소로 명명될 수 있다. 및/또는 이라는 용어는 복수의 관련된 기재된 항목들의 조합 또는 복수의 관련된 기재된 항목들 중의 어느 항목을 포함한다.
- [36] 어떤 구성요소가 다른 구성요소에 "연결되어" 있다거나 "접속되어" 있다고 언급된 때에는, 그 다른 구성요소에 직접적으로 연결되어 있거나 또는 접속되어 있을 수도 있지만, 중간에 다른 구성요소가 존재할 수도 있다고 이해되어야 할 것이다. 반면에, 어떤 구성요소가 다른 구성요소에 "직접 연결되어" 있다거나 "직접 접속되어" 있다고 언급된 때에는, 중간에 다른 구성요소가 존재하지 않는 것으로 이해되어야 할 것이다.
- [37] 본 출원에서 사용한 용어는 단지 특정한 실시예를 설명하기 위해 사용된 것으로, 본 개시를 한정하려는 의도가 아니다. 단수의 표현은 문맥상 명백하게 다르게 뜻하지 않는 한, 복수의 표현을 포함한다. 본 출원에서, "포함하다" 또는 "가지다" 등의 용어는 명세서상에 기재된 특징, 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것이 존재함을 지정하려는 것이지, 하나 또는 그 이상의 다른 특징들이나 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것들의 존재 또는 부가 가능성을 미리 배제하지 않는 것으로 이해되어야 한다.
- [38] 본 개시는 비디오/영상 코딩에 관한 것이다. 예를 들어, 본 명세서에서 개시된 방법/실시예는 VVC (versatile video coding) 표준에 개시되는 방법에 적용될 수 있다. 또한, 이 명세서에서 개시된 방법/실시예는 EVC (essential video coding) 표준, AV1 (AOMedia Video 1) 표준, AVS2 (2nd generation of audio video coding standard) 또는 차세대 비디오/영상 코딩 표준(ex. H.267 or H.268 등)에 개시되는 방법에 적용될 수 있다.
- [39] 이 명세서는 비디오/영상 코딩에 관한 다양한 실시예들을 제시하며, 다른 언급이 없는 한 상기 실시예들은 서로 조합되어 수행될 수도 있다.

- [40] 이 명세서에서 비디오(video)는 시간의 흐름에 따른 일련의 영상(image)들의 집합을 의미할 수 있다. 픽처(picture)는 일반적으로 특정 시간대의 하나의 영상을 나타내는 단위를 의미하며, 슬라이스(slice)/타일(tile)은 코딩에 있어서 픽처의 일부를 구성하는 단위이다. 슬라이스/타일은 하나 이상의 CTU(coding tree unit)를 포함할 수 있다. 하나의 픽처는 하나 이상의 슬라이스/타일로 구성될 수 있다. 하나의 타일은 하나의 픽처의 특정 타일 열과 특정 타일 행 내에 있는 복수의 CTU들로 구성된 직사각형 영역이다. 타일 열은 픽처의 높이와 동일한 높이와 픽처 파라미터 세트의 선택스 요구에 의해 지정된 너비를 갖는 CTU들의 직사각형 영역이다. 타일 행은 픽처 파라미터 세트에 의해 지정된 높이와 픽처의 너비와 동일한 너비를 갖는 CTU들의 직사각형 영역이다. 하나의 타일 내에 CTU들은 CTU 래스터 스캔에 따라 연속적으로 배열되는 반면, 하나의 픽처 내 타일들은 타일의 래스터 스캔에 따라 연속적으로 배열될 수 있다. 하나의 슬라이스는 단일 NAL 유닛에 배타적으로 포함될 수 있는 픽처의 타일 내에서 정수 개수의 완전한 타일 또는 정수 개수의 연속적인 완전한 CTU 행을 포함할 수 있다. 한편, 하나의 픽처는 둘 이상의 서브픽처로 구분될 수 있다. 서브픽처는 픽처 내 하나 이상의 슬라이스들의 직사각형 영역일 수 있다.
- [41] 화소, 픽셀(pixel) 또는 펠(pel)은 하나의 픽처(또는 영상)을 구성하는 최소의 단위를 의미할 수 있다. 또한, 픽셀에 대응하는 용어로서 '샘플(sample)'이 사용될 수 있다. 샘플은 일반적으로 픽셀 또는 픽셀의 값을 나타낼 수 있으며, 휘도(luma) 성분의 픽셀/픽셀값만을 나타낼 수도 있고, 색차(chroma) 성분의 픽셀/픽셀 값만을 나타낼 수도 있다.
- [42] 유닛(unit)은 영상 처리의 기본 단위를 나타낼 수 있다. 유닛은 픽처의 특정 영역 및 해당 영역에 관련된 정보 중 적어도 하나를 포함할 수 있다. 하나의 유닛은 하나의 루마 블록 및 두개의 크로마(ex. cb, cr) 블록을 포함할 수 있다. 유닛은 경우에 따라서는 블록(block) 또는 영역(area) 등의 용어와 혼용하여 사용될 수 있다. 일반적인 경우, $M \times N$ 블록은 M 개의 열과 N 개의 행으로 이루어진 샘플들(또는 샘플 어레이) 또는 변환 계수(transform coefficient)들의 집합(또는 어레이)을 포함할 수 있다.
- [43] 본 명세서에서 "A 또는 B(A or B)"는 "오직 A", "오직 B" 또는 "A와 B 모두"를 의미할 수 있다. 달리 표현하면, 본 명세서에서 "A 또는 B(A or B)"는 "A 및/또는 B(A and/or B)"으로 해석될 수 있다. 예를 들어, 본 명세서에서 "A, B 또는 C(A, B or C)"는 "오직 A", "오직 B", "오직 C", 또는 "A, B 및 C의 임의의 모든 조합(any combination of A, B and C)"를 의미할 수 있다.
- [44] 본 명세서에서 사용되는 슬래시(/)나 쉼표(comma)는 "및/또는(and/or)"을 의미할 수 있다. 예를 들어, "A/B"는 "A 및/또는 B"를 의미할 수 있다. 이에 따라 "A/B"는 "오직 A", "오직 B", 또는 "A와 B 모두"를 의미할 수 있다. 예를 들어, "A, B, C"는 "A, B 또는 C"를 의미할 수 있다.

- [45] 본 명세서에서 "적어도 하나의 A 및 B(at least one of A and B)"는, "오직 A", "오직 B" 또는 "A와 B 모두"를 의미할 수 있다. 또한, 본 명세서에서 "적어도 하나의 A 또는 B(at least one of A or B)"나 "적어도 하나의 A 및/또는 B(at least one of A and/or B)"라는 표현은 "적어도 하나의 A 및 B(at least one of A and B)"와 동일하게 해석될 수 있다.
- [46] 또한, 본 명세서에서 "적어도 하나의 A, B 및 C(at least one of A, B and C)"는, "오직 A", "오직 B", "오직 C", 또는 "A, B 및 C의 임의의 모든 조합(any combination of A, B and C)"를 의미할 수 있다. 또한, "적어도 하나의 A, B 또는 C(at least one of A, B or C)"나 "적어도 하나의 A, B 및/또는 C(at least one of A, B and/or C)"는 "적어도 하나의 A, B 및 C(at least one of A, B and C)"를 의미할 수 있다.
- [47] 또한, 본 명세서에서 사용되는 괄호는 "예를 들어(for example)"를 의미할 수 있다. 구체적으로, "예측(인트라 예측)"로 표시된 경우, "예측"의 일례로 "인트라 예측"이 제안된 것일 수 있다. 달리 표현하면 본 명세서의 "예측"은 "인트라 예측"으로 제한(limit)되지 않고, "인트라 예측"이 "예측"의 일례로 제안될 것일 수 있다. 또한, "예측(즉, 인트라 예측)"으로 표시된 경우에도, "예측"의 일례로 "인트라 예측"이 제안된 것일 수 있다.
- [48] 본 명세서에서 하나의 도면 내에서 개별적으로 설명되는 기술적 특징은, 개별적으로 구현될 수도 있고, 동시에 구현될 수도 있다.
- [49] 도 1은 본 개시에 따른 비디오/영상 코딩 시스템을 도시한 것이다.
- [50] 도 1을 참조하면, 비디오/영상 코딩 시스템은 제1 장치(소스 디바이스) 및 제2 장치(수신 디바이스)를 포함할 수 있다.
- [51] 소스 디바이스는 인코딩된 비디오(video)/영상(image) 정보 또는 데이터를 파일 또는 스트리밍 형태로 디지털 저장매체 또는 네트워크를 통하여 수신 디바이스로 전달할 수 있다. 상기 소스 디바이스는 비디오 소스, 인코딩 장치, 전송부를 포함할 수 있다. 상기 수신 디바이스는 수신부, 디코딩 장치 및 렌더러를 포함할 수 있다. 상기 인코딩 장치는 비디오/영상 인코딩 장치라고 불릴 수 있고, 상기 디코딩 장치는 비디오/영상 디코딩 장치라고 불릴 수 있다. 송신기는 인코딩 장치에 포함될 수 있다. 수신기는 디코딩 장치에 포함될 수 있다. 렌더러는 디스플레이부를 포함할 수도 있고, 디스플레이부는 별개의 디바이스 또는 외부 컴포넌트로 구성될 수도 있다.
- [52] 비디오 소스는 비디오/영상의 캡처, 합성 또는 생성 과정 등을 통하여 비디오/영상을 획득할 수 있다. 비디오 소스는 비디오/영상 캡처 디바이스 및/또는 비디오/영상 생성 디바이스를 포함할 수 있다. 비디오/영상 캡처 디바이스는 하나 이상의 카메라, 이전에 캡처된 비디오/영상을 포함하는 비디오/영상 아카이브 등을 포함할 수 있다. 비디오/영상 생성 디바이스는 컴퓨터, 태블릿 및 스마트폰 등을 포함할 수 있으며 (전자적으로) 비디오/영상을 생성할 수 있다. 예를 들어, 컴퓨터

등을 통하여 가상의 비디오/영상이 생성될 수 있으며, 이 경우 관련 데이터가 생성되는 과정으로 비디오/영상 캡처 과정이 같음될 수 있다.

- [53] 인코딩 장치는 입력 비디오/영상을 인코딩할 수 있다. 인코딩 장치는 압축 및 코딩 효율을 위하여 예측, 변환, 양자화 등 일련의 절차를 수행할 수 있다. 인코딩된 데이터(인코딩된 비디오/영상 정보)는 비트스트림(bitstream) 형태로 출력될 수 있다.
- [54] 전송부는 비트스트림 형태로 출력된 인코딩된 비디오/영상 정보 또는 데이터를 파일 또는 스트리밍 형태로 디지털 저장매체 또는 네트워크를 통하여 수신 디바이스의 수신부로 전달할 수 있다. 디지털 저장 매체는 USB, SD, CD, DVD, 블루레이, HDD, SSD 등 다양한 저장 매체를 포함할 수 있다. 전송부는 미리 정해진 파일 포맷을 통하여 미디어 파일을 생성하기 위한 엘리먼트를 포함할 수 있고, 방송/통신 네트워크를 통한 전송을 위한 엘리먼트를 포함할 수 있다. 수신부는 상기 비트스트림을 수신/추출하여 디코딩 장치로 전달할 수 있다.
- [55] 디코딩 장치는 인코딩 장치의 동작에 대응하는 역양자화, 역변환, 예측 등 일련의 절차를 수행하여 비디오/영상을 디코딩할 수 있다.
- [56] 렌더러는 디코딩된 비디오/영상을 렌더링할 수 있다. 렌더링된 비디오/영상은 디스플레이부를 통하여 디스플레이될 수 있다.
- [57] 도 2는 본 개시의 실시예가 적용될 수 있고, 비디오/영상 신호의 인코딩이 수행되는 인코딩 장치의 개략적인 블록도를 나타낸다.
- [58] 도 2를 참조하면, 인코딩 장치(200)는 영상 분할부(image partitioner, 210), 예측부(predictor, 220), 레지듀얼 처리부(residual processor, 230), 엔트로피 인코딩부(entropy encoder, 240), 가산부(adder, 250), 필터링부(filter, 260) 및 메모리(memory, 270)를 포함하여 구성될 수 있다. 예측부(220)는 인터 예측부(221) 및 인트라 예측부(222)를 포함할 수 있다. 레지듀얼 처리부(230)는 변환부(transformer, 232), 양자화부(quantizer 233), 역양자화부(dequantizer 234), 역변환부(inverse transformer, 235)를 포함할 수 있다. 레지듀얼 처리부(230)는 감산부(subtractor, 231)를 더 포함할 수 있다. 가산부(250)는 복원부(reconstructor) 또는 복원 블록 생성부(reconstructged block generator)로 불릴 수 있다. 상술한 영상 분할부(210), 예측부(220), 레지듀얼 처리부(230), 엔트로피 인코딩부(240), 가산부(250) 및 필터링부(260)는 실시예에 따라 하나 이상의 하드웨어 컴포넌트(예를 들어 인코딩 장치 칩셋 또는 프로세서)에 의하여 구성될 수 있다. 또한 메모리(270)는 DPB(decoded picture buffer)를 포함할 수 있고, 디지털 저장 매체에 의하여 구성될 수도 있다. 상기 하드웨어 컴포넌트는 메모리(270)을 내/외부 컴포넌트로 더 포함할 수도 있다.
- [59] 영상 분할부(210)는 인코딩 장치(200)에 입력된 입력 영상(또는, 픽처, 프레임)을 하나 이상의 처리 유닛(processing unit)으로 분할할 수 있다. 일 예로, 상기 처리 유닛은 코딩 유닛(coding unit, CU)이라고 불릴 수 있다. 이 경우 코딩 유닛은 코딩 트리 유닛(coding tree unit, CTU) 또는 최대 코딩 유닛(largest coding unit,

LCU)으로부터 QTBT (Quad-tree binary-tree ternary-tree) 구조에 따라 재귀적으로(recursively) 분할될 수 있다.

- [60] 예를 들어, 하나의 코딩 유닛은 쿼드 트리 구조, 바이너리 트리 구조, 및/또는 터너리 구조를 기반으로 하위(deeper) 템스를 가진 복수의 코딩 유닛들로 분할될 수 있다. 이 경우, 예를 들어 쿼드 트리 구조가 먼저 적용되고 바이너리 트리 구조 및/또는 터너리 구조가 나중에 적용될 수 있다. 또는, 바이너리 트리 구조가 쿼드 트리 구조보다 먼저 적용될 수도 있다. 더 이상 분할되지 않는 최종 코딩 유닛을 기반으로 본 명세서에 따른 코딩 절차가 수행될 수 있다. 이 경우 영상 특성에 따른 코딩 효율 등을 기반으로, 최대 코딩 유닛이 바로 최종 코딩 유닛으로 사용될 수 있고, 또는 필요에 따라 코딩 유닛은 재귀적으로(recursively) 하위 템스의 코딩 유닛들로 분할되어, 최적의 크기를 가진 코딩 유닛이 최종 코딩 유닛으로 사용될 수 있다. 여기서, 코딩 절차라 함은 후술하는 예측, 변환, 및 복원 등의 절차를 포함할 수 있다.
- [61] 다른 예로, 상기 처리 유닛은 예측 유닛(PU: Prediction Unit) 또는 변환 유닛(TU: Transform Unit)을 더 포함할 수 있다. 이 경우, 상기 예측 유닛 및 상기 변환 유닛은 각각 상술한 최종 코딩 유닛으로부터 분할 또는 파티셔닝될 수 있다. 상기 예측 유닛은 샘플 예측의 단위일 수 있고, 상기 변환 유닛은 변환 계수를 유도하는 단위 및/또는 변환 계수로부터 레지듀얼 신호(residual signal)를 유도하는 단위일 수 있다.
- [62] 유닛은 경우에 따라서 블록(block) 또는 영역(area) 등의 용어와 혼용하여 사용될 수 있다. 일반적인 경우, $M \times N$ 블록은 M개의 열과 N개의 행으로 이루어진 샘플들 또는 변환 계수(transform coefficient)들의 집합을 나타낼 수 있다. 샘플은 일반적으로 픽셀 또는 픽셀의 값을 나타낼 수 있으며, 휘도(luma) 성분의 픽셀/픽셀 값만을 나타낼 수도 있고, 색차(chroma) 성분의 픽셀/픽셀 값만을 나타낼 수도 있다. 샘플은 하나의 픽처(또는 영상)를 픽셀(pixel) 또는 펄(pel)에 대응하는 용어로서 사용될 수 있다.
- [63] 인코딩 장치(200)는 입력 영상 신호(원본 블록, 원본 샘플 어레이)에서 인터 예측부(221) 또는 인트라 예측부(222)로부터 출력된 예측 신호(예측 블록, 예측 샘플 어레이)를 감산하여 레지듀얼 신호(residual signal, 잔여 블록, 잔여 샘플 어레이)를 생성할 수 있고, 생성된 레지듀얼 신호는 변환부(232)로 전송된다. 이 경우, 인코딩 장치(200) 내에서 입력 영상 신호(원본 블록, 원본 샘플 어레이)에서 예측 신호(예측 블록, 예측 샘플 어레이)를 감산하는 유닛은 감산부(231)라고 불릴 수 있다.
- [64] 예측부(220)는 처리 대상 블록(이하, 현재 블록이라 함)에 대한 예측을 수행하고, 상기 현재 블록에 대한 예측 샘플들을 포함하는 예측 블록(predicted block)을 생성할 수 있다. 예측부(220)는 현재 블록 또는 CU 단위로 인트라 예측이 적용되는지 또는 인터 예측이 적용되는지 결정할 수 있다. 예측부(220)는 각 예측 모드에 대한 설명에서 후술하는 바와 같이 예측 모드 정보 등 예측에 관한 다양한 정

보를 생성하여 엔트로피 인코딩부(240)로 전달할 수 있다. 예측에 관한 정보는 엔트로피 인코딩부(240)에서 인코딩되어 비트스트림 형태로 출력될 수 있다.

[65] 인트라 예측부(222)는 현재 픽처 내의 샘플들을 참조하여 현재 블록을 예측할 수 있다. 상기 참조되는 샘플들은 예측 모드에 따라 상기 현재 블록의 주변(neighbor)에 위치할 수 있고, 또는 현재 블록으로부터 일정 거리만큼 떨어져서 위치할 수도 있다. 인트라 예측에서 예측 모드들은 하나 이상의 비방향성 모드와 복수의 방향성 모드를 포함할 수 있다. 비방향성 모드는, DC 모드 또는 플레너 모드(Planar 모드) 중 적어도 하나를 포함할 수 있다. 방향성 모드는 예측 방향의 세밀한 정도에 따라 33개의 방향성 모드 또는 65개의 방향성 모드를 포함할 수 있다. 다만, 이는 예시로서 설정에 따라 그 이상 또는 그 이하의 개수의 방향성 모드들이 사용될 수 있다. 인트라 예측부(222)는 주변 블록에 적용된 예측 모드를 이용하여, 현재 블록에 적용되는 예측 모드를 결정할 수도 있다.

[66] 인터 예측부(221)는 참조 픽처 상에서 움직임 벡터에 의해 특정되는 참조 블록(참조 샘플 어레이)을 기반으로, 현재 블록에 대한 예측 블록을 유도할 수 있다. 이때, 인터 예측 모드에서 전송되는 움직임 정보의 양을 줄이기 위해, 주변 블록과 현재 블록 간의 움직임 정보의 상관성에 기초하여 움직임 정보를 블록, 서브 블록 또는 샘플 단위로 예측할 수 있다. 상기 움직임 정보는 움직임 벡터 및 참조 픽처 인덱스를 포함할 수 있다. 상기 움직임 정보는 인터 예측 방향 정보(L0 예측, L1 예측, Bi 예측 등)를 더 포함할 수 있다. 인터 예측의 경우에, 주변 블록은 현재 픽처 내에 존재하는 공간적 주변 블록(spatial neighboring block)과 참조 픽처에 존재하는 시간적 주변 블록(temporal neighboring block)을 포함할 수 있다. 상기 참조 블록을 포함하는 참조 픽처와 상기 시간적 주변 블록을 포함하는 참조 픽처는 동일할 수도 있고, 다를 수도 있다. 상기 시간적 주변 블록은 동일 위치 참조 블록(collocated reference block), 동일 위치 CU(colCU) 등의 이름으로 불릴 수 있으며, 상기 시간적 주변 블록을 포함하는 참조 픽처는 동일 위치 픽처(collocated picture, colPic)라고 불릴 수도 있다. 예를 들어, 인터 예측부(221)는 주변 블록들을 기반으로 움직임 정보 후보 리스트를 구성하고, 상기 현재 블록의 움직임 벡터 및/또는 참조 픽처 인덱스를 도출하기 위하여 어떤 후보가 사용되는지를 지시하는 정보를 생성할 수 있다. 다양한 예측 모드를 기반으로 인터 예측이 수행될 수 있으며, 예를 들어, 스킵 모드와 머지 모드의 경우에, 인터 예측부(221)는 주변 블록의 움직임 정보를 현재 블록의 움직임 정보로 이용할 수 있다. 스킵 모드의 경우, 머지 모드와 달리 레지듀얼 신호가 전송되지 않을 수 있다. 움직임 정보 예측(motion vector prediction, MVP) 모드의 경우, 주변 블록의 움직임 벡터를 움직임 벡터 예측자(motion vector predictor)로 이용하고, 움직임 벡터 차분(motion vector difference)을 시그널링함으로써 현재 블록의 움직임 벡터를 지시할 수 있다.

[67] 예측부(220)는 후술하는 다양한 예측 방법을 기반으로 예측 신호를 생성할 수 있다. 예를 들어, 예측부는 하나의 블록에 대한 예측을 위하여 인트라 예측 또는

인터 예측을 적용할 수 있을 뿐 아니라, 인트라 예측과 인터 예측을 동시에 적용할 수 있다. 이는 combined inter and intra prediction (CIIP) 모드라고 불릴 수 있다. 또한, 예측부는 블록에 대한 예측을 위하여 인트라 블록 카피(intra block copy, IBC) 예측 모드에 기반할 수도 있고 또는 팔레트 모드(palette mode)에 기반할 수도 있다. 상기 IBC 예측 모드 또는 팔레트 모드는 SCC(screen content coding) 등과 같이 게임 등의 콘텐츠 영상/동영상 코딩을 위하여 사용될 수 있다. IBC는 기본적으로 현재 픽처 내에서 예측을 수행하나, 현재 픽처 내에서 참조 블록을 도출하는 점에서 인터 예측과 유사하게 수행될 수 있다. 즉, IBC는 본 명세서에서 설명되는 인터 예측 기법들 중 적어도 하나를 이용할 수 있다. 팔레트 모드는 인트라 코딩 또는 인트라 예측의 일 예로 볼 수 있다. 팔레트 모드가 적용되는 경우 팔레트 테이블 및 팔레트 인덱스에 관한 정보를 기반으로 픽처 내 샘플 값을 시그널링할 수 있다. 상기 예측부(220)를 통해 생성된 예측 신호는 복원 신호를 생성하기 위해 이용되거나, 레지듀얼 신호를 생성하기 위해 이용될 수 있다.

- [68] 변환부(232)는 레지듀얼 신호에 변환 기법을 적용하여 변환 계수들(transform coefficients)을 생성할 수 있다. 예를 들어, 변환 기법은 DCT(Discrete Cosine Transform), DST(Discrete Sine Transform), KLT(Karhunen-Loeve Transform), GBT(Graph-Based Transform), 또는 CNT(Conditionally Non-linear Transform) 중 적어도 하나를 포함할 수 있다. 여기서, GBT는 픽셀 간의 관계 정보를 그래프로 표현한다고 할 때, 이 그래프로부터 얻어진 변환을 의미한다. CNT는 이전에 복원된 모든 픽셀을 이용하여 예측 신호를 생성하고, 그에 기초하여 획득되는 변환을 의미한다. 또한, 변환 과정은 정사각형의 동일한 크기를 갖는 픽셀 블록에 적용될 수도 있고, 정사각형이 아닌 가변 크기의 블록에도 적용될 수 있다.
- [69] 양자화부(233)는 변환 계수들을 양자화하여 엔트로피 인코딩부(240)로 전송되고, 엔트로피 인코딩부(240)는 양자화된 신호(양자화된 변환 계수들에 관한 정보)를 인코딩하여 비트스트림으로 출력할 수 있다. 상기 양자화된 변환 계수들에 관한 정보는 레지듀얼 정보라고 불릴 수 있다. 양자화부(233)는 계수 스캔 순서(scan order)를 기반으로 블록 형태의 양자화된 변환 계수들을 1차원 벡터 형태로 재배열할 수 있고, 상기 1차원 벡터 형태의 양자화된 변환 계수들을 기반으로 상기 양자화된 변환 계수들에 관한 정보를 생성할 수도 있다.
- [70] 엔트로피 인코딩부(240)는 지수 골롬(exponential Golomb), CAVLC(context-adaptive variable length coding), CABAC(context-adaptive binary arithmetic coding) 등과 같은 다양한 인코딩 방법을 수행할 수 있다. 엔트로피 인코딩부(240)는 양자화된 변환 계수들 외 비디오/이미지 복원에 필요한 정보들(예컨대, 신택스 요소들(syntax elements)의 값 등)을 함께 또는 별도로 인코딩할 수도 있다.
- [71] 인코딩된 정보(ex. 인코딩된 비디오/영상 정보)는 비트스트림 형태로 NAL(network abstraction layer) 유닛 단위로 전송 또는 저장될 수 있다. 상기 비디오/영상 정보는 어댑테이션 파라미터 세트(APS), 픽처 파라미터 세트(PPS), 시퀀스 파라미터 세트(SPS) 또는 비디오 파라미터 세트(VPS) 등 다양한 파라미터

세트에 관한 정보를 더 포함할 수 있다. 또한, 상기 비디오/영상 정보는 일반 제한 정보(general constraint information)을 더 포함할 수 있다. 본 명세서에서 인코딩 장치에서 디코딩 장치로 전달/시그널링되는 정보 및/또는 신텍스 요소들은 비디오/영상 정보에 포함될 수 있다. 상기 비디오/영상 정보는 상술한 인코딩 절차를 통하여 인코딩되어 상기 비트스트림에 포함될 수 있다. 상기 비트스트림은 네트워크를 통하여 전송될 수 있고, 또는 디지털 저장매체에 저장될 수 있다. 여기서, 네트워크는 방송망 및/또는 통신망 등을 포함할 수 있고, 디지털 저장매체는 USB, SD, CD, DVD, 블루레이, HDD, SSD 등 다양한 저장매체를 포함할 수 있다. 엔트로피 인코딩부(240)로부터 출력된 신호는 전송하는 전송부(미도시) 및/또는 저장하는 저장부(미도시)가 인코딩 장치(200)의 내/외부 엘리먼트로서 구성될 수 있고, 또는 전송부는 엔트로피 인코딩부(240)에 포함될 수도 있다.

- [72] 양자화부(233)로부터 출력된 양자화된 변환 계수들은 예측 신호를 생성하기 위해 이용될 수 있다. 예를 들어, 양자화된 변환 계수들에 역양자화부(234) 및 역변환부(235)를 통해 역양자화 및 역변환을 적용함으로써 레지듀얼 신호(레지듀얼 블록 or 레지듀얼 샘플들)를 복원할 수 있다. 가산부(250)는 복원된 레지듀얼 신호를 인터 예측부(221) 또는 인트라 예측부(222)로부터 출력된 예측 신호에 더함으로써 복원(reconstructed) 신호(복원 픽처, 복원 블록, 복원 샘플 어레이)가 생성될 수 있다. 스킵 모드가 적용된 경우와 같이 처리 대상 블록에 대한 레지듀얼이 없는 경우, 예측된 블록이 복원 블록으로 사용될 수 있다. 가산부(250)는 복원부 또는 복원 블록 생성부라고 불릴 수 있다. 생성된 복원 신호는 현재 픽처 내 다음 처리 대상 블록의 인트라 예측을 위하여 사용될 수 있고, 후술하는 바와 같이 필터링을 거쳐서 다음 픽처의 인터 예측을 위하여 사용될 수도 있다. 한편, 픽처 인코딩 및/또는 복원 과정에서 LMCS (luma mapping with chroma scaling)가 적용될 수도 있다.
- [73] 필터링부(260)는 복원 신호에 필터링을 적용하여 주관적/객관적 화질을 향상시킬 수 있다. 예를 들어, 필터링부(260)은 복원 픽처에 다양한 필터링 방법을 적용하여 수정된(modified) 복원 픽처를 생성할 수 있고, 상기 수정된 복원 픽처를 메모리(270), 구체적으로 메모리(270)의 DPB에 저장할 수 있다. 상기 다양한 필터링 방법은, 더블록킹 필터링, 샘플 적응적 오프셋(sample adaptive offset), 적응적 루프 필터(adaptive loop filter), 양방향 필터(bilateral filter) 등을 포함할 수 있다. 필터링부(260)은 필터링에 관한 다양한 정보를 생성하여 엔트로피 인코딩부(240)로 전달할 수 있다. 필터링 관한 정보는 엔트로피 인코딩부(240)에서 인코딩되어 비트스트림 형태로 출력될 수 있다.
- [74] 메모리(270)에 전송된 수정된 복원 픽처는 인터 예측부(221)에서 참조 픽처로 사용될 수 있다. 인코딩 장치는 이를 통하여 인터 예측이 적용되는 경우, 인코딩 장치(200)와 디코딩 장치에서의 예측 미스매치를 피할 수 있고, 부호화 효율도 향상시킬 수 있다.

- [75] 메모리(270)의 DPB는 수정된 복원 픽처를 인터 예측부(221)에서의 참조 픽처로 사용하기 위해 저장할 수 있다. 메모리(270)는 현재 픽처 내 움직임 정보가 도출된(또는 인코딩된) 블록의 움직임 정보 및/또는 이미 복원된 픽처 내 블록들의 움직임 정보를 저장할 수 있다. 상기 저장된 움직임 정보는 공간적 주변 블록의 움직임 정보 또는 시간적 주변 블록의 움직임 정보로 활용하기 위하여 인터 예측부(221)에 전달할 수 있다. 메모리(270)는 현재 픽처 내 복원된 블록들의 복원 샘플들을 저장할 수 있고, 인트라 예측부(222)에 전달할 수 있다.
- [76] 도 3은 본 개시의 실시예가 적용될 수 있고, 비디오/영상 신호의 디코딩이 수행되는 디코딩 장치의 개략적인 블록도를 나타낸다.
- [77] 도 3을 참조하면, 디코딩 장치(300)는 엔트로피 디코딩부(entropy decoder, 310), 레지듀얼 처리부(residual processor, 320), 예측부(predictor, 330), 가산부(adder, 340), 필터링부(filter, 350) 및 메모리(memoery, 360)를 포함하여 구성될 수 있다. 예측부(330)는 인터 예측부(331) 및 인트라 예측부(332)를 포함할 수 있다. 레지듀얼 처리부(320)는 역양자화부(dequantizer, 321) 및 역변환부(inverse transformer, 321)를 포함할 수 있다.
- [78] 상술한 엔트로피 디코딩부(310), 레지듀얼 처리부(320), 예측부(330), 가산부(340) 및 필터링부(350)는 실시예에 따라 하나의 하드웨어 컴포넌트(예를 들어 디코딩 장치 칩셋 또는 프로세서)에 의하여 구성될 수 있다. 또한 메모리(360)는 DPB(decoded picture buffer)를 포함할 수 있고, 디지털 저장 매체에 의하여 구성될 수도 있다. 상기 하드웨어 컴포넌트는 메모리(360)를 내/외부 컴포넌트로 더 포함할 수도 있다.
- [79] 비디오/영상 정보를 포함하는 비트스트림이 입력되면, 디코딩 장치(300)는 도 2의 인코딩 장치에서 비디오/영상 정보가 처리된 프로세스에 대응하여 영상을 복원할 수 있다. 예를 들어, 디코딩 장치(300)는 상기 비트스트림으로부터 획득한 블록 분할 관련 정보를 기반으로 유닛들/블록들을 도출할 수 있다. 디코딩 장치(300)는 인코딩 장치에서 적용된 처리 유닛을 이용하여 디코딩을 수행할 수 있다. 따라서, 디코딩의 처리 유닛은 코딩 유닛일 수 있고, 코딩 유닛은 쿼드 트리 구조, 바이너리 트리 구조 및/또는 터너리 트리 구조에 따라서 코딩 트리 유닛 또는 최대 코딩 유닛으로부터 분할된 것일 수 있다. 코딩 유닛으로부터 하나 이상의 변환 유닛이 도출될 수 있다. 그리고, 디코딩 장치(300)를 통해 디코딩 및 출력된 복원 영상 신호는 재생 장치를 통해 재생될 수 있다.
- [80] 디코딩 장치(300)는 도 2의 인코딩 장치로부터 출력된 신호를 비트스트림 형태로 수신할 수 있고, 수신된 신호는 엔트로피 디코딩부(310)를 통해 디코딩될 수 있다. 예를 들어, 엔트로피 디코딩부(310)는 상기 비트스트림을 파싱하여 영상 복원(또는 픽처 복원)에 필요한 정보(ex. 비디오/영상 정보)를 도출할 수 있다. 상기 비디오/영상 정보는 어댑테이션 파라미터 세트(APS), 픽처 파라미터 세트(PPS), 시퀀스 파라미터 세트(SPS) 또는 비디오 파라미터 세트(VPS) 등 다양한 파라미터 세트에 관한 정보를 더 포함할 수 있다. 또한 상기 비디오/영상 정보는 일반 제

한 정보(general constraint information)을 더 포함할 수 있다. 디코딩 장치는 상기 파라미터 세트에 관한 정보 및/또는 상기 일반 제한 정보를 더 기반으로 픽처를 디코딩할 수 있다. 본 명세서에서 후술되는 시그널링/수신되는 정보 및/또는 신 텍스 요소들은 상기 디코딩 절차를 통하여 디코딩되어 상기 비트스트림으로부터 획득될 수 있다. 예컨대, 엔트로피 디코딩부(310)는 지수 곱셈 부호화, CAVLC 또는 CABAC 등의 코딩 방법을 기초로 비트스트림 내 정보를 디코딩하고, 영상 복원에 필요한 신 텍스 요소의 값, 레지듀얼에 관한 변환 계수의 양자화된 값들을 출력할 수 있다. 보다 상세하게, CABAC 엔트로피 디코딩 방법은, 비트스트림에서 각 구문 요소에 해당하는 빈을 수신하고, 디코딩 대상 구문 요소 정보와 주변 및 디코딩 대상 블록의 디코딩 정보 혹은 이전 단계에서 디코딩된 심볼/빈의 정보를 이용하여 문맥(context) 모델을 결정하고, 결정된 문맥 모델에 따라 빈(bin)의 발생 확률을 예측하여 빈의 산술 디코딩(arithmetic decoding)을 수행하여 각 구문 요소의 값에 해당하는 심볼을 생성할 수 있다. 이때, CABAC 엔트로피 디코딩 방법은 문맥 모델 결정 후 다음 심볼/빈의 문맥 모델을 위해 디코딩된 심볼/빈의 정보를 이용하여 문맥 모델을 업데이트할 수 있다. 엔트로피 디코딩부(310)에서 디코딩된 정보 중 예측에 관한 정보는 예측부(인터 예측부(332) 및 인트라 예측부(331))로 제공되고, 엔트로피 디코딩부(310)에서 엔트로피 디코딩이 수행된 레지듀얼 값, 즉 양자화된 변환 계수들 및 관련 파라미터 정보는 레지듀얼 처리부(320)로 입력될 수 있다. 레지듀얼 처리부(320)는 레지듀얼 신호(레지듀얼 블록, 레지듀얼 샘플들, 레지듀얼 샘플 어레이)를 도출할 수 있다. 또한, 엔트로피 디코딩부(310)에서 디코딩된 정보 중 필터링에 관한 정보는 필터링부(350)으로 제공될 수 있다. 한편, 인코딩 장치로부터 출력된 신호를 수신하는 수신부(미도시)가 디코딩 장치(300)의 내/외부 엘리먼트로서 더 구성될 수 있고, 또는 수신부는 엔트로피 디코딩부(310)의 구성요소일 수도 있다.

[81] 한편, 본 명세서에 따른 디코딩 장치는 비디오/영상/픽처 디코딩 장치라고 불릴 수 있고, 상기 디코딩 장치는 정보 디코딩 장치(비디오/영상/픽처 정보 디코딩 장치) 및 샘플 디코딩 장치(비디오/영상/픽처 샘플 디코딩 장치)로 구분할 수도 있다. 상기 정보 디코딩 장치는 상기 엔트로피 디코딩부(310)를 포함할 수 있고, 상기 샘플 디코딩 장치는 상기 역양자화부(321), 역변환부(322), 가산부(340), 필터링부(350), 메모리(360), 인터 예측부(332) 및 인트라 예측부(331) 중 적어도 하나를 포함할 수 있다.

[82] 역양자화부(321)에서는 양자화된 변환 계수들을 역양자화하여 변환 계수들을 출력할 수 있다. 역양자화부(321)는 양자화된 변환 계수들을 2차원의 블록 형태로 재배열할 수 있다. 이 경우, 상기 재배열은 인코딩 장치에서 수행된 계수 스캔 순서를 기반으로 재배열을 수행할 수 있다. 역양자화부(321)는 양자화 파라미터(예를 들어 양자화 스텝 사이즈 정보)를 이용하여 양자화된 변환 계수들에 대한 역양자화를 수행하고, 변환 계수들(transform coefficient)을 획득할 수 있다.

- [83] 역변환부(322)에서는 변환 계수들을 역변환하여 레지듀얼 신호(레지듀얼 블록, 레지듀얼 샘플 어레이)를 획득하게 된다.
- [84] 예측부(320)는 현재 블록에 대한 예측을 수행하고, 상기 현재 블록에 대한 예측 샘플들을 포함하는 예측 블록(predicted block)을 생성할 수 있다. 예측부(320)는 엔트로피 디코딩부(310)로부터 출력된 상기 예측에 관한 정보를 기반으로 상기 현재 블록에 인트라 예측이 적용되는지 또는 인터 예측이 적용되는지 결정할 수 있고, 구체적인 인트라/인터 예측 모드를 결정할 수 있다.
- [85] 예측부(320)는 후술하는 다양한 예측 방법을 기반으로 예측 신호를 생성할 수 있다. 예를 들어, 예측부(320)는 하나의 블록에 대한 예측을 위하여 인트라 예측 또는 인터 예측을 적용할 수 있을 뿐 아니라, 인트라 예측과 인터 예측을 동시에 적용할 수 있다. 이는 combined inter and intra prediction (CIIP) 모드라고 불릴 수 있다. 또한, 예측부는 블록에 대한 예측을 위하여 인트라 블록 카피(intra block copy, IBC) 예측 모드에 기반할 수도 있고 또는 팔레트 모드(palette mode)에 기반할 수도 있다. 상기 IBC 예측 모드 또는 팔레트 모드는 SCC(screen content coding) 등과 같이 게임 등의 콘텐츠 영상/동영상 코딩을 위하여 사용될 수 있다. IBC는 기본적으로 현재 픽처 내에서 예측을 수행하나 현재 픽처 내에서 참조 블록을 도출하는 점에서 인터 예측과 유사하게 수행될 수 있다. 즉, IBC는 본 명세서에서 설명되는 인터 예측 기법들 중 적어도 하나를 이용할 수 있다. 팔레트 모드는 인트라 코딩 또는 인트라 예측의 일 예로 볼 수 있다. 팔레트 모드가 적용되는 경우 팔레트 테이블 및 팔레트 인덱스에 관한 정보가 상기 비디오/영상 정보에 포함되어 시그널링될 수 있다.
- [86] 인트라 예측부(331)는 현재 픽처 내의 샘플들을 참조하여 현재 블록을 예측할 수 있다. 상기 참조되는 샘플들은 예측 모드에 따라 상기 현재 블록의 주변(neighbor)에 위치할 수 있고, 또는 현재 블록으로부터 일정 거리만큼 떨어져서 위치할 수도 있다. 인트라 예측에서 예측 모드들은 하나 이상의 비방향성 모드와 복수의 방향성 모드를 포함할 수 있다. 인트라 예측부(331)는 주변 블록에 적용된 예측 모드를 이용하여, 현재 블록에 적용되는 예측 모드를 결정할 수도 있다.
- [87] 인터 예측부(332)는 참조 픽처 상에서 움직임 벡터에 의해 특정되는 참조 블록(참조 샘플 어레이)을 기반으로, 현재 블록에 대한 예측 블록을 유도할 수 있다. 이때, 인터 예측 모드에서 전송되는 움직임 정보의 양을 줄이기 위해 주변 블록과 현재 블록 간의 움직임 정보의 상관성에 기초하여 움직임 정보를 블록, 서브 블록 또는 샘플 단위로 예측할 수 있다. 상기 움직임 정보는 움직임 벡터 및 참조 픽처 인덱스를 포함할 수 있다. 상기 움직임 정보는 인터 예측 방향 정보(L0 예측, L1 예측, Bi 예측 등)를 더 포함할 수 있다. 인터 예측의 경우에, 주변 블록은 현재 픽처 내에 존재하는 공간적 주변 블록(spatial neighboring block)과 참조 픽처에 존재하는 시간적 주변 블록(temporal neighboring block)을 포함할 수 있다. 예를 들어, 인터 예측부(332)는 주변 블록들을 기반으로 움직임 정보 후보 리스트를 구성하고, 수신한 후보 선택 정보를 기반으로 상기 현재 블록의 움직임 벡터 및/또는

참조 픽처 인덱스를 도출할 수 있다. 다양한 예측 모드를 기반으로 인터 예측이 수행될 수 있으며, 상기 예측에 관한 정보는 상기 현재 블록에 대한 인터 예측 모드를 지시하는 정보를 포함할 수 있다.

- [88] 가산부(340)는 획득된 레지듀얼 신호를 예측부(인터 예측부(332) 및/또는 인트라 예측부(331) 포함)로부터 출력된 예측 신호(예측 블록, 예측 샘플 어레이)에 더함으로써 복원 신호(복원 픽처, 복원 블록, 복원 샘플 어레이)를 생성할 수 있다. 스킵 모드가 적용된 경우와 같이 처리 대상 블록에 대한 레지듀얼이 없는 경우, 예측 블록이 복원 블록으로 사용될 수 있다.
- [89] 가산부(340)는 복원부 또는 복원 블록 생성부라고 불릴 수 있다. 생성된 복원 신호는 현재 픽처 내 다음 처리 대상 블록의 인트라 예측을 위하여 사용될 수 있고, 후술하는 바와 같이 필터링을 거쳐서 출력될 수도 있고 또는 다음 픽처의 인터 예측을 위하여 사용될 수도 있다. 한편, 픽처 디코딩 과정에서 LMCS (luma mapping with chroma scaling)가 적용될 수도 있다.
- [90] 필터링부(350)는 복원 신호에 필터링을 적용하여 주관적/객관적 화질을 향상시킬 수 있다. 예를 들어 필터링부(350)는 복원 픽처에 다양한 필터링 방법을 적용하여 수정된(modified) 복원 픽처를 생성할 수 있고, 상기 수정된 복원 픽처를 메모리(360), 구체적으로 메모리(360)의 DPB에 전송할 수 있다. 상기 다양한 필터링 방법은, 디블록킹 필터링, 샘플 적응적 오프셋(sample adaptive offset), 적응적 루프 필터(adaptive loop filter), 양방향 필터(bilateral filter) 등을 포함할 수 있다.
- [91] 메모리(360)의 DPB에 저장된 (수정된) 복원 픽처는 인터 예측부(332)에서 참조 픽처로 사용될 수 있다. 메모리(360)는 현재 픽처 내 움직임 정보가 도출된(또는 디코딩된) 블록의 움직임 정보 및/또는 이미 복원된 픽처 내 블록들의 움직임 정보를 저장할 수 있다. 상기 저장된 움직임 정보는 공간적 주변 블록의 움직임 정보 또는 시간적 주변 블록의 움직임 정보로 활용하기 위하여 인터 예측부(260)에 전달할 수 있다. 메모리(360)는 현재 픽처 내 복원된 블록들의 복원 샘플들을 저장할 수 있고, 인트라 예측부(331)에 전달할 수 있다.
- [92] 본 명세서에서, 인코딩 장치(200)의 필터링부(260), 인터 예측부(221) 및 인트라 예측부(222)에서 설명된 실시예들은 각각 디코딩 장치(300)의 필터링부(350), 인터 예측부(332) 및 인트라 예측부(331)에도 동일 또는 대응되도록 적용될 수 있다.
- [93] 도 4는 본 개시에 따른 일실시예로서, 디코딩 장치에 의해 수행되는 영상 디코딩 방법을 도시한 것이다.
- [94] 도 4를 참조하면, 비트스트림으로부터 현재 블록의 변환 계수(transform coefficients)를 유도할 수 있다(S400). 즉, 비트스트림은 현재 블록의 레지듀얼 정보를 포함할 수 있고, 해당 레지듀얼 정보를 복호화하여 현재 블록의 변환 계수를 유도할 수 있다.

- [95] 도 4를 참조하면, 현재 블록의 변환 계수에 역양자화(dequantization) 또는 역변환(inverse-transform) 중 적어도 하나를 수행하여, 현재 블록의 레지듀얼 샘플(residual samples)을 유도할 수 있다(S410).
- [96] 적응적 다중 핵심 변환(Adaptive Multiple Transform Selection, MTS)이 적용되는 경우, DCT-2, DST-7, 또는 DCT-8 중 적어도 하나를 기반으로 역변환이 수행될 수 있다. 여기서, DCT-2, DST-7, DCT-8 등은 변환 타입, 변환 커널(kernel) 또는 변환 코어(core)라고 불릴 수 있다.
- [97] 본 개시에서의 역변환은 분리 변환(separable transform)을 의미할 수 있다. 다만, 이에 한정되지 아니하며, 역변환은 비분리 변환(non-separable transform)을 의미할 수도 있고, 분리 변환과 비분리 변환을 포함하는 개념일 수도 있다. 또한, 본 개시에서의 역변환은 1차 변환(primary transform)을 의미하나, 이에 한정되지 아니하며, 동일/유사한 형태로 변형되어 2차 변환(secondary transform)에 적용될 수도 있다.
- [98] 예를 들어, 역변환을 위한 방법으로, DCT-2와 비분리 변환만을 사용할 수도 있고, DCT-2, DST-7, 또는 DCT-8 중 적어도 하나에 추가로 비분리 변환을 사용할 수도 있으며, DCT-2, DST-7, 또는 DCT-8 중 하나 이상의 변환 커널을 비분리 변환이 대체할 수도 있다.
- [99] 보다 구체적인 예시로서, 분리 변환을 위한 변환 커널 후보로서, (DCT-2, DCT-2), (DST-7, DST-7), (DCT-8, DST-7), (DST-7, DCT-8), (DCT-8, DCT-8)이 존재하는 경우, 비분리 변환이 상기 5개의 변환 커널 후보 중 하나 이상을 대체하거나 추가될 수 있다. 여기서, (변환1, 변환2)와 같은 표기는, 수평 방향으로 변환1이 적용되고, 수직 방향으로 변환2가 적용되는 것을 가리킨다. 비분리 변환이 해당 변환 커널 후보 중 일부를 대체하는 경우, (DCT-2, DCT-2), (DST-7, DST-7)을 제외한 나머지 변환 커널 후보를 비분리 변환으로 대체할 수 있다. 다만, 상기 변환 커널 후보는 일예에 불과하고, 다른 타입의 DCT 및/또는 DST가 포함될 수도 있고, 변환 커널 후보로 변환 스킵(transform skip)이 포함될 수도 있다.
- [100] 비분리 변환은, 비분리 변환 매트릭스(non-separable transform matrix)를 기반으로 하는 변환 또는 역변환을 의미할 수 있다. 즉, 수직 변환 및 수평 변환을 분리하여 수평 변환과 수직 변환을 독립적으로 수행하는 분리 변환과 달리, 비분리 변환은 수평 및 수직 변환을 한번에 수행할 수 있다.
- [101] 예를 들어, 4x4 블록에 비분리 변환이 수행되는 경우, 비분리 변환으로의 입력 데이터 X는 다음 수학식 1과 같다.

[102] [수식1]

$$X = \begin{bmatrix} X_{00} & X_{01} & X_{02} & X_{03} \\ X_{10} & X_{11} & X_{12} & X_{13} \\ X_{20} & X_{21} & X_{22} & X_{23} \\ X_{30} & X_{31} & X_{32} & X_{33} \end{bmatrix}$$

[103] 상기 입력 데이터 X 를 벡터 형태로 나타내는 경우, 벡터 X' 다음과 같이 나타낼 수 있다.

[104] [수식2]

$$X' = [X_{00}, X_{01}, X_{02}, X_{03}, X_{10}, X_{11}, X_{12}, X_{13}, X_{20}, X_{21}, X_{22}, X_{23}, X_{30}, X_{31}, X_{32}, X_{33}]^T$$

[105] 이 경우, 상기 비분리 변환은 다음 수학식 3과 같이 수행될 수 있다.

[106] [수식3]

$$F = T \cdot X'$$

[107] 수학식 3에서, F 는 변환 계수 벡터를 나타내고, T 는 16x16 비분리 변환 매트릭스를 나타내며, $\cdot$ 는 행렬과 벡터의 곱셈을 의미한다.

[108] 상기 수학식 3을 통해 16x1 변환 계수 벡터 F 가 도출될 수 있으며, 상기 F 는 소정의 스캔 순서에 따라 4x4 블록으로 재구성될 수 있다. 상기 스캔 순서는, 수평 스캔, 수직 스캔, 대각 스캔, z 스캔, 래스터 스캔, 또는 기-정의된 스캔일 수 있다.

[109] 상기 비분리 변환을 위한 비분리 변환 세트 및/또는 변환 커널은, 예측 모드(ex. intra mode, inter mode 등), 현재 블록의 너비, 높이, 또는 픽셀 수, 현재 블록 내 서브 블록의 위치, 명시적으로 시그널링된 구문 요소, 주변 샘플들의 통계적 특성, 2차 변환의 사용 여부, 또는 양자화 파라미터(QP) 중 적어도 하나에 기반하여 다양하게 구성될 수 있다.

[110] 구체적으로, 인트라 모드의 경우, n 개의 비분리 변환 세트에 대응되도록 기-정의된 인트라 예측 모드들을 그룹핑하고, 각 비분리 변환 세트는 k 개의 변환 커널 후보들이 포함될 수 있다. 여기서 n 과 k 는 인코딩 장치와 디코딩 장치에 동일하게 정의된 규칙(조건)에 따른 임의의 상수일 수 있다.

[111] 비분리 변환 세트의 개수 및/또는 비분리 변환 세트에 포함되는 변환 커널 후보의 개수는, 현재 블록의 너비 및/또는 높이에 따라 상이하게 구성될 수 있다. 예를 들어, 4x4 블록에 대해서, n_1 개의 비분리 변환 세트와 k_1 개의 변환 커널 후보가 구성될 수 있다. 4x8 블록에 대해서, n_2 개의 비분리 변환 세트와 k_2 개의 변환 커널 후보가 구성될 수 있다. 또한, 현재 블록의 너비와 높이의 곱에 따라 비분리 변환 세트의 개수와 각 비분리 변환 세트에 포함되는 변환 커널 후보의 개수가 상이하게 구성될 수 있다. 예를 들어 현재 블록의 너비와 높이의 곱이 256 이상(또는 초과)일 경우, n_3 개의 비분리 변환 세트와 k_3 개의 변환 커널 후보가 구성될 수 있고, 그렇지 않은 경우, n_4 개의 비분리 변환 세트와 k_4 개의 변환 커널 후보가 구성될 수 있다. 즉, 블록 크기에 따라 레지듀얼 신호의 통계적 특성의 변화도가 다르기 때문에, 이를 반영하기 위해 비분리 변환 세트와 변환 커널 후보의 개수를 상이하게 구성할 수 있다.

[112] 현재 블록이 복수의 서브 블록들로 분할되는 경우, 해당 서브 블록마다 레지듀얼 신호의 통계적 특성이 다를 수 있으므로, 비분리 변환 세트와 변환 커널 후보의 개수를 상이하게 구성할 수 있다. 예를 들어, 4x8 또는 8x4 블록이 두 개의 4x4 서브 블록들로 분할되고, 각 서브 블록에 비분리 변환이 적용되는 경우, 좌상단

4x4 서브 블록에 대해서 n_5 개의 비분리 변환 세트와 k_5 개의 변환 커널 후보가 구성될 수 있고, 다른 4x4 서브 블록에 대해서 n_6 개의 비분리 변환 세트와 k_6 개의 변환 커널 후보가 구성될 수 있다.

- [113] 명시적으로 시그널링되는 구문 요소에 기초하여, 비분리 변환 세트와 변환 커널 후보의 개수를 상이하게 구성할 수 있다. 상기 구문 요소로서, 복수의 비분리 변환 구성 중 어느 하나를 지시하는 정보가 이용될 수 있다. 예를 들어, 세 종류의 비분리 변환 구성이 지원되는 경우(i.e., n_7 개의 비분리 변환 세트와 k_7 개의 변환 커널 후보, n_8 개의 비분리 변환 세트와 k_8 개의 변환 커널 후보, n_9 개의 비분리 변환 세트와 k_9 개의 변환 커널 후보), 해당 구문 요소가 0, 1, 2의 값을 가질 수 있고, 시그널링되는 구문 요소의 값에 따라 현재 블록에 적용되는 비분리 변환 구성이 결정될 수 있다.
- [114] 2차 변환의 적용 여부 및/또는 어떤 2차 변환이 적용되는지에 따라, 비분리 변환 세트와 변환 커널 후보의 개수를 상이하게 구성할 수 있다. 예를 들어, 2차 변환이 적용되지 않는 경우, n_{10} 개의 비분리 변환 세트와 k_{10} 개의 변환 커널 후보를 포함한 비분리 변환 구성을 적용할 수 있다. 2차 변환이 적용되는 경우, n_{11} 개의 비분리 변환 세트와 k_{11} 개의 변환 커널 후보를 포함한 비분리 변환 구성을 적용할 수 있다.
- [115] 양자화 파라미터(QP) 및/또는 QP 값의 범위에 따라, 상이한 비분리 변환 구성을 적용할 수 있다. 예를 들어, QP 값이 작은 값을 가지는 경우, n_{12} 개의 비분리 변환 세트와 k_{12} 개의 변환 커널 후보를 포함한 비분리 변환 구성을 적용할 수 있다. 반면, QP 값이 큰 값을 가지는 경우, n_{13} 개의 비분리 변환 세트와 k_{13} 개의 변환 커널 후보를 포함한 비분리 변환 구성을 적용할 수 있다. QP 값이 문턱값(e.g., 32) 이하(또는 미만)이면, QP 값이 작은 값을 가지는 경우로 분류하고, 그렇지 않으면, QP 값이 큰 값을 가지는 경우로 분류할 수 있다. 또는, QP 값의 범위를 3개 이상으로 구분하고, 각 범위에 대해 각기 다른 비분리 변환 구성을 적용할 수도 있다.
- [116] 상대적으로 큰 블록에 대해서, 해당 블록의 너비와 높이에 대응하는 비분리 변환을 사용하지 않고, 해당 블록을 복수의 서브 블록으로 분할하고, 서브 블록의 너비와 높이에 대응하는 비분리 변환을 사용할 수 있다. 예를 들어, 4x8 블록에 대한 비분리 변환을 수행할 때, 4x8 블록을 두 개의 4x4 서브 블록으로 분할하고, 각각의 4x4 서브 블록에 대해서 4x4 블록 기반의 비분리 변환을 사용할 수 있다. 또는, 8x16 블록의 경우, 2개의 8x8 서브 블록으로 분할하고, 8x8 블록 기반의 비분리 변환을 사용할 수 있다.
- [117] 상기 비분리 변환 세트는, 현재 블록의 인트라 예측 모드와 매핑 테이블을 기반으로 결정될 수 있다. 매핑 테이블은, 기-정의된 인트라 예측 모드들과 비분리 변환 세트들 간의 매핑 관계를 정의할 수 있다. 기-정의된 인트라 예측 모드들은 2개의 비방향성 모드(non-directional modes)와 65개의 방향성 모드(directional modes)를 포함할 수 있다. 일반적으로 비분리 변환은 분리 변환에 비해서 변환 커

널의 크기가 크다. 이는, 변환 과정에 소요되는 계산적 복잡도가 높고, 변환 커널의 저장을 위해 요구되는 메모리가 큼을 의미한다. 한편, 분리 변환은 수평 및/또는 수직 방향으로 존재하는 통계적 특성만을 고려할 수 있지만, 비분리 변환은 수평 및 수직 방향을 포함하는 2차원 공간 상의 통계적 특성을 동시에 고려할 수 있으므로 더 나은 압축 효율을 제공한다. 인트라 예측 모드의 방향성에 따라서 레지듀얼의 통계적 특성 및 다양성이 다르기 때문에, 비분리 변환이 절대적으로 필요한 경우가 있을 수 있으며, 분리 변환만으로 충분히 레지듀얼의 특성을 파악할 수 있는 인트라 예측 모드가 존재할 수 있다. 따라서, 인코딩 장치와 디코딩 장치에서 인트라 예측 모드에 따라 어떤 변환을 사용할 것인지 미리 정의함으로써, 복잡도 및 메모리 요구량을 최적화하여 변환 과정을 설계할 수 있다. 상기 비방향성 모드는 0번인 planar 모드 및 1번인 DC 모드를 포함할 수 있고, 상기 방향성 모드는 2번 내지 66번의 인트라 예측 모드를 포함할 수 있다. 다만, 이는 예시로서, 본 개시는 기-정의된 인트라 예측 모드의 개수가 다른 경우에도 적용될 수 있다.

- [118] wide angle intra prediction(WAIP)의 적용으로 인해, 기-정의된 인트라 예측 모드는, -14번 내지 -1번의 인트라 예측 모드와 67번 내지 80번의 인트라 예측 모드를 더 포함할 수 있다.
- [119] 도 5는 본 개시에 따른 인트라 예측 모드와 그 예측 방향을 예시적으로 나타낸다. 도 5를 참조하면, -14번 내지 -1번 및 2번 내지 33번까지의 모드와 35번 내지 80번까지의 모드는 34번 모드를 중심으로 예측 방향 관점에서 대칭이다. 예를 들어 10번 모드와 58번 모드는 34번 모드에 해당하는 방향을 중심으로 대칭이고, -1번 모드는 67번 모드와 대칭이다. 따라서, 34번 모드를 중심으로 수평 방향성 모드에 대칭되는 수직 방향성 모드에 대해서는, 입력 데이터를 트랜스포즈(transpose)해서 사용할 수 있다. 입력 데이터를 transpose한다는 것은 2차원 블록의 입력 데이터 $M \times N$ 에서의 행이 열이 되고 열이 행이 되어 $N \times M$ 데이터를 구성하는 것을 의미한다.
- [120] 예를 들어, 4×4 블록이 사용되는 경우, 비분리 변환을 위해 4×4 블록을 이루는 16개의 데이터를 적절히 배열하여 16×1 의 1차원 벡터를 구성할 수 있다. 이때, 행 우선의 순서로 1차원 벡터를 구성할 수도 있고, 열 우선의 순서로 1차원 벡터를 구성할 수도 있다. 비분리 변환의 결과인 레지듀얼 샘플들을 위 순서로 배열하여 2차원 블록을 구성할 수 있다.
- [121] -14번 내지 -1번 및 2번 내지 33번 모드에 대하여, 16×1 입력 벡터를 구성하기 위한 데이터 배열 순서가 행 우선의 순서인 경우, 35번 내지 80번 모드에 대해서는 열 우선의 순서에 따라 입력 벡터가 구성될 수 있다.
- [122] 34번 모드는 수평 방향성 모드도 아니고 수직 방향성 모드도 아니라고 볼 수 있으나, 본 개시에서는 수평 방향성 모드에 속하는 것으로 분류한다. 즉, -14번 내지 -1번 및 2번 내지 33번 모드에 대해서는 수평 방향성 모드에 대한 입력 데이터 정

렬 방식, 즉 행 우선의 순서를 사용하고, 34번 모드를 중심으로 대칭되는 수직 방향성 모드에 대해서 입력 데이터를 transpose하여 사용할 수 있다.

- [123] 비정방형 블록의 경우, 정방형 블록에서의 대칭성(즉, $N \times N$ 블록에서 P 번 모드와 $(68-P)$ 번 모드 간의 대칭성($2 \leq P \leq 33$) 또는 Q 번 모드와 $(66-Q)$ 번 모드 간의 대칭성($-14 \leq Q \leq -1$))을 활용할 수 없다. 이에, 인트라 예측 모드만을 기준으로 한 대칭성 외에 서로 전치 관계에 있는 블록 형태 간의 대칭성, 즉 $K \times L$ 블록과 $L \times K$ 블록 간의 대칭성을 함께 활용할 수도 있다. 구체적으로, P 번 모드로 예측되는 $K \times L$ 블록과 $(68-P)$ 번 모드로 예측되는 $L \times K$ 블록 간에 대칭 관계가 존재한다. 또는, Q 번 모드로 예측되는 $K \times L$ 블록과 $(66-Q)$ 번 모드로 예측되는 $L \times K$ 블록 간에 대칭 관계가 존재한다.
- [124] 2번 모드를 갖는 $K \times L$ 블록과 66번 모드를 갖는 $L \times K$ 블록은 서로 대칭이라 볼 수 있으므로, $K \times L$ 블록과 $L \times K$ 블록에 동일한 변환 커널을 적용할 수 있다. 만약, $K \times L$ 블록의 인트라 예측 모드에 대한 비분리 변환 세트가 매핑되어 있다고 했을 때, $L \times K$ 블록에 비분리 변환을 적용하기 위해서는, $L \times K$ 블록에 적용되는 P 번 모드 대신 $(68-P)$ 번 모드를 기반으로, 상기 $K \times L$ 블록에 대응하는 매핑 테이블을 통해 비분리 변환 세트를 유도할 수 있다. 또는, $L \times K$ 블록에 적용되는 Q 번 모드 대신 $(66-Q)$ 번 모드를 기반으로, 상기 $K \times L$ 블록에 대응하는 매핑 테이블을 통해 비분리 변환 세트를 유도할 수 있다.
- [125] 예를 들어, $L \times K$ 블록에 비분리 변환을 적용하기 위해서는, 66번 모드 대신 2번 모드를 기준으로 비분리 변환 세트를 선택할 수 있다. 또한, $K \times L$ 블록에 대해서는 입력 데이터를 기-결정된 순서(e.g., 행 우선의 순서 또는 열 우선의 순서)에 따라 읽어서 1차원 벡터를 구성한 후 해당 비분리 변환을 적용할 수 있다. $L \times K$ 블록에 대해서는 입력 데이터를 transpose한 순서에 따라 읽어서 1차원 벡터를 구성한 후 해당 비분리 변환을 적용할 수 있다. 즉, $K \times L$ 블록에 대해 행 우선의 순서로 읽었다면, $L \times K$ 블록에 대해 열 우선의 순서로 읽을 수 있다. 반대로, $K \times L$ 블록에 대해 열 우선의 순서로 읽었다면, $L \times K$ 블록에 대해 행 우선의 순서로 읽을 수 있다.
- [126] 또한, 34번 모드가 $K \times L$ 블록에 적용되는 경우, 34번 모드를 기반으로 비분리 변환 세트를 결정하고, 기-결정된 순서에 따라 입력 데이터를 읽어 1차원 벡터를 구성하여 해당 비분리 변환을 수행할 수 있다. 34번 모드가 $L \times K$ 블록에 적용되는 경우, 마찬가지로 34번 모드를 기반으로 비분리 변환 세트를 결정하되, 입력 데이터를 transpose한 순서에 따라 읽어 1차원 벡터를 구성하여 해당 비분리 변환을 수행할 수 있다.
- [127] 본 개시에서는 $K \times L$ 블록을 기준으로 비분리 변환 세트의 결정 방법 및 입력 데이터의 구성 방법을 설명하였으나, $L \times K$ 블록을 기준으로 $K \times L$ 블록에 대해 전술한 대칭성을 동일하게 활용하여 해당 비분리 변환을 수행할 수 있다. 또는, 너비가 높이보다 큰 블록이 기준 블록으로 이용되도록 제한될 수도 있다. 또는, 비정방형 블록의 경우 대칭성을 활용하지 않도록 제한될 수 있다. 이 경우, 비정방형 블록은 정방형 블록과는 다른 개수의 비분리 변환 세트 및/또는 변환 커널 후보

를 사용할 수도 있고, 정방향 블록과는 다른 매핑 테이블을 사용하여 비분리 변환 세트를 선택할 수도 있다.

[128] 비분리 변환 세트를 선택하기 위한 매핑 테이블의 예는 다음과 같다.

[129] [표1]

predModeIntra	TrSetIdx
$\text{predModeIntra} < 0$	4
$0 \leq \text{predModeIntra} \leq 1$	0
$2 \leq \text{predModeIntra} \leq 12$	1
$13 \leq \text{predModeIntra} \leq 23$	2
$24 \leq \text{predModeIntra} \leq 44$	3
$45 \leq \text{predModeIntra} \leq 55$	2
$56 \leq \text{predModeIntra} \leq 66$	1
$67 \leq \text{predModeIntra} \leq 80$	4

[130] 표 1은, 5개의 비분리 변환 세트가 존재할 때, 인트라 예측 모드 별로 비분리 변환 세트를 할당하는 예시를 보여준다. predModeIntra의 값은 WAIP를 고려한 인트라 예측 모드의 값을 의미하며, TrSetIdx는 특정 비분리 변환 세트를 나타내는 인덱스이다. 표 1에서 인트라 예측 모드에 따라 서로 대칭되는 방향에 위치하는 모드들에 동일한 비분리 변환 세트가 적용되는 것을 확인할 수 있다. 표 1은 5개의 비분리 변환 세트를 사용하는 일례에 불과하며, 비분리 변환을 위한 전체 비분리 변환 세트의 개수를 한정하지 않는다.

[131] 또는, 표 2와 같이, 압축 성능을 위해 WAIP에 대해서는 비분리 변환을 적용하지 않을 수도 있다.

[132] [표2]

predModeIntra	TrSetIdx
$0 \leq \text{predModeIntra} \leq 1$	0
$2 \leq \text{predModeIntra} \leq 12$	1
$13 \leq \text{predModeIntra} \leq 23$	2
$24 \leq \text{predModeIntra} \leq 44$	3
$45 \leq \text{predModeIntra} \leq 55$	2
$56 \leq \text{predModeIntra} \leq 66$	1

[133] 또는, 표 3과 같이, WAIP에 대해 별도의 비분리 변환 세트를 구성하지 않고, 인접한 인트라 예측 모드에 대응하는 비분리 변환 세트가 공유될 수도 있다.

[134] [표3]

predModeIntra	TrSetIdx
predModeIntra < 0	1
0 <= predModeIntra <= 1	0
2 <= predModeIntra <= 12	1
13 <= predModeIntra <= 23	2
24 <= predModeIntra <= 44	3
45 <= predModeIntra <= 55	2
56 <= predModeIntra <= 80	1

- [135] 상기 비분리 변환 세트는 복수의 변환 커널 후보를 포함할 수 있고, 복수의 변환 커널 후보 중 어느 하나가 선택적으로 이용될 수 있다. 이를 위해, 비트스트림을 통해 시그널링되는 인덱스가 이용될 수 있다. 또는, 현재 블록의 컨텍스트 정보에 기초하여, 복수의 변환 커널 후보 중 어느 하나가 명시적으로 결정될 수도 있다. 여기서, 컨텍스트 정보는, 현재 블록의 크기 또는 주변 블록에 비분리 변환이 적용되는지 여부를 의미할 수 있다. 여기서, 현재 블록의 크기는, 너비, 높이, 너비와 높이의 최대값/최소값, 너비와 높이의 합, 또는 너비와 높이의 곱으로 정의될 수 있다.
- [136] 이하, 현재 블록의 역변환을 위한 변환 커널을 결정하는 방법에 대해서 자세히 살펴보도록 한다.
- [137] 실시예 1
- [138] 전술한 바와 같이, 역변환은 분리 변환과 비분리 변환으로 구분될 수 있다. 분리 변환은 2차원 블록에 대해 수평 방향과 수직 방향에 대해 각각 변환을 수행하는 것을 의미하고, 비분리 변환은 2차원 블록 전체 또는 일부 영역을 구성하는 샘플들에 대해 한 번의 변환을 수행하는 것을 의미할 수 있다. 분리 변환을 표기할 때, 수평 변환과 수직 변환의 쌍(pair)으로 표기할 수 있으며, 본 개시에서는 (수평 변환, 수직 변환)과 같이 나타내기로 한다.
- [139] 현재 블록의 역변환을 위해 복수의 변환 세트가 정의될 수 있다. 각 변환 세트는, 하나 또는 그 이상의 변환 커널 후보를 포함할 수 있다.
- [140] 예를 들어, (DST-7, DST-7), (DCT-8, DST-7), (DST-7, DCT-8), 또는 (DCT-8, DCT-8) 중 어느 하나가 분리 변환으로서 적용될 수 있으며, 해당 4개의 변환 커널 후보가 하나의 변환 세트로 간주될 수 있다. 또한, (DCT-2, DCT-2)가 하나의 변환 세트로 간주될 수 있다. 변환을 적용하지 않는 변환 스킵도 하나의 변환 세트로 간주될 수 있고, (DCT-2, DCT-2)와 변환 스킵이 하나의 변환 세트로 간주될 수 있다. 본 개시에서 변환 커널(transform kernel)은 하나의 변환(e.g., DCT-2, DST-7)을 지칭할 수도 있고, 2개의 변환 쌍(e.g., (DCT-2, DCT-2))을 지칭할 수도 있다.
- [141] 또 다른 변환 세트의 예로서, 전술한 비분리 변환 세트가 있을 수 있다. 본 개시에서는 일차 변환으로서 적용되는 비분리 변환을 Non-Separable Primary

Transform(NSPT)으로 표기할 수 있다. NSPT에서는, 복수의 비분리 변환 세트가 구성될 수 있고, 각 비분리 변환 세트는 변환 커널 후보로서 하나 또는 그 이상의 변환 커널들을 포함할 수 있다. NSPT의 경우, 인트라 예측 모드에 따라 복수의 비분리 변환 세트 중 어느 하나가 선택되며, NSPT를 위한 복수의 비분리 변환 세트를 NSPT 세트 리스트라고 표기할 수 있다. 이는 앞서 살펴본 바와 같으며, 여기서 자세한 설명은 생략하기로 한다.

- [142] 기-정의된 복수의 변환 세트로부터 현재 블록이 이용 가능한 하나 또는 그 이상의 변환 세트의 그룹을 구성할 수 있다. 상기 하나 또는 그 이상의 변환 세트의 그룹은, 현재 블록이 속한 소정의 영역 단위로 구성될 수 있으며, 이하 컬렉션(collection)이라 부르기로 한다. 여기서, 소정의 영역 단위는, 픽처, 슬라이스, 코딩 트리 유닛 행(CTU row), 또는 코딩 트리 유닛(CTU) 중 적어도 하나일 수 있다.
- [143] 예를 들어, (DCT-2, DCT-2)으로 구성된 변환 세트를 S_1 , (DST-7, DST-7), (DCT-8, DST-7), (DST-7, DCT-8) 및 (DCT-8, DCT-8)으로 구성된 변환 세트를 S_2 라 각각 부르기로 한다. 또한, 전술한 NSPT 세트 리스트는 N개의 비분리 변환 세트를 포함할 수 있으며, N개의 비분리 변환 세트를 $S_{3,1}$, $S_{3,2}$, ..., $S_{3,N}$ 라 각각 부르기로 한다. 여기서, N은 35일 수 있으나, 이에 한정되지 아니한다.
- [144] 현재 블록의 인트라 예측 모드에 의해 $S_{3,13}$ 이 NSPT를 위한 비분리 변환 세트로 선택된 경우, 현재 블록에 적용 가능한 변환 커널은 S_1 , S_2 , 또는 $S_{3,13}$ 중 어느 하나에 속한 것일 수 있다. 이 경우, 현재 블록이 이용 가능한 컬렉션을 $\{S_1, S_2, S_{3,13}\}$ 으로 표기할 수 있다.
- [145] 전술한 바와 같이, 본 개시에 따른 컬렉션은 현재 블록이 이용 가능한 하나 또는 그 이상의 변환 세트의 그룹이므로, 현재 블록의 컨텍스트에 따라 상기 컬렉션은 상이하게 구성될 수 있다. 여기서, 컨텍스트는 형태, 크기, 또는 인트라 예측 모드 중 적어도 하나를 포함할 수 있다. 만약, 총 K개의 컨텍스트가 정의되는 경우, K개의 컬렉션이 생성될 수 있으며, 각 컬렉션은 C_i 로 표기될 수 있다($i=1, 2, \dots, N$). 예를 들어, NSPT가 적용될 수 있는 블록의 크기가 4x4, 8x8, 16x16, 32x32이고, 인트라 예측 모드에 의해 총 35개의 비분리 변환 세트 중 어느 하나가 선택되는 경우, 만약 블록의 크기마다 적용되는 변환 커널이 다르다면 총 $4 \times 35 = 140$ 개의 컨텍스트가 정의될 수 있다.
- [146] 현재 블록의 컨텍스트를 기반으로 하나의 컬렉션이 구성될 수 있고, 이때, 해당 컬렉션에 속한 복수의 변환 세트 중 어느 하나를 선택하고, 선택된 변환 세트에 속한 복수의 변환 커널 후보 중 어느 하나를 선택하는 과정이 수행될 수 있다. 여기서, 변환 세트와 변환 커널 후보의 선택은, 현재 블록의 컨텍스트를 기반으로 묵시적으로 수행되거나, 명시적으로 시그널링되는 인덱스를 기반으로 수행될 수도 있다. 또는, 컬렉션에 속한 복수의 변환 세트 중 어느 하나를 선택하는 과정과 선택된 변환 세트에 속한 복수의 변환 커널 후보 중 어느 하나를 선택하는 과정은 각각 수행될 수도 있다. 예를 들어, 변환 세트를 선택하기 위한 인덱스를 먼

저 시그널링되어 이를 기반으로 컬렉션에 속한 복수의 변환 세트 중 어느 하나를 선택할 수 있다. 그런 다음, 변환 세트에 속한 복수의 변환 커널 후보 중 어느 하나를 지시하는 인덱스가 시그널링될 수 있고, 시그널링된 인덱스를 기반으로 변환 세트로부터 어느 하나의 변환 커널 후보를 선택할 수 있다. 선택된 변환 커널 후보를 기반으로 현재 블록의 변환 커널이 결정될 수 있다. 또는, 컬렉션으로부터 어느 하나의 변환 세트의 선택은 현재 블록의 컨텍스트에 기초하여 묵시적으로 수행되고, 선택된 변환 세트로부터 어느 하나의 변환 커널 후보의 선택은 시그널링된 인덱스를 기반으로 수행될 수 있다. 또는, 컬렉션으로부터 어느 하나의 변환 세트의 선택은 시그널링된 인덱스를 기반으로 수행되고, 선택된 변환 세트로부터 어느 하나의 변환 커널 후보의 선택은 현재 블록의 컨텍스트에 기초하여 묵시적으로 수행될 수 있다. 또는, 컬렉션으로부터 어느 하나의 변환 세트의 선택은 현재 블록의 컨텍스트에 기초하여 묵시적으로 수행되고, 선택된 변환 세트로부터 어느 하나의 변환 커널 후보의 선택 역시 현재 블록의 컨텍스트에 기초하여 묵시적으로 수행될 수 있다. 물론, 컬렉션에 속한 변환 세트의 개수가 1개인 경우, 변환 세트를 선택하기 위한 인덱스가 시그널링되지 않을 수 있다. 마찬가지로, 선택된 변환 세트에 속한 변환 커널 후보의 개수가 1개인 경우, 해당 변환 커널 후보를 지시하기 위한 인덱스가 시그널링되지 않을 수 있다. 또는, 현재 컬렉션에 속한 모든 변환 커널 후보 중 어느 하나를 지시하는 인덱스가 시그널링될 수도 있다. 이 경우, 컬렉션으로부터 어느 하나의 변환 세트를 선택하는 과정이 생략될 수 있다. 이때, 컬렉션에 속한 모든 변환 세트는 우선 순위를 고려하여 재배열될 수 있다. 예를 들어, truncated unary 코드와 같이, 작은 값의 인덱스에 대해 작은 길이의 바이너리 코드를 할당하는 경우, 코딩 성능의 향상에 보다 유리한 변환 커널 후보에 대해 작은 값의 인덱스를 할당하는 것이 유리할 수 있다. 컬렉션에 속한 모든 변환 커널 후보를 우선 순위에 따라 재배열할 때(shuffling), 컬렉션마다 다른 shuffling을 적용할 수도 있다. 또한, 컬렉션에 속한 모든 변환 커널 후보를 재배열하는 것이 아니라, 일부만을 선택적으로 재배열할 수도 있다.

[147] 실시예 2

[148] 현재 블록의 역변환을 위한 변환 커널은 MTS(Multiple Transform Selection)을 기반으로 결정될 수 있다.

[149] 본 개시에 따른 MTS는 DST-7, DCT-8, DCT-5, DST-4, DST-1, 또는 IDT(identity transform, 항등 변환) 중 적어도 하나를 변환 커널로 이용할 수 있다. 또한, 본 개시에 따른 MTS는 DCT-2의 변환 커널을 더 포함할 수도 있다.

[150] 본 개시에서, MTS를 위한 복수의 MTS 세트가 정의될 수 있다. 현재 블록의 크기 및/또는 인트라 예측 모드에 기초하여, 복수의 MTS 세트 중 어느 하나가 결정될 수 있다. 예를 들어, 어느 하나의 MTS 세트를 결정함에 있어서, 16개의 변환 블록 크기가 고려될 수 있고, 방향성 모드에 대해서는 변환 블록의 형태와 인트라 예측 모드들 간의 대칭성이 고려될 수 있다. WAIP(Wide Angle Intra Prediction)의 모드(즉, -1번 내지 -14번(또는 -15번), 67번 내지 80번(또는 81번))의 경우, -1번

내지 -14번(또는 -15번) 모드에 대해서는 2번 모드에 대응하는 MTS 세트를 적용하고, 67번 내지 80번(또는 81번) 모드에 대해서는 66번 모드에 대응하는 MTS 세트를 적용할 수 있다. MIP(Matrix-based Intra Prediction) 모드에 대해서는 별도의 MTS 세트가 할당될 수 있다.

[151] 예를 들어, 변환 블록 크기와 인트라 예측 모드에 따른 MTS 세트는 다음 표 4와 같이 할당/정의될 수 있다.

[152] [표4]

블록 크기		인트라 예측 모드				
너비	높이	[0, 1]	[2, 12]	[13, 23]	[24, 34]	MIP
4	4	0	1	2	3	4
4	8	5	6	7	8	9
4	16	10	11	12	13	14
4	32	15	16	17	18	19
8	4	20	21	22	23	24
8	8	25	26	27	28	29
8	16	30	31	32	33	34
8	32	35	36	37	38	39
16	4	40	41	42	43	44
16	8	45	46	47	48	49
16	16	50	51	52	53	54
16	32	55	56	57	58	59
32	4	60	61	62	63	64
32	8	65	66	67	68	69
32	16	70	71	72	73	74
32	32	75	76	77	78	79

[153] 표 4는 16가지의 변환 블록 크기와 인트라 예측 모드에 따른 MTS 세트의 할당을 보여준다. 기-정의된 MTS 세트의 개수는 80개이며, 80개의 MTS 세트 중 어느 하나를 지시하는 인덱스는 표 4와 같이 0부터 79까지를 가질 수 있다.

[154] [표5]

MTS 세트 인덱스	변환 커널 후보 인덱스					
	0	1	2	3	4	5
0	18	24	17	23	8	12

1	18	3	7	22	0	16
2	18	2	17	22	3	23
3	18	3	15	17	12	23
4	18	12	3	19	10	13
5	18	12	19	23	13	24
6	18	12	17	2	3	23
7	18	2	17	22	12	23
8	18	2	11	17	22	23
9	18	12	19	23	3	10
10	16	12	13	24	7	8
11	16	2	11	23	12	18
12	13	17	2	22	12	18
13	17	11	2	21	12	18
14	16	13	19	22	3	10
15	18	12	13	7	14	22
16	16	12	11	1	18	22
17	17	13	3	22	12	18
18	6	12	1	22	13	17
19	16	12	13	15	2	23
20	18	24	23	19	12	17
21	18	24	2	17	0	23
22	17	3	4	22	2	13
23	18	12	19	23	3	15
24	18	12	19	23	3	10
25	6	12	18	24	13	19
26	6	12	2	21	13	18
27	17	11	1	22	2	18
28	16	17	3	11	12	23
29	8	12	19	23	11	24
30	16	13	7	23	12	19

31	6	12	1	11	18	22
32	17	11	1	21	12	18
33	6	11	17	21	12	18
34	8	11	14	17	12	22
35	6	12	11	21	14	16
36	6	12	11	1	17	21
37	6	12	11	2	17	21
38	6	11	21	1	12	17
39	16	12	11	7	1	5
40	8	12	19	24	11	17
41	18	13	1	22	2	24
42	6	2	17	21	19	22
43	16	12	11	19	8	15
44	8	12	17	24	13	15
45	6	12	19	21	17	18
46	6	12	13	21	2	18
47	16	2	17	21	1	11
48	6	17	19	23	12	16
49	6	12	14	17	8	22
50	6	7	11	21	9	12
51	16	12	11	1	7	21
52	6	12	11	1	17	21
53	6	12	11	21	1	16
54	8	7	9	11	12	21
55	6	12	7	11	14	21
56	6	12	7	11	1	21
57	16	12	11	1	2	21
58	6	11	17	21	1	12
59	6	12	7	11	9	21
60	18	12	14	21	6	21

61	16	11	1	22	2	17
62	16	11	1	22	2	17
63	16	13	15	7	14	19
64	8	12	1	19	16	23
65	6	12	7	9	13	21
66	6	12	13	2	7	18
67	16	12	1	21	11	17
68	16	11	7	19	12	15
69	8	12	7	11	14	21
70	6	12	7	11	8	9
71	6	12	7	11	2	21
72	6	12	1	11	21	22
73	6	7	11	16	9	12
74	6	12	7	11	9	21
75	6	12	7	11	13	17
76	6	12	11	21	2	7
77	6	12	1	11	2	7
78	6	12	7	11	16	21
79	6	12	7	11	9	16

- [155] 표 5는, 표 4에서 살펴본 각 MTS 세트에 포함되는 변환 커널 후보를 나타낸다. 각 MTS 세트는 6개의 변환 커널 후보로 구성될 수 있다. 변환 커널 후보 인덱스는 0 내지 5 중 어느 하나의 값을 가지며, 상기 6개의 변환 커널 후보 중 어느 하나를 지시할 수 있다. 여기서, 각 변환 커널 후보는 분리 변환을 위한 수평 변환 커널과 수직 변환 커널의 조합일 수 있고, 0 내지 24의 인덱스를 가진 25개의 변환 커널 후보가 정의될 수 있다.

- [156] [표6]

커널 조합 인덱스	인트라 예측 모드의 값이 35 미만인 경우	인트라 예측 모드의 값이 35 이상인 경우
0	(DCT-8, DCT-8)	(DCT-8, DCT-8)
1	(DST-7, DCT-8)	(DCT-8, DST-7)
2	(DCT-5, DCT-8)	(DCT-8, DCT-5)
3	(DST-4, DCT-8)	(DCT-8, DST-4)

4	(DST-1, DCT-8)	(DCT-8, DST-1)
5	(DCT-8, DST-7)	(DST-7, DCT-8)
6	(DST-7, DST-7)	(DST-7, DST-7)
7	(DCT-5, DST-7)	(DST-7, DCT-5)
8	(DST-4, DST-7)	(DST-7, DST-4)
9	(DST-1, DST-7)	(DST-7, DST-1)
10	(DCT-8, DCT-5)	(DCT-5, DCT-8)
11	(DST-7, DCT-5)	(DCT-5, DST-7)
12	(DCT-5, DCT-5)	(DCT-5, DCT-5)
13	(DST-4, DCT-5)	(DCT-5, DST-4)
14	(DST-1, DCT-5)	(DCT-5, DST-1)
15	(DCT-8, DST-4)	(DST-4, DCT-8)
16	(DST-7, DST-4)	(DST-4, DST-7)
17	(DCT-5, DST-4)	(DST-4, DCT-5)
18	(DST-4, DST-4)	(DST-4, DST-4)
19	(DST-1, DST-4)	(DST-4, DST-1)
20	(DCT-8, DST-1)	(DST-1, DCT-8)
21	(DST-7, DST-1)	(DST-1, DST-7)
22	(DCT-5, DST-1)	(DST-1, DCT-5)
23	(DST-4, DST-1)	(DST-1, DST-4)
24	(DST-1, DST-1)	(DST-1, DST-1)

- [157] 표 6은, 표 5에서 살펴본 25개의 변환 커널 후보의 일예이다. 구체적으로, 변환 커널 후보의 수평 변환과 수직 변환은 (수평 변환, 수직 변환)로 표시되고 있다. 각 변환 커널 후보 인덱스에 대해서, 인트라 예측 모드가 35 미만인 경우의 수평/수직 변환은 인트라 예측 모드가 35 이상인 경우의 수평/수직 변환과 서로 반대일 수 있다. 인트라 예측 모드의 값이 35 이상일 경우, 34번 모드를 중심으로 대칭인 모드를 유도하고, 해당 모드를 기반으로 상기 표 4로부터 MTS 세트를 선택할 수 있다. 또한, 블록 형태의 대칭성이 추가적으로 고려될 수 있다. 원래 변환 블록이 WxH 크기를 가진 경우, 원래 변환 블록을 대칭시켜 HxW 크기를 가진 것으로 간주하고, 표 4로부터 MTS 세트를 선택할 수 있다. 여기서, 인트라 예측 모드의 값은 수정된 인트라 예측 모드의 값일 수 있다. 즉, WAIP을 위한 모드 값으로서, -14번(또는 -15번)부터 -1번까지는 2번 모드로 수정하고, 67번부터 80번(또

는 81번)까지는 66번 모드로 수정하며, 나머지 모드는 원래 인트라 예측 모드의 값을 그대로 수정된 인트라 예측 모드의 값으로 설정할 수 있다. 이 경우, WAIP를 위한 확장된 모드들도 34번 모드를 중심으로 하여 대칭으로 구성되기 때문에, Planar 모드와 DC 모드를 제외한 모든 방향성 모드에 대해서는 34번 모드를 중심으로 하는 대칭성을 이용할 수 있다.

[158] 예를 들어, 16x32 블록이 54번 모드로 예측되는 경우, 54번에 대칭되는 모드로서 14번 모드(=68-54)가 유도되고, 블록 크기가 32x16으로 간주될 수 있다. 이 경우, 표 4에 정의된 바와 같이, 72의 인덱스를 가진 MTS 세트가 선택될 수 있다.

[159] MIP 모드가 적용되는 경우, 블록 형태의 대칭성을 고려하지 않고, 현재 블록의 크기를 기반으로 MIP 모드에 할당된 MTS 세트가 선택될 수 있다. 또는, MIP 모드가 적용되는 경우, 블록 형태의 대칭성을 고려하여, 대칭되는 블록 크기를 기반으로 MIP 모드에 할당된 MTS 세트가 선택될 수도 있다. 예를 들어, 8x16 블록에 대해 MIP 모드가 적용되는 경우, 8x16 블록은 이에 대칭되는 16x8 블록으로 간주될 수 있고, 표 4에 정의된 바와 같이, 49의 인덱스를 가진 MTS 세트가 선택될 수 있다. 또는, MIP 모드가 적용되는 경우, 인트라 예측 모드는 Planar 모드로 간주될 수 있다. 이 경우, 블록 형태의 대칭성을 고려하지 않고, 현재 블록의 크기를 기반으로 MIP 모드에 할당된 MTS 세트가 선택될 수 있다. 또는, 블록 형태의 대칭성을 고려하여, 대칭되는 블록 크기를 기반으로 MIP 모드에 할당된 MTS 세트가 선택될 수도 있다.

[160] MIP 모드의 경우, MIP 모드가 transpose 모드로 적용되는지 여부를 나타내는 플래그가 이용될 수 있다. MxN의 현재 블록에 MIP 모드가 적용되고 상기 플래그가 transpose 모드의 적용을 지시하는 경우, 인트라 예측 모드는 Planar 모드로 간주되고, MxN의 현재 블록은 NxM 블록으로 간주될 수 있다. 즉, 표 4로부터, NxM의 블록 크기와 Planar 모드에 대응하는 MTS 세트가 선택될 수 있다. 표 6에서 살펴본 바와 같이, 인트라 예측 모드의 값이 35 이상인 경우 수평 변환과 수직 변환을 서로 바꾸게 되나, 현재 블록의 인트라 예측 모드가 Planar 모드로 간주되므로 변환 커널 후보의 수평 변환과 수직 변환을 서로 바꾸지 않을 수 있다. 또는, MxN의 현재 블록에 MIP 모드가 적용되고 상기 플래그가 transpose 모드의 적용을 지시하는 경우, 인트라 예측 모드는 Planar 모드로 간주되지 않고, MxN의 현재 블록은 NxM 블록으로 간주될 수 있다. 즉, 표 4로부터, NxM의 블록 크기와 MIP 모드에 대응하는 MTS 세트가 선택될 수도 있다.

[161] 표 5에서, 변환 커널 후보 인덱스에 의해 선택된 변환 커널 후보가 현재 블록의 변환 커널로 설정될 수 있다. 또는, 현재 블록의 크기에 따라, 상기 선택된 변환 커널 후보의 수평 변환 또는 수직 변환 중 적어도 하나가 다른 변환 커널로 변경될 수도 있다. 예를 들어, 변환 커널 후보 인덱스가 3이고, 현재 블록의 너비와 높이가 모두 16 이하인 경우, 3인 변환 커널 후보 인덱스에 대응하는 변환 커널 후보의 수평 변환 또는 수직 변환 중 적어도 하나가 다른 변환 커널로 변경될 수 있다. 이때, 수평 변환과 수직 변환이 서로 독립적으로 변경될 수 있다. 현재 블록의

인트라 예측 모드의 값과 수평 모드의 값 간의 차이(또는 차이의 절대값)가 소정의 문턱값 이하인 경우, 상기 선택된 변환 커널 후보의 수직 변환은 IDT(행등 변환)으로 변경될 수 있다. 현재 블록의 인트라 예측 모드의 값과 수직 모드의 값 간의 차이(또는 차이의 절대값)가 소정의 문턱값 이하인 경우, 상기 선택된 변환 커널 후보의 수평 변환은 IDT(행등 변환)으로 변경될 수 있다. 여기서, 문턱값은 현재 블록의 너비와 높이에 기초하여 다음 표 7과 같이 결정될 수 있다.

[162] [표7]

블록 크기		문턱값
너비	높이	
4	4	8
4	8	6
4	16	4
8	4	8
8	8	8
8	16	6
16	4	4
16	8	2
16	16	-1

[163] 표 7은, 변환 커널 후보 인덱스에 의해 선택된 변환 커널 후보의 수평 변환 및/또는 수직 변환을 다른 변환 커널로 변경하기 위한 것으로서, 변환 블록의 크기에 따른 문턱값을 정의한다.

[164] 하나의 MTS 세트를 구성하는 6개의 변환 커널 후보는 표 5에 정의된 바와 같이 0 내지 5의 변환 커널 후보 인덱스로 구분될 수 있다. 해당 변환 커널 후보 인덱스는 비트스트림을 통해 시그널링될 수 있다. MTS 세트의 가용/적용 여부를 나타내는 플래그(MTS enabled flag 또는 MTS flag)가 시그널링될 수 있고, 상기 플래그가 MTS 세트의 가용/적용을 지시하는 경우에 변환 커널 후보 인덱스가 시그널링될 수 있다. 상기 MTS flag는 1개의 빈(bin)으로 구성될 수 있고, 해당 빈에 대해 1개 이상의 CABAC 기반의 엔트로피 코딩을 위한 컨텍스트(이하, CABAC context라 함)가 할당될 수 있다. 예를 들어, MIP 모드가 아닌 경우와 MIP 모드인 경우에 대해 각각 다른 CABAC context가 할당될 수 있다.

[165] 전술한 현재 블록의 컨텍스트에 따라, 현재 블록이 이용 가능한 변환 커널 후보의 개수가 상이하게 설정될 수 있다. 예를 들어, 현재 블록의 컨텍스트로서, 현재 블록 내 전부 또는 일부 변환 계수의 절대값의 합이 고려될 수 있다. 해당 변환 계수의 절대값의 합을 AbsSum이라 지칭하기로 한다. AbsSum이 T1보다 작거나 같은 경우, 0의 변환 커널 후보 인덱스에 대응하는 1개의 변환 커널 후보만이 이용

가능할 수 있다. AbsSum이 T1보다 크고 T2보다 작거나 같은 경우, 0 내지 3의 변환 커널 후보 인덱스에 대응하는 4개의 변환 커널 후보가 이용 가능할 수 있다. AbsSum이 T2보다 큰 경우, 0 내지 5의 변환 커널 후보 인덱스에 대응하는 6개의 변환 커널 후보가 이용 가능할 수 있다. 여기서, T1은 6이고, T2는 32일 수 있으나, 이는 일예에 불과하다.

- [166] AbsSum이 T1보다 작거나 같은 경우, 현재 블록이 이용 가능한 변환 커널 후보의 개수가 1개이므로, 변환 커널 후보 인덱스의 시그널링없이, 0의 변환 커널 후보 인덱스에 대응하는 변환 커널 후보가 현재 블록의 변환 커널로 설정될 수 있다. AbsSum이 T1보다 크고 T2보다 작거나 같은 경우 4개의 변환 커널 후보가 이용 가능하므로, 2개의 빈을 가진 변환 커널 후보 인덱스를 기반으로 4개의 변환 커널 후보 중 어느 하나가 선택될 수 있다. 즉, 0 내지 3의 변환 커널 후보 인덱스는 각각 00, 01, 10, 11로 시그널링될 수 있다. 상기 2개의 빈에 대해서 MSB(Most Significant Bit)가 먼저 시그널링되고, LSB(Least Significant Bit)가 나중에 시그널링될 수 있다. 각 빈에 대해서 서로 다른 CABAC context가 할당될 수 있다. 예를 들어, 2개의 빈에 대해서 상기 MTS flag를 위해 할당된 CABAC context가 아닌 다른 CABAC context를 각 빈마다 할당할 수 있다. 또는, 2개의 빈에 대해서 CABAC context가 할당되지 않고 bypass 코딩이 적용될 수도 있다. AbsSum이 T2보다 큰 경우 변환 커널 후보 인덱스는 0 내지 5의 값을 가지므로, 2개의 빈만으로는 변환 커널 후보 인덱스를 표현할 수 없다. 이 경우, truncated binary 코딩과 같이 2개 이상의 빈을 할당하여 변환 커널 후보 인덱스를 표현할 수 있다. 상기 truncated binary 코딩 방식에 의해 할당되는 각각의 빈에 대해서, CABAC context가 할당될 수도 있고, CABAC context의 할당없이 bypass 코딩이 적용될 수도 있다. 또는, 복수의 빈 중 일부(예를 들어, 첫번째 빈, 또는 첫번째 및 두번째 빈)에 대해서 CABAC context가 할당되고, 나머지 빈에 대해서 bypass 코딩이 적용될 수도 있다.

[167] 실시예 3

- [168] 현재 블록의 변환 커널은 하나 또는 그 이상의 변환 커널 후보를 포함하는 변환 세트를 기반으로 결정될 수 있다. 현재 블록의 변환 커널은 상기 변환 세트에 속한 하나 또는 그 이상의 변환 커널 후보 중 어느 하나로 유도될 수 있다.

- [169] 현재 블록의 변환 커널을 결정하는 과정은, 1) 현재 블록의 변환 세트를 결정하는 과정 또는 2) 현재 블록의 변환 세트로부터 어느 하나의 변환 커널 후보를 선택하는 과정 중 적어도 하나를 포함할 수 있다. 상기 변환 세트를 결정하는 과정은, 인코딩 장치와 디코딩 장치에 동일하게 기-정의된 복수의 변환 세트 중 어느 하나를 선택하는 과정일 수 있다. 또는, 상기 변환 세트를 결정하는 과정은, 인코딩 장치와 디코딩 장치에 동일하게 기-정의된 복수의 변환 세트 중에서 현재 블록이 이용 가능한 하나 또는 그 이상의 변환 세트를 구성하고, 구성된 변환 세트 중 어느 하나를 선택하는 과정일 수 있다. 또는, 상기 변환 세트를 결정하는 과정은, 인코딩 장치와 디코딩 장치에 동일하게 기-정의된 복수의 변환 커널 후보 중

에서 현재 블록이 이용 가능한 변환 커널 후보를 기반으로 하나의 변환 세트를 구성하는 과정일 수 있다.

[170] 현재 블록의 변환 세트에 복수의 변환 커널 후보가 포함되는 경우, 현재 블록에 대해 복수의 변환 커널 후보 중 어느 하나를 선택하는 과정이 수행될 수 있다. 다만, 현재 블록의 변환 세트에 1개의 변환 커널 후보가 포함된 경우(즉, 현재 블록이 이용 가능한 변환 커널 후보가 1개인 경우), 현재 블록의 변환 커널은 해당 변환 커널 후보로 설정될 수 있다.

[171] 본 개시에 따른 변환 세트는, 전술한 실시예 1에서의 (비분리) 변환 세트를 의미하거나, 실시예 2에서의 MTS 세트를 의미할 수도 있다. 또는, 상기 변환 세트는, 실시예 1의 (비분리) 변환 세트 또는 실시예 2의 MTS 세트와 별개로 정의될 것일 수 있다. 이 경우, 상기 변환 세트는 변환 커널 후보로서 하나 또는 그 이상의 특정 변환 커널을 포함할 수 있다. 하나의 특정 변환 커널은, 수평 변환을 위한 변환 커널과 수직 변환을 위한 변환 커널의 쌍으로 정의되거나, 수평 및 수직 변환에 동일하게 적용되는 하나의 변환 커널로 정의될 수 있다.

[172] 본 개시의 실시예에서는, 일차 변환으로 적용되는 비분리 변환인 NSPT 적용 과정을 상세히 설명한다. NSPT는 변환 블록의 전부 또는 일부 영역에 적용될 수 있다. 순방향 NSPT를 기준으로, NSPT가 적용되는 영역에 존재하는 레지듀얼 샘플이 NSPT의 일차원 벡터로 입력될 수 있다. 즉, 한 변환 블록 전체 또는 일부 영역(본 개시에서, Region Of Interest, ROI라고 지칭함)에 존재하는 레지듀얼 샘플들을 일차원 벡터로 모아서 입력으로 구성할 수 있다. 이후, 순방향 NSPT를 적용하면 일차 변환 계수를 획득할 수 있다. 반대로, 일차 변환 계수에 대해 역방향 NSPT를 적용하면 일차원 벡터 출력을 획득할 수 있다. 해당 출력 벡터를 구성하는 각 엘리먼트 값을 2D 변환 블록 내부에 정해진 위치에 배치함으로써 ROI에 대한 레지듀얼 샘플을 획득할 수 있다.

[173] NSPT를 위한 비분리 변환 커널은 ROI의 크기에 따라 행렬의 차원이 결정될 수 있다. 본 개시에서, 변환 커널은 변환 타입, 변환 행렬로 지칭될 수 있고, NSPT를 위한 비분리 변환 커널은 NSPT 커널로 지칭될 수 있다. 예를 들어, 현재 블록이 $M \times N$ 변환 블록이고, ROI가 $M \times N$ 변환 블록 전부의 영역이고, 정방향 NSPT가 적용되는 경우, 해당 변환 행렬의 차원은 $MN \times MN$ 일 수 있다. 예를 들어, ROI가 8×8 변환 블록 전부의 영역인 경우, NSPT 커널의 차원은 64×64 일 수 있다.

[174] 본 개시의 일 실시예에 따르면, NSPT를 인트라 예측에 의해 생성된 레지듀얼에 적용되는 경우, 인트라 예측 모드에 따라 NSPT 커널을 적응적으로 결정할 수 있다. 레지듀얼 블록에 대한 통계적 특성이 인트라 예측 모드마다 달라질 수 있기 때문에, 인트라 예측 모드에 따라 NSPT 커널을 적응적으로 결정함으로써 압축 효율을 높일 수 있다.

[175] 하나 이상의 인트라 예측 모드에 대해 적용되는 NSPT 커널을 공유하도록 구성할 수 있다. 전술한 바와 같이, 비분리 변환 세트는, 현재 블록의 인트라 예측 모드와 매핑 테이블을 기반으로 결정될 수 있다. 매핑 테이블은, 기-정의된 인트라

예측 모드들과 비분리 변환 세트들 간의 매핑 관계를 정의할 수 있다. 기-정의된 인트라 예측 모드들은 2개의 비방향성 모드와 65개의 방향성 모드들을 포함할 수 있다.

[176] 일 실시예로서, 인트라 예측 모드들을 인트라 예측 모드 그룹으로 그룹핑할 수 있다. 인트라 예측 모드 그룹에 1개의 NSPT 커널이 할당될 수도 있고, 복수 개의 NSPT 커널이 할당될 수도 있다. 다시 말해, 인트라 예측 모드 그룹에 하나 이상의 NSPT 커널을 포함하는 비분리 변환 세트(NSPT 세트)가 할당될 수 있다. 인트라 예측 모드에 비분리 변환 세트가 매핑되고, 비분리 변환 세트에 포함된 NSPT 커널 N개 중 하나가 선택될 수 있다.

[177] 일 예로서, 인트라 예측 그룹은 인접한 예측 모드들(e.g., 17, 18, 19번 모드)을 포함할 수 있다. 또한, 인트라 예측 그룹은 대칭성을 가지는 모드들을 포함할 수 있다. 예를 들어, 앞서 설명한 도 5의 대각 모드(즉, 34번 인트라 예측 모드)를 중심으로 방향성 모드들이 대칭을 이룰 수 있다. 이때, 대칭을 이루는 두 모드는 하나의 그룹(또는 페어)을 구성할 수 있다. 예를 들어, 18번 모드와 50번 모드는 34번 모드를 중심으로 대칭을 이루므로 동일한 그룹에 포함될 수 있다. 다만, 대칭성을 가지는 모드들에 대해서는 순방향 NSPT 커널을 적용하기 전에 2D 입력 블록을 전치시킨 후 일차원 입력 벡터를 구성하는 과정이 추가될 수 있다. 예를 들어, 인트라 예측 모드가 34 이하인 경우, 2D 입력 블록을 전치시키지 않고, 행 우선 방향(row first order)으로 해당 입력 블록으로부터 일차원 입력 벡터를 유도할 수 있다. 만약, 인트라 예측 모드가 34보다 큰 경우, 먼저 2D 입력 블록을 전치시킨 후, 행 우선 방향으로 해당 입력 블록을 읽거나, 2D 입력 블록을 그대로 두고 열 우선 방향(column first order)으로 해당 입력 블록을 읽음으로써 일차원 입력 벡터를 구성할 수 있다.

[178] 다음의 표 8은 인트라 예측 모드에 따른 NSPT 세트를 할당 매핑 테이블을 예시한다. 표 8을 참조하면, 0부터 34까지 총 35개의 NSPT 세트가 정의될 수 있다. 확장된 WAIP 모드(즉, 도 5에서 -14부터 -1까지 모드와 67부터 80까지의 모드)에는 가장 인접한 일반 방향성 모드에 할당된 NSPT 세트가 할당될 수 있다. 즉, 확장된 WAIP 모드에는 2번 NSPT 세트가 할당될 수 있다.

[179] [표8]

Intra pred. mode	-14	-13	-12	-11	-10	-9	-8	-7	-6	-5	-4	-3	-2	-1	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
NSPT set index	2	2	2	2	2	2	2	2	2	2	2	2	2	2	0	1	2	3	4	5	6	7	8	9	10	11	12 <td>13</td> <td>14</td> <td>15</td> <td>16</td> <td>17</td>	13	14	15	16	17
Intra pred. mode	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49
NSPT set index	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	33	32	31	30	29	28	27	26	25	24	23	22	21	20	19
Intra pred. mode	50	51	52	53	54	55	56	57	58	59	60	61	62	63	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	80	
NSPT set index	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	

[180] NSPT 세트는 하나 이상의 NSPT 커널(또는 커널 후보)을 포함할 수 있다. 즉, NSPT 세트는 N개의 NSPT 커널 후보를 포함할 수 있다. 일 예로, N은 1, 2, 3, 4 등의 1보다 같거나 큰 값으로 설정될 수 있다. NSPT 세트에 포함된 하나 이상의 NSPT 커널 중 현재 블록에 적용되는 커널을 인덱스를 이용하여 시그널링할

수 있다. 본 개시에서, 해당 인덱스는 NSPT 인덱스로 지칭될 수 있다. 일 예로서, NSPT 인덱스는 $0, 1, 2, \dots, N-1$ 의 값을 가질 수 있다.

[181] 또한, 일 실시예로서, NSPT 커널 후보의 개수가 1 개인 경우, NSPT 인덱스 값이 0으로 고정될 수 있다. 이 경우, NSPT 인덱스는 별도로 시그널링되지 않고 추론될 수 있다. 또한, NSPT 인덱스와 별개로 NSPT의 적용 여부를 지시하는 플래그가 시그널링될 수 있다. 본 개시에서, 해당 플래그는 NSPT 플래그로 지칭될 수 있다.

[182] NSPT 플래그 값이 1인 경우, NSPT가 적용될 수 있다. NSPT 플래그 값이 0인 경우, NSPT가 적용되지 않을 수 있다. NSPT 플래그가 시그널링되지 않는 경우, NSPT 플래그 값은 0으로 추론될 수 있다. 일 예로서, NSPT 플래그 값이 1인 경우, NSPT 인덱스가 시그널링될 수 있다. 시그널링된 NSPT 인덱스에 기초하여 인트라 예측 모드에 의해 선택되는 NSPT 세트 내 포함된 N 개의 커널 후보 중 하나가 특정될 수 있다.

[183] 일 실시예에서, NSPT 인덱스의 엔트로피 코딩 방법은 NSPT 세트에 포함된 NSPT 커널의 개수(N)를 고려하여 다양한 여러 방법으로 정의될 수 있다. 예를 들어, 0부터 $N-1$ 까지의 값을 빈 스트링으로 매핑하는 방법(i.e., 이진화 방법)으로서, 절삭형 단항 이진화(truncated unary binarization), 절삭형 이진화, 고정 길이 이진화 방법이 이용될 수 있다.

[184] 예를 들어, NSPT 세트를 구성하는 커널 후보의 개수 N 값이 2인 경우, 하나의 빈(bin)으로 2개의 후보 중 하나를 특정할 수 있다. 예를 들어, 0은 첫 번째 후보를 지시하고, 1은 두 번째 후보를 지시할 수 있다. 또한, N 값이 3이고 절삭형 단항 이진화를 적용하는 경우, 2개의 빈으로 후보가 특정될 수 있다. 예를 들어, 첫 번째, 두 번째, 세 번째 후보를 각각 0, 10, 11로 이진화하여 시그널링할 수 있다. 실시예로서, 이진화된 빈들은 컨텍스트 코딩(context coding) 또는 바이패스 코딩(bypass coding)을 이용하여 코딩될 수 있다.

[185] 본 개시에서는, 일차 변환으로 축소된 차원의 변환 커널을 이용하는 축소된 일차 변환(RPT, reduced primary transform) 방법을 설명한다. 전술한 바와 같이, 순방향 NSPT가 적용되는 경우, 2D 레지듀얼 블록에 속하는 샘플들은 행 우선 순위(또는 열 우선 순위)에 따라 1D 벡터로 배열(또는 재배열)될 수 있다. 이후, NSPT를 위한 변환 행렬이 배열된 벡터에 곱해질 수 있다. 해당 2D 레지듀얼 블록이 $M \times N$ 블록(M 은 가로 길이, N 은 세로 길이)일 때, 재배열된 1D 벡터의 길이는 $M \times N$ 이 될 수 있다. 즉, 해당 2D 레지듀얼 블록은 $M \times N \times 1$ 차원을 가진 열 벡터로 나타낼 수도 있다. 본 개시에서, $M \times N$ 은 편의상 MN 으로 표기될 수 있다. 이때, 해당 변환 행렬의 차원은 $MN \times MN$ 일 수 있다. 정리하면, 순방향 NSPT는 $MN \times 1$ 벡터의 좌측에 해당 $MN \times MN$ 변환 행렬을 곱하여 $MN \times 1$ 변환 계수 벡터를 얻는 방식으로 동작할 수 있다.

[186] RPT가 적용되는 경우, 상술한 순방향 NSPT 변환 행렬로서 $MN \times MN$ 행렬을 곱하는 것이 아니라, $r \times MN$ 행렬을 곱하여 r 개의 변환 계수를 획득할 수 있다. 여

기서, r 은 변환 행렬의 행의 개수를 나타내고, MN 은 변환 행렬의 열의 개수를 나타낸다. 본 개시의 실시예에 따르면, r 값은 MN 보다 작거나 같게 설정될 수 있다. 즉, 기존의 순방향 NSPT 변환 행렬은 MN 개의 행을 포함하며, 각 행은 $1 \times MN$ 행 벡터로서 해당 NSPT 변환 행렬의 변환 기저 벡터(transform basis vector)이다. 각 변환 기저 벡터 $MN \times 1$ 샘플 열 벡터를 곱하여 해당 변환 계수가 획득될 수 있다.

[187] 기존의 순방향 NSPT 변환 행렬은 MN 개의 행 벡터로 구성되므로, 순방향 NSPT의 적용을 통해 MN 개의 변환 계수(즉, $MN \times 1$ 변환 계수 열 벡터)가 획득될 수 있다. 한편, 순방향 RPT의 경우, MN 개의 변환 기저 벡터 대신에 r 개의 변환 기저 벡터로 변환 행렬이 구성될 수 있다. 이에 따라, 순방향 RPT가 적용되는 경우, MN 개 대신 r 개의 변환 계수(즉, $r \times 1$ 변환 계수 열 벡터)가 획득될 수 있다.

[188] $MN \times MN$ 순방향 NSPT 커널을 구성하는 변환 기저 벡터들 중 일부인 r 개의 변환 기저 벡터를 선택하여 RPT 커널을 구성할 수 있다. 본 개시에서, 변환 커널은 변환 타입, 변환 행렬로 지칭될 수 있고, NSPT를 위한 비분리 변환 커널은 RPT 커널로 지칭될 수 있다. 즉, $MN \times MN$ 순방향 NSPT 커널로부터 r 개의 $1 \times MN$ 행 벡터들을 선택하는 경우, 코딩 성능 관점에서 가장 중요한 변환 기저 벡터들을 선택하는 것이 유리할 수 있다. 구체적으로, 변환을 통한 에너지 압축(energy compaction) 측면에서, 순방향 NSPT 변환 행렬을 곱하여 먼저 등장하는 변환 계수들에 보다 큰 에너지가 몰릴 수 있다. 다시 말해, 순방향 NSPT 변환 행렬 상측에 위치하는 변환 기저 벡터일수록 보다 큰 에너지를 가지는 변환 계수를 생성할 수 있다. 이러한 점을 감안하여, 순방향 NSPT 커널의 상측부터 r 개를 취하여 $r \times MN$ 순방향 RPT 커널을 구성(또는 유도)할 수 있다.

[189] 본 개시에 따른 RPT는 기존의 NSPT를 적용하여 획득되는 변환 계수들 중 일부(i.e., r 개)만을 취하는 것으로서, 원래 신호가 가지는 에너지 중 일부에 대한 손실이 발생할 수 있다. 즉, 해당 과정을 통해 원본 신호와 본래 신호 사이의 왜곡이 발생할 수 있다. 그럼에도, RPT를 적용함으로써, MN 개 대신에 r 개의 변환 계수만이 생성되므로, 해당 변환 계수들을 코딩하는데 드는 비트 양을 줄일 수 있다. 그렇기 때문에, 적은 개수의 변환 계수들에 에너지가 많이 몰리는 신호의 경우(e.g., 영상 레지듀얼 신호), 시그널링 비트를 줄임으로써 얻는 이득이 현저히 클 수 있고, 이를 통해 코딩 성능을 향상시킬 수 있다.

[190] 역방향 NSPT는 변환 행렬로서 상술한 순방향 NSPT 커널의 전치 행렬일 수 있다. 이때, 입력 데이터는 레지듀얼 신호와 같은 샘플 신호 대신 변환 계수 신호일 수 있다. 구체적으로, 순방향 NSPT 변환 행렬이 G 이고 1D 벡터로 재배열된 샘플 신호가 x 이면, 해당 변환 행렬을 좌측에 곱하여 획득되는 변환 계수 벡터는 다음의 수학적 식 4와 같이 표현될 수 있다.

[191] [수식4]

$$y=Gx$$

- [192] 수학식 4를 참조하면, x 와 y 는 $MN \times 1$ 열 벡터일 수 있다. G 는 $MN \times MN$ 행렬의 형태를 가질 수 있다. 역방향 NSPT 과정은 같은 변수를 이용하여 다음의 수학식 5과 같이 표현될 수 있다.
- [193] [수식5]
- $$x = G^T y$$
- [194] 수학식 5에서, G^T 는 G 의 전치 행렬(Transpose matrix)을 의미한다. 본 개시에 따른 순방향 RPT 연산 및 역방향 RPT 연산 또한 상기 두 수학식으로 표현될 수 있다. 다만, RPT가 적용되는 경우, y 는 $MN \times 1$ 열 벡터 대신에 $r \times 1$ 열 벡터이고, G 는 $MN \times MN$ 행렬 대신에 $r \times MN$ 행렬이다. 즉, NSPT 대신에 RPT를 적용하더라도 샘플 신호(e.g., 영상 레지듀얼 신호)의 차원은 변하지 않는데, 이는 역방향 RPT를 통해 r 개의 변환 계수만 가지고도 원래 개수의 샘플 신호(즉, MN 개의 샘플 신호)를 복원할 수 있음을 의미할 수 있다. 즉, MN 개 보다 적은 r 개의 변환 계수만을 코딩하여 원래의 MN 개의 샘플 신호를 복원할 수 있어 코딩 성능의 향상을 가져올 수 있다.
- [195] 본 개시의 일 실시예에서는, 레지듀얼 블록의 통계적 특성을 고려하여 r 값을 정의하고, 정의된 r 값에 따라 결정되는 감소된 크기의 레지듀얼 블록으로부터 기존 변환 블록 크기의 레지듀얼 블록을 유도하는 RPT 구조를 제안한다. 만약 일차 변환 계수의 통계적 분포를 예측하기 위하여 추가적인 다른 변환(i.e., 이차 변환)을 적용하는 경우, 일차 변환 계수에 양자화 과정이 적용이 되므로 상대적으로 낮은 주파수 영역에 양자화된 논-제로 계수들(quantized non-zero coefficients)이 집중하여 존재할 수 있다. 이에 따라, 일차 변환 계수의 통계적 분포를 위한 축소된 이차 변환(reduced secondary transform)은 주어진 낮은 주파수 영역을 위한 r 값을 설정하는 형태로 일차 변환 계수의 통계적 특성을 상대적으로 간단하게 정의할 수 있다. 그러나, 본 개시에 따른 RPT의 경우에는 일차 변환 계수의 분포와는 매우 상이한 특성을 가지는 레지듀얼 블록 내 샘플들의 통계적 특성을 고려하여 r 값을 정의하기 위한 기술로서 축소된 이차 변환과는 근본적인 차이점을 가진다. 이하에서는, 축소된 차원의 변환 행렬인 RPT 커널을 결정하는 다양한 여러 실시예를 설명하도록 한다. 다시 말해, RPT에서의 r 값을 결정 또는 정의하기 위한 방법을 이하에서 설명한다.
- [196] 본 개시의 일 실시예에서는, 변환 시스템에서 허용하는 워스트 케이스 복잡도(worst case complexity)를 고려하여 RPT에서의 r 값을 결정할 수 있다. 일 실시예로서, 샘플당 곱셈수를 기준으로 워스트 케이스 복잡도를 산정할 수 있다. $M \times N$ 블록을 기준으로 순방향 및 역방향 모두 RPT를 적용하는데에는 $MN * r$ 개의 곱셈이 필요하다. 2D 블록은 총 MN 개의 샘플들로 구성되므로 샘플당 곱셈수는 $(MN * r) / MN = r$ 개로 계산될 수 있다. 따라서, r 값을 허용되는 최대 샘플당 곱셈수 이하로 유지되도록 구성할 수 있다. 예를 들어, 16×16 블록에 대해 최대 가

능한 샘플당 곱셈수가 16으로 설정되는 경우, r 값은 16 이하로 결정될 수 있다. 즉, 순방향 RPT 커널은 16×256 으로 설정될 수 있다.

- [197] 다른 일 실시예에서, 워스트 케이스 복잡도의 척도로서 메모리 사용량(memory usage)을 고려할 수 있다. 일 예로서, 커널 한 개당 허용되는 메모리 크기를 설정할 수 있다. 예를 들어, 커널 계수(본 개시에서 변환 커널을 구성하는 각 엘리먼트를 커널 계수로 지칭함)마다 p 바이트가 필요하고, 커널 1개당 q 바이트 이하로 메모리 사용량이 설정되는 경우, r 값은 $q / (MN * p)$ 이하로 설정될 수 있다. 예를 들어, 16×16 블록에 대한 순방향 RPT 커널에 대해 p 가 1 바이트이고 커널 1개당 8KB 이하로 메모리 사용량이 설정되는 경우($q = 8KB = 2^{13}$ 바이트), r 값은 32 이하로 설정될 수 있다.
- [198] 또한, 다른 일 예로서, 워스트 케이스 복잡도의 척도로서 메모리 사용량 및/또는 샘플당 곱셈수를 고려할 수 있다. 예를 들어, 16×16 블록에 대해 최대 가능한 샘플당 곱셈수를 16으로 설정하고, 커널 1개당 8KB 이하로 메모리 사용량이 설정되는 경우(커널 계수는 1 바이트로 표현), r 값은 16 이하로 설정될 수 있다.
- [199] 또한, 일 실시예에서, RPT 커널을 구성하는 r 값은 특정한 정보에 의해 결정될 수 있다. 다시 말해, RPT 커널을 구성하는 r 값은 미리 정의된 부호화 파라미터에 기초하여 결정될 수 있다. 예를 들어, 블록의 크기에 따라 r 값이 결정될 수 있다. 다시 말해, 블록의 크기에 따라 RPT 커널이 가변적으로 결정될 수 있다. 여기서, 블록은 코딩 블록, 변환 블록, 예측 블록 중 적어도 하나일 수 있다. 또한, 예를 들어, 예측 정보에 기초하여 r 값이 결정될 수 있다. 여기서, 예측 정보는 인터/인트라 예측에 관한 정보, 인트라 예측 모드 정보 등을 포함할 수 있다. 또한, 예를 들어, 시그널링되는 정보(신택스 요소의 값)에 기초하여 r 값이 결정될 수 있다. 예를 들어, 양자화 파라미터 값에 따라 r 값이 가변적으로 결정될 수 있다. 또한, 복잡도 개선 측면에서, r 값으로 미리 정의된 고정된 값이 사용될 수도 있으며, 상기 미리 정의된 고정된 값은 시그널링되는 정보를 기반으로 결정될 수 있다.
- [200] RPT 커널 $r \times MN$ 을 샘플 신호에 곱하면, r 개의 변환 계수가 획득될 수 있다. 획득된 r 개의 변환 계수는 미리 정의된 변환 계수의 스캔 순서(ex., 정방향/역방향 지그재그(zig-zag) 스캔 순서, 정방향/역방향 수평(horizontal) 스캔 순서, 정방향/역방향 수직(vertical) 스캔 순서, 정방향/역방향 대각(diagonal) 스캔 순서, 인트라 예측 모드를 기반으로 특정된 스캔 순서 등)에 따라 배치될 수 있다. 이러한 스캔 순서(예컨대, 계수 그룹(coefficient group, CG) 단위의 스캔 순서도 적용 가능함)에 따라 순방향 RPT 적용으로부터 획득되는 변환 계수들을 배치하는 경우, r 값이 MN 보다 작으면 r 개의 변환 계수를 가지고 $M \times N$ 블록 내부를 전부 채우지 못하게 되어 빈 공간이 발생할 수 있다. 본 개시의 실시예로서, 상술한 빈 공간은 레지듀얼 신호의 특성을 고려하여 다음과 같은 방법으로 예측될 수 있다.
- [201] - 이용 가능한 주변 화소의 값을 이용하여 빈 공간의 값을 채울 수 있다.

- [202] - 이용 가능한 주변 화소의 값 및 인트라 예측 모드에 기초하여 빈 공간의 값을 채울 수 있다. 예를 들어, 이용 가능한 주변 화소의 값 및 인트라 예측 모드를 기반으로 인트라 예측을 수행하여 빈 공간의 값을 예측할 수 있다.
- [203] - 미리 정의된 고정된 값(예컨대, 0)을 이용하여 빈 공간의 값을 채울 수 있다.
- [204] - 미리 정해진 인트라 예측 모드(예컨대, 플래너 모드)를 이용하여 이용 가능한 주변 화소로부터 빈 공간의 값을 채울 수 있다.
- [205] 본 개시에서, 상술한 예시 중 빈 공간을 0으로 채우는 것은 제로 아웃 과정으로 지칭될 수 있다. 빈 공간을 0으로 채우는 경우, 다음과 같은 실시예가 적용될 수 있다. 디코딩 장치 측에서 변환 계수의 파싱 중에 해당 빈 공간 부분에 0이 아닌 변환 계수가 검출(또는 파싱)되는 경우, RPT가 적용되지 않는 것으로 간주(또는 추론)할 수 있다. 다시 말해, 상기 해당 빈 공간을 나타내는 미리 정의된 영역에 0이 아닌 변환 계수가 존재하는 경우, RPT가 적용되지 않는 것으로 간주될 수 있다. 이 경우, RPT의 적용 여부를 지시하는 플래그 및/또는 복수의 RPT 커널 후보들 중 하나를 지정하는 인덱스에 대한 시그널링(또는 파싱)이 수행되지 않을 수 있다. 일 예로서, 상기 해당 빈 공간을 나타내는 미리 정의된 영역에 0이 아닌 변환 계수가 존재하는 경우, 미리 정의된 변수 값이 업데이트될 수 있고, 업데이트된 변수 값에 기초하여 RPT가 적용되지 않는 것으로 추론될 수 있다.
- [206] 본 개시의 일 실시예에서, 블록의 크기 및/또는 형태에 따라 RPT의 적용 여부가 결정될 수 있다. 또한, 블록의 크기 및/또는 형태에 따라 RPT 커널이 가변적으로 결정될 수 있다. 블록의 크기 및/또는 형태에 따라(즉, $M \times N$ 블록 별로), r 값은 다를 수 있으므로, 블록의 크기 및/또는 형태에 따라 빈 공간은 달라질 수 있다. 이에 따라, 블록의 크기 및/또는 형태 별로 0이 아닌 변환 계수가 검출되는지 여부를 체크하는 영역은 다르게 정의될 수 있다. 다시 말해, 제로 아웃 영역은 가변적으로 결정될 수 있다.
- [207] 일 예로서, 8×8 블록에 대한 순방향 RPT 행렬로서 16×64 행렬이 적용되는 경우, r 값은 16일 수 있다. 이 경우, CG가 4×4 서브 블록일 때, 좌상단 4×4 블록에만 0이 아닌 RPT 변환 계수가 채워질 수 있고, 빈 공간인 나머지 3개의 4×4 서브 블록들(즉, 우상단, 좌하단, 우하단 서브 블록)에는 0 값이 채워질 수 있다. 이때, 디코딩 과정 중에 해당 나머지 3개의 4×4 서브 블록 영역에 0이 아닌 변환 계수가 검출되는 경우, RPT가 적용되지 않는 것으로 간주할 수 있다. 그리고, 전술한 바와 같이, RPT의 적용 여부를 지시하는 플래그 또는 복수의 RPT 커널 후보들 중 하나를 지정하는 인덱스는 시그널링 되지 않을 수 있다.
- [208] 또한, 일 예로서, 16×8 블록에 대한 순방향 RPT 행렬로서 32×128 행렬이 적용되고(즉, r 값은 32), CG는 4×4 서브 블록일 때, 스캔 순서 상 2개의 CG에만 0이 아닌 RPT 변환 계수가 채워질 수 있다. 예를 들어, 좌상단 4×4 서브 블록 및 좌상단 서브 블록 하측에 인접한 4×4 서브 블록에 해당 RPT 변환 계수들이 채워질 수 있다. 빈 공간으로서 0으로 채워지는 영역은 해당 2개의 4×4 서브 블록들을 제외한 나머지 영역으로 결정될 수 있다. 블록의 크기 및/또는 형태에 따라 RPT 커널이

가변적으로 결정될 수 있고, 살펴본 바와 같이, 8x8 블록과 16x8 블록에 대해서는 빈 공간이 다르게 결정될 수 있다.

- [209] 실시예로서, r 값이 CG 크기의 배수이고 CG 단위로 변환 계수가 스캔되는 경우, 빈 공간에 속한 CG들에 0이 아닌 변환 계수가 존재하는 것이 검출되면 RPT와 관련된 플래그 및/또는 인덱스가 시그널링되지 않을 수 있다. 즉, CG마다 CG 내부 변환 계수들을 지정된 순서에 따라 스캔하고, CG 단위에 대한 스캔 순서에 따라 다음 CG로 넘어가서 동일하게 CG 내부 변환 계수들을 스캔할 수 있다. 종래의 영상 압축 기술에서는, 각 CG에 대해 해당 CG 내에 0이 아닌 변환 계수가 존재하는지 여부에 대한 플래그가 먼저 시그널링되므로, 해당 정보만으로 RPT 적용 여부가 결정될 수 있으며, 이를 통해 시그널링 오버헤드가 줄 수 있고 관련 구현 복잡도가 감소할 수 있다.
- [210] 상술한 바와 같이, RPT가 적용되는 경우 0으로 채워지는 빈 공간 영역에 0이 아닌 변환 계수가 검출되면, RPT가 적용되지 않을 수 있다. 이 경우, RPT와 관련된 정보에 대한 시그널링이 생략될 수 있다. 다만, 해당 빈 공간 영역에 0이 아닌 변환 계수가 검출되지 않는 경우 RPT의 적용 여부를 판단할 수 없으므로, 관련 변환 계수 파싱(또는 시그널링) 이후 RPT 적용 여부를 가리키는 플래그를 파싱하여 RPT 적용 여부를 최종 판단할 수 있다.
- [211] 일 실시예로서, RPT 적용을 통해 생성된 변환 계수들에 대하여 순방향 이차 변환을 추가적으로 적용할 수 있다. 또는, $M \times N$ 블록 내 해당 생성된 변환 계수들이 위치하는 영역에 대하여 순방향 이차 변환을 추가적으로 적용할 수 있다. 본 개시에서, 해당 영역 또는 해당 영역의 일부는 순방향 이차 변환 관점에서는 ROI로 지칭될 수 있다. 역방향에 대해서는 역방향 이차 변환을 먼저 적용한 후 역방향 RPT를 적용할 수 있다. 구체적으로, 순방향 RPT 적용으로 생성된 r 개의 변환 계수가 배치된 영역 또는 해당 영역의 일부를 ROI로 설정하여 순방향 이차 변환을 적용할 수 있다. 이 경우, 8x8 영역에 대해 16x64 순방향 RPT 변환 행렬이 적용되는 경우, 생성된 16개의 변환 계수는 좌상단 4x4 서브 블록에 위치할 수 있고 해당 서브블록 영역을 ROI로 설정하여 해당 ROI에 대해 순방향 이차 변환이 적용될 수 있다.
- [212] 또한, RPT 커널은 정수 연산 또는 고정 소수점 연산과 같은 연산을 고려하여 계수 값이 조정될 수 있다. 즉, RPT 커널은 이론적인 직교 변환 또는 비-직교(non-orthogonal) 변환 (여기서, 직교 변환 및 비-직교 변환은 각 변환 기저 벡터의 놈(norm)이 1인 변환을 나타냄)이 아닌, 해당 커널에 속한 커널 계수들을 적절히 스케일링하여 실제적인 코덱 시스템에서 정수 연산(또는 고정 소수점 연산)을 통해 변환을 수행하도록 구성할 수 있다. 기존의 영상 압축 기술에서 분리 변환을 적용할 때 곱해지는 스케일링 팩터(scaling factor) 만큼, RPT를 적용하는 경우에도 동일하게 반영할 수 있다. 이 경우, 변환 이외의 다른 과정(e.g., 양자화, 역양자화 과정)은 유지하면서 분리 변환 또는 비분리 변환(RPT 포함)을 수행할 수 있다.

- [213] 변환 기저 벡터에 상술한 스케일링 값을 곱함으로써 RPT 커널의 정수화된 계수를 획득할 수 있다. 실시예로서, 스케일링 값을 곱하는 것은 각 커널 계수에 반올림, floor, ceiling 등의 연산을 적용하는 것을 포함할 수 있다. 즉, 상술한 방법을 통해 획득된 정수화된 RPT 커널이 정의되고 변환/역변환 과정에 이용될 수 있다. 상술한 바와 같이, 반올림, floor, ceiling 등의 연산을 거쳐 스케일링된 정수값의 커널 계수들을 획득하면 모든 커널 계수들에 대해 최대값과 최소값을 구할 수 있으므로, 해당 최대값과 최소값으로부터 모든 커널 계수들을 표현할 수 있을만큼의 비트 수를 얻을 수 있다. 예를 들어, 해당 최대값이 127 이하이고 해당 최소값이 -128 이상이라면 8개의 bit로(특히, 2의 보수 표현 등을 통해) 모든 정수 커널 계수들을 표현할 수 있다.
- [214] 일반화하면, 해당 최대값이 $(2^{(N-1)} - 1)$ 이하고 해당 최소값이 $-2^{(N-1)}$ 이상이라면 N개의 bit로 모든 정수 커널 계수들을 표현할 수 있다. 만약, 최대값이 $(2^{(N-1)} - 1)$ 보다 크거나 최소값이 $-2^{(N-1)}$ 보다 작은 경우, N개의 bit로 모든 정수 커널 계수들을 표현할 수 없을 수 있다. 이러한 경우, 1) 모든 커널 계수들에 추가적으로 스케일링 값을 곱하여 N 비트 범위 안에 들어오도록 조정하거나, 2) 커널 계수를 표현하는데 필요한 비트 수를 늘릴 수 있다(즉, N+1 비트 이상). 만약, N 비트로 표현하기 위해 모든 커널 계수들에 2^p 만큼을 곱해야 하는 경우($p \geq 1$), 기존의 부호화/복호화 과정에 융합되도록, 이후 2^p 만큼을 곱하여 보상할 수 있다. 실시예로서, 2^p 만큼을 곱하는 것은 왼쪽으로 p 비트 만큼 추가적으로 시프트 연산을 수행하거나, 양자화 또는 역양자화 과정에서 적용되는 오른쪽 시프트 양을 p 만큼 줄이는 방식 등으로 구현될 수 있다.
- [215] 이상에서 설명한 방법으로 모든 커널 계수들을 8-bit, 9-bit, 10-bit 등으로 표현할 수 있으며, 물론 블록 크기나 커널마다 커널 계수의 스케일링 값을 다르게 설정할 수도 있고, 커널 계수를 표현하기 위한 비트 수를 다르게 설정할 수도 있다.
- [216] 전술한 NSPT는 현재 블록의 크기, 트리 타입, 또는 성분 타입 중 적어도 하나에 기초하여 적용될 수 있다. 일례로, 현재 블록의 크기, 트리 타입, 또는 성분 타입 중 적어도 하나에 기초하여, NSPT의 적용 여부가 결정될 수 있다. 현재 블록의 크기, 트리 타입, 또는 성분 타입 중 적어도 하나에 기초하여, NSPT 인덱스가 시그널링될 수 있다. 현재 블록의 크기, 트리 타입, 또는 성분 타입 중 적어도 하나에 기초하여, NSPT 세트 또는 NSPT 커널이 유도될 수 있다.
- [217] 디코딩 장치에 기-정의된 허용 변환 블록 크기들(allowed transform block sizes)들은 크게 2개 그룹으로 구분될 수 있다. 2개의 그룹 중 어느 하나(이하, 제1 그룹이라 함)는, NSPT가 적용될 수 있는 블록 크기의 집합을 의미할 수 있다. 상기 제1 그룹은, 상기 허용 변환 블록 크기들 중 어느 하나로 구성될 수도 있고, 상기 허용 블록 크기들 중 둘 또는 그 이상의 블록 크기들로 구성될 수도 있다. NSPT가 적용될 수 있는 블록 크기는, 너비와 높이 중 적어도 하나가 소정의 문턱값보다 작거나 같은 블록 크기로 정의될 수 있다. 또는, NSPT가 적용될 수 있는 블록 크

기는, 너비와 높이의 곱이 소정의 문턱값보다 작거나 같은 블록 크기로 정의될 수도 있다. 또는, NSPT가 적용될 수 있는 블록 크기는, 너비와 높이 중 최대값이 소정의 문턱값보다 작거나 같은 블록 크기로 정의될 수도 있다. 상기 문턱값은, 4, 8, 16, 32, 64, 128 또는 그 이상의 정수일 수 있다.

[218] 상기 2개의 그룹 중 다른 하나(이하, 제2 그룹이라 함)는, NSPT가 적용되지 않는 블록 크기의 집합을 의미할 수 있다. 상기 제2 그룹에 속한 블록 크기들에 대해서는 전술한 분리 일차 변환이 적용될 수 있다. 또한, 상기 제2 그룹에 속한 블록 크기들 전부 또는 일부에 대해서는 비분리 이차 변환이 적용될 수도 있다.

[219] 예를 들어, 현재 블록의 크기가 제1 그룹에 속하는 경우, 현재 블록의 (역양자화된) 변환 계수에 역방향의 NSPT가 적용될 수 있다. 현재 블록의 크기가 제2 그룹에 속하는 경우, 현재 블록의 (역양자화된) 변환 계수에 역방향의 분리 일차 변환이 적용될 수 있다. 또는, 현재 블록의 크기가 제2 그룹에 속하는 경우, 현재 블록의 (역양자화된) 변환 계수에 대해 역방향의 비분리 이차 변환(e.g., low frequency non-separable transform, LFNST)이 먼저 적용되고, 그로부터 얻어진 변환 계수에 대해 역방향의 분리 일차 변환(e.g. DCT-2)이 적용될 수 있다.

[220] 일례로, NSPT가 적용될 수 있는 블록 크기의 집합인 제1 그룹은, 4x4, 4x8, 8x4, 8x8의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x8, 8x4, 8x8의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x8, 8x4의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x4, 4x8, 4x16, 8x4, 8x8, 16x4의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x8, 4x16, 8x4, 8x8, 16x4의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x8, 4x16, 8x4, 16x4의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x4, 4x8, 8x4, 8x8, 8x16, 16x8, 16x16의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x4, 4x8, 8x4, 8x8, 8x16, 16x8의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x8, 8x4, 8x8, 8x16, 16x8의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x8, 8x4, 8x16, 16x8의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x4, 4x8, 8x4, 8x8, 8x16, 16x8, 16x16, 16x32, 32x16, 32x32의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x4, 4x8, 8x4, 8x8, 8x16, 16x8, 16x16, 16x32, 32x16의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x8, 8x4, 8x8, 8x16, 16x8, 16x16, 16x32, 32x16의 집합으로 정의될 수 있다. 또는, 제1 그룹은, 4x8, 8x4, 8x16, 16x8, 16x16, 16x32, 32x16의 집합으로 정의될 수 있다.

[221] 상기 예와 같이, 비정방형 블록인 $M \times N$ 블록과 $N \times M$ 블록에 대해 NSPT가 적용될 수 있다. 예를 들어, 4x8 블록과 8x4 블록에 대해 NSPT가 적용될 수 있다. 또는, 4x16 블록과 16x4 블록에 대해 NSPT가 적용되거나, 8x16 블록과 16x8 블록에 대해 NSPT가 적용되거나, 16x32 블록과 32x16 블록에 대해 NSPT가 적용될 수 있다.

[222] 상기 제1 그룹에 속한 특정 블록 크기들에 대해서 NSPT를 적용함으로써, 보다 정교하게 변환을 수행할 수 있고, 코딩 성능이 향상될 수 있다. 순방향의 LFNST가 적용될 때, LFNST가 적용되는 영역(i.e. Region-Of-Interest, ROI)을 제외한 나

머지 영역의 일차 변환된 변환 계수들이 zero-out될 수 있다. 또한, LFNST는 적은 개수의 변환 기저 벡터들(transform basis vectors)로 구성될 수 있다. 이러한 경우, 해당 블록 크기들에 대해 NSPT 대신 DCT-2와 같은 분리 일차 변환과 LFNST와 같은 비분리 이차 변환을 적용하게 되면, 성능 저하가 발생할 수 있다. 해당 경우에 대해 LFNST 대신에 NSPT를 적용하게 되면, 상기 zero-out 과정이 생략되고, LFNST를 적용하는 경우에 비해 코딩 성능이 향상될 수 있다. 또한, NSPT를 적용하는 방식에 의해서도 성능 향상이 기대될 수 있다. 후술할 대칭성(symmetry)을 이용하여 NSPT 또는 LFNST가 적용될 수 있다. 여기서, LFNST의 경우, ROI 영역에 대해서만 대칭성을 이용하여 해당 입력 블록에 대해 transpose 연산을 수행한다. 반면, NSPT의 경우, 블록 전체에 대해 대칭성을 이용하여 transpose 연산을 수행한다. 따라서, NSPT의 경우, 보다 정교한 방식의 대칭성을 이용하여 해당 NSPT 커널을 training하고 적용할 수 있게 되어 성능 향상이 기대될 수 있다.

- [223] 또한, 8x8 블록에 대해서 NSPT가 아니라 LFNST를 적용하는 경우, 순방향의 변환 관점에서 16x64 변환 행렬 대신에 32x64 변환 행렬을 적용할 수 있다. 여기서, 16x64 변환 행렬은 32x64 변환 행렬에서 상위 16개의 행(row)을 샘플링하여 구성될 수 있다. 8x8 블록에 대해 16x64 변환 행렬 기반의 LFNST를 적용할 경우, LFNST를 적용하는데 샘플당 16개의 곱셈이 필요하게 되나, 32x64 변환 행렬을 이용할 경우, LFNST를 적용하는데 샘플당 32개의 곱셈이 필요하게 된다. 하지만, 이와 같이 32x64 변환 행렬을 이용하는 경우, 코딩 성능의 향상이 기대될 수 있다.
- [224] 현재 블록의 트리 타입이 싱글 트리(single tree)인 경우, 현재 블록의 루마 성분에 대해서 NSPT를 적용하고, 현재 블록의 크로마 성분에 대해서 NSPT를 적용하지 않을 수 있다. 현재 블록의 트리 타입이 듀얼 트리(dual tree)인 경우, 현재 블록의 루마 성분과 크로마 성분에 대해서 NSPT를 적용할 수 있다.
- [225] 또는, 현재 블록의 트리 타입이 싱글 트리인지 여부와 관계없이, 현재 블록의 루마 성분에 대해서 NSPT를 적용하고, 현재 블록의 크로마 성분에 대해서 NSPT를 적용하지 않을 수 있다. 또는, 현재 블록의 트리 타입이 싱글 트리인지 여부와 관계없이, 현재 블록의 루마 성분과 크로마 성분에 대해서 NSPT를 적용할 수도 있다.
- [226] 일예로, 현재 블록의 트리 타입이 싱글 트리이고, 루마 성분과 크로마 성분에 대해서 NSPT가 허용되고, 현재 블록의 크기가 제1 그룹에 속하는 경우, 하나의 NSPT 인덱스가 시그널링될 수 있고, 현재 블록의 루마 성분과 크로마 성분은 해당 NSPT 인덱스를 공유할 수 있다. 여기서, NSPT 인덱스는 NSPT를 위한 변환 커널 후보들 중 어느 하나를 선택하기 위한 인덱스일 수 있다. 현재 블록의 루마 블록과 크로마 블록의 크기가 상기 제1 그룹에 속하는 경우, 상기 동일한 NSPT 인덱스에 의해 선택된 변환 커널 후보가 루마 성분과 크로마 성분에 적용될 수 있다. 현재 블록의 트리 타입이 싱글 트리이면서 루마 성분에 대해서만 NSPT가 적용되는 경우, 현재 블록의 크로마 성분에 대해서는 LFNST가 적용되지 않을 수

있고, 분리 변환이 적용될 수 있다. 또는, 현재 블록의 트리 타입이 싱글 트리이면서 루마 성분에 대해서만 NSPT가 적용되는 경우, 현재 블록의 크로마 성분에 대해서 LFNST가 적용될 수 있다.

- [227] 싱글 트리의 경우, 루마 성분과 크로마 성분 간에 연관성이 높은 특성을 가질 수 있다. 이 경우, 루마 성분에만 NSPT를 적용하거나, 하나의 NSPT 인덱스에 의해 선택된 변환 커널 후보를 루마 성분과 크로마 성분에 공통적으로 적용함으로써, 불필요한 시그널링을 줄이고, 압축 효율을 향상시킬 수 있다. 반면, 싱글 트리가 아닌 경우, 루마 성분과 크로마 성분이 각자 독립적인 분할 및 부호화 구조를 가지게 된다. 이 경우, 성분 별로 NSPT 인덱스를 시그널링함으로써, 각 성분의 특성을 반영하고, 압축 효율을 향상시킬 수 있다.
- [228] 상기 NSPT를 위한 NSPT 커널은, 인트라 예측 모드 간의 대칭성 또는 블록 형태 간의 대칭성 중 적어도 하나에 기초하여 유도될 수 있다. 일례로, NSPT 커널은, 현재 블록의 인트라 예측 모드에 대칭인 모드 또는 현재 블록의 블록 형태에 대칭인 블록 형태 중 적어도 하나에 대응하는 NSPT 커널로 유도될 수 있다. 또는, NSPT 커널은 하나 또는 그 이상의 NSPT 커널 후보들을 포함한 NSPT 세트에 기초하여 유도될 수 있고, 여기서의 NSPT 세트는 현재 블록의 인트라 예측 모드에 대칭인 모드 또는 현재 블록의 블록 형태에 대칭인 블록 형태 중 적어도 하나에 대응하는 NSPT 세트로 유도될 수 있다. 상기 NSPT 세트에 속한 하나 또는 그 이상의 NSPT 커널 후보들 중 어느 하나가 현재 블록의 NSPT 커널로 설정될 수 있다. 이를 위해, NSPT 세트에 속한 하나 또는 그 이상의 NSPT 커널 후보들 중 어느 하나를 특정하는 NSPT 인덱스가 이용될 수 있다. NSPT 인덱스는 비트스트림을 통해 시그널링될 수도 있고, 전술한 대칭성을 기반으로 유도될 수도 있다.
- [229] 디코딩 장치에 기-정의된 인트라 예측 모드들 중 적어도 둘의 인트라 예측 모드들 간에는 대칭성이 존재할 수 있다. 이하, 설명의 편의를 위해 좌상단 대각 모드(즉, 34번 모드)를 중심으로 한 대칭성을 설명하기로 한다. 도 5를 참조하면, 방향성 모드들 사이에는 대칭성이 존재한다. 0번인 Planar 모드와 1번인 DC 모드를 제외하고는 모든 모드가 예측 방향을 가진다. 2번 모드부터 66번 모드는 노멀(normal) 방향성 모드라고 명명하고([2, 66]과 같이 표기 가능), -14번 모드부터 -1번 모드([-14, -1]와 같이 표기 가능)와 67번 모드부터 80번 모드([67, 80]와 같이 표기 가능)는 와이드(wide) 방향성 모드로 명명할 수 있다. 와이드 방향성 모드는, -14보다 더 작은 값을 가진 모드 또는 80보다 더 큰 값을 가진 모드 중 적어도 하나를 포함할 수 있다. 도 5를 참조하면, 0번 모드와 1번 모드를 제외하고 모든 모드들이 34번 모드를 중심으로 대칭이다. 구체적으로, [2, 66] 모드에 대해서는 x 번 모드와 $(68 - x)$ 번 모드가 대칭이고, [-14, -1] 모드와 [67, 80] 모드 사이에서 x 번 모드와 $(66 - x)$ 번 모드가 대칭이다. [N, -1] 모드와 [67, 66 - N] 모드 사이에서 동일한 대칭 관계가 성립될 수 있다. 여기서, N은 -14보다 작거나 같은 정수일 수 있다.
- [230] 한편, 블록 형태 간의 대칭성과 관련하여, $M \times N$ 블록과 $N \times M$ 블록은 서로 대칭성을 가진 블록으로 정의될 수 있다. 여기서, M과 N은 동일할 수도 있고, 서로 상

이할 수도 있다. 또는, $M1 \times N1$ 블록의 너비와 높이의 비($M1/N1$)와 $M2 \times N2$ 블록의 높이와 너비의 비($N2/M2$)가 동일한 경우, $M1 \times N1$ 블록과 $M2 \times N2$ 블록은 서로 대칭성을 가진 블록으로 정의될 수 있다. 또는, $M1 \times N1$ 블록의 너비와 높이의 비($M1/N1$)와 $M2 \times N2$ 블록의 너비와 높이의 비($M2/N2$)가 동일한 경우, $M1 \times N1$ 블록과 $M2 \times N2$ 블록은 서로 대칭성을 가진 블록으로 정의될 수 있다.

[231] 정방형 블록에서, 서로 대칭인 모드들은 NSPT 세트, NSPT 인덱스, 또는 NSPT 커널 중 적어도 하나를 공유할 수 있다. 즉, 대칭인 모드들 중 어느 하나에 대한 NSPT 세트, NSPT 인덱스, 또는 NSPT 커널 중 적어도 하나가, 대칭인 모드들 중 다른 하나에 대해 동일하게 적용될 수 있다.

[232] 일례로, 서로 대칭인 모드들은 하나의 NSPT 커널을 공유할 수 있다. 다만, 서로 대칭인 모드들 중 어느 하나에 대해서는 입력 데이터에 해당 NSPT 커널을 적용하고, 다른 하나에 대해서는 입력 데이터에 전치(transpose) 연산을 적용한 후 해당 NSPT 커널을 적용할 수 있다. 구체적으로, x 번 모드가 $[2, 33]$ 모드에 속하는 경우, x 번 모드에 대해서는 입력 데이터인 $M \times M$ 블록에 대해 열 우선(row-first) 순서에 따라 일차원 벡터(1D vector)를 구성하고, 해당 1D vector에 대해 NSPT 커널을 적용할 수 있다. 여기서, 열 우선 순서에 따른 1D vector의 구성은, 입력 데이터인 $M \times M$ 블록으로부터 열 단위로 입력 데이터를 읽어서 M 개의 열을 획득하고, 이를 차례대로 배열하여 1D vector를 구성하는 것일 수 있다. 반면, x 번 모드에 대칭인 $(68 - x)$ 번 모드에 대해서는 행 우선(column-first) 순서에 따라 1D vector를 구성하고, 해당 1D vector에 대해 해당 동일 NSPT 커널을 적용할 수 있다. 여기서, 행 우선 순서에 따른 1D vector의 구성은, 입력 데이터인 $M \times M$ 블록으로부터 행 단위로 입력 데이터를 읽어서 M 개의 행을 획득하고, 이를 차례대로 배열하여 1D vector를 구성하는 것일 수 있다. x 번 모드가 $[N, -1]$ 모드에 속하는 경우($N \leq -14$), x 번 모드에 대칭인 $(66 - x)$ 번 모드에 대해서는 행 우선(column-first) 순서에 따라 1D vector를 구성하고, 해당 1D vector에 대해 x 번 모드의 경우와 동일한 NSPT 커널을 적용할 수 있다. 0번 모드와 1번 모드에 대해서는 열 우선 순서 또는 행 우선 순서를 적용할 수 있으며, 34번 모드에 대해서도 열 우선 순서 또는 행 우선 순서를 적용할 수 있다. 또한, $[2, 33]$ 모드에 속한 인트라 예측 모드에 대해서는 행 우선 순서를 적용하고, 해당 인트라 예측 모드에 대칭인 모드에 대해서는 열 우선 순서를 적용할 수도 있다. $[N, -1]$ 모드에 속한 인트라 예측 모드에 대해서 행 우선 순서를 적용하고, 이에 대칭인 모드에 대해서는 열 우선 순서를 적용할 수도 있다.

[233] 비정방형 블록의 경우, 인트라 예측 모드 간의 대칭성 외에 블록 형태 간의 대칭성이 더 고려될 수 있다. 너비와 높이가 각각 M 과 N 인 비정방형 블록은, 너비와 높이가 각각 N 과 M 인 비정방형 블록과 대칭 관계를 가지는 것으로 볼 수 있다. 일례로, $[2, 66]$ 모드에서, $M \times N$ 블록의 x 번 모드와 $N \times M$ 블록의 $(68 - x)$ 번 모드 사이에 대칭성이 존재할 수 있다. 마찬가지로, $M \times N$ 블록의 x 번 모드가 $[N, -1]$ 모드

에 속하는 경우($N \leq -14$), $M \times N$ 블록의 x 번 모드와 $N \times M$ 블록의 $(66 - x)$ 번 모드 사이에 대칭성이 존재할 수 있다.

- [234] 입력 데이터 블록으로부터 1D vector를 구성하는 방법은 앞서 살펴본 바와 같다. 즉, x 번 모드에 대해서 열 우선 순서가 적용된다면, 이에 대칭인 모드에 대해서는 행 우선 순서가 적용될 수 있다. 또는, x 번 모드에 대해서 행 우선 순서가 적용된다면, 이에 대칭인 모드에 대해서는 열 우선 순서가 적용될 수 있다. 구체적으로, x 번 모드에 대해 열 우선 순서가 적용되는 경우, 입력 데이터인 $M \times N$ 블록으로부터 열 단위로 입력 데이터를 읽어서 M 개의 열을 획득하고, 이를 차례대로 배열하여 1D vector를 구성할 수 있다. 여기서, 각 열은 N 의 길이를 가질 수 있다. x 번 모드에 대칭인 모드에 대해서는, 입력 데이터인 $M \times N$ 블록으로부터 행 단위로 입력 데이터를 읽어서 N 개의 행을 획득하고, 이를 차례대로 배열하여 1D vector를 구성할 수 있다. 여기서, 각 행은 M 의 길이를 가질 수 있다. 또는, x 번 모드에 대해 행 우선 순서가 적용되는 경우, 입력 데이터인 $M \times N$ 블록으로부터 행 단위로 입력 데이터를 읽어서 N 개의 행을 획득하고, 이를 차례대로 배열하여 1D vector를 구성할 수 있다. 여기서, 각 행은 M 길이를 가질 수 있다. x 번 모드에 대칭인 모드에 대해서는, 입력 데이터인 $M \times N$ 블록으로부터 열 단위로 입력 데이터를 읽어서 M 개의 열을 획득하고, 이를 차례대로 배열하여 1D vector를 구성할 수 있다. 여기서, 각 열은 N 의 길이를 가질 수 있다.
- [235] 현재 블록이 x 번 모드를 가진 $M \times N$ 블록이고, 현재 블록에 대해 전술한 대칭성을 이용할 경우, 현재 블록의 NSPT 세트 및/또는 NSPT 커널은 x 번 모드에 대칭인 인트라 예측 모드 또는 $M \times N$ 의 블록 크기에 대칭인 $N \times M$ 의 블록 크기 중 적어도 하나에 기초하여 결정될 수 있다. 여기서, NSPT 커널은, $M \times N$ 블록에 대한 NSPT 커널이 아니라 $N \times M$ 블록에 대한 NSPT 커널로 설정될 수 있다. 즉, 현재 블록에 대해 대칭성이 이용되는 경우, 현재 블록과 대칭성을 가진 블록에 대한 NSPT 세트 및/또는 NSPT 커널이 동일하게 이용될 수 있다. 전술한 바와 같이, 소정의 우선 순서에 따라 입력 데이터 블록으로부터 1D vector를 구성할 수 있고, 이는 상기 NSPT 커널의 입력에 해당할 수 있다.
- [236] 또한, 현재 블록의 인트라 예측 모드의 값이 34보다 큰 경우에 대해서만 상기 대칭성이 이용되도록 제한될 수 있다. 즉, 현재 블록의 인트라 예측 모드의 값이 34보다 큰 경우, 입력 데이터 블록으로부터 1D vector 구성시 전치 연산이 적용될 수 있고, 현재 블록과 대칭성을 가진 모드 및/또는 블록 형태에 대응하는 NSPT 세트 또는 NSPT 커널이 이용될 수 있다. 구체적으로, 현재 블록의 인트라 예측 모드가 $[N, -1]$ 모드와 $[2, 34]$ 모드에 속하는 경우, 현재 블록에 대해 대칭성이 이용되지 않을 수 있다. 반면, 현재 블록의 인트라 예측 모드가 $[35, 66]$ 모드와 $[67, 66 - N]$ 모드에 속하는 경우, 현재 블록에 대해 대칭성이 이용될 수 있다. 여기서, N 은 -14보다 작거나 같은 정수일 수 있다.
- [237] 상기 대칭성에 기반한 NSPT 세트 또는 NSPT 커널의 유도는, 현재 블록의 크기에 기초하여 적응적으로 수행될 수 있다. 일례로, 4×4 블록과 8×8 블록에 대해서

는, 대칭성에 기반하여 NSPT 세트 또는 NSPT 커널가 유도되고, 4x8 블록과 8x4 블록에 대해서는, 대칭성에 기반하여 NSPT 세트 또는 NSPT 커널이 유도되지 않을 수 있다.

[238] 상기 대칭성이 이용되는지 여부에 따라, 이용 가능한 NSPT 세트의 개수는 상이할 수 있다. 일례로, 대칭성이 이용되는 경우, 이용 가능한 NSPT 세트의 개수는 35개이고, 대칭성이 이용되지 않는 경우, 이용 가능한 NSPT 세트의 개수는 67개일 수 있다.

[239] 다음 표 9는 대칭성을 이용하여 NSPT 세트가 결정되는 예에 관한 것으로서, 이용 가능한 NSPT 세트의 개수가 35개인 경우의 인트라 예측 모드와 NSPT 세트 간 매핑 관계를 나타낸다.

[240] [표9]

인트라 예측 모드	NSPT 세트 인덱스
$X < 0$	2
$0 \leq X \leq 34$	X
$35 \leq X \leq 66$	68 - X
$X > 66$	2

[241] 표 9를 참조하면, 현재 블록의 인트라 예측 모드의 값(X)이 0보다 작은 경우, 현재 블록의 NSPT 세트는 35개의 NSPT 세트들 중 2의 NSPT 세트 인덱스를 가진 NSPT 세트로 결정될 수 있다. 현재 블록의 인트라 예측 모드의 값(X)이 0보다 크거나 같고 34보다 작거나 같은 경우, 현재 블록의 NSPT 세트는 35개의 NSPT 세트들 중 X의 NSPT 세트 인덱스를 가진 NSPT 세트로 결정될 수 있다. 현재 블록의 인트라 예측 모드의 값(X)이 35보다 크거나 같고 66보다 작거나 같은 경우, 현재 블록의 NSPT 세트는 35개의 NSPT 세트들 중 (68-X)의 NSPT 세트 인덱스를 가진 NSPT 세트로 결정될 수 있다. 현재 블록의 인트라 예측 모드의 값(X)이 35보다 크거나 같고 66보다 작거나 같은 경우, 현재 블록의 NSPT 세트는 현재 블록의 인트라 예측 모드에 대칭되는 모드의 값(68-X)에 대응되는 NSPT 세트와 동일할 수 있다. 마찬가지로, 현재 블록의 인트라 예측 모드의 값(X)이 66보다 큰 경우, 현재 블록의 NSPT 세트는 35개의 NSPT 세트들 중 2의 NSPT 세트 인덱스를 가진 NSPT 세트로 결정될 수 있다. 현재 블록의 인트라 예측 모드의 값(X)이 66보다 큰 경우, 현재 블록의 NSPT 세트는 현재 블록의 인트라 예측 모드에 대칭되는 모드에 대응되는 NSPT 세트와 동일할 수 있다.

[242] 다음 표 10은 대칭성을 이용하지 않고 NSPT 세트가 결정되는 예에 관한 것으로서, 이용 가능한 NSPT 세트의 개수가 67개인 경우의 인트라 예측 모드와 NSPT 세트 간 매핑 관계를 나타낸다.

[243] [표10]

인트라 예측 모드	NSPT 세트 인덱스
-----------	-------------

$X < 0$	2
$0 \leq X \leq 66$	X
$X > 66$	66

- [244] 표 10을 참조하면, 현재 블록의 인트라 예측 모드의 값(X)이 0보다 작은 경우, 현재 블록의 NSPT 세트는 67개의 NSPT 세트들 중 2의 NSPT 세트 인덱스를 가진 NSPT 세트들로 결정될 수 있다. 현재 블록의 인트라 예측 모드의 값(X)이 0보다 크거나 같고 66보다 작거나 같은 경우, 현재 블록의 NSPT 세트는 67개의 NSPT 세트들 중 X의 NSPT 세트 인덱스를 가진 NSPT 세트들로 결정될 수 있다. 현재 블록의 인트라 예측 모드의 값(X)이 66보다 큰 경우, 현재 블록의 NSPT 세트는 67개의 NSPT 세트들 중 66의 NSPT 세트 인덱스를 가진 NSPT 세트들로 결정될 수 있다.
- [245] 상기 대칭성을 활용함으로써, 변환 적용에 따른 성능은 유지하면서 변환 커널의 저장에 필요한 메모리 크기를 절감할 수 있다. 예를 들어, 67개의 NSPT 세트들 대신에 대칭성을 활용하여 35개의 NSPT 세트들을 이용할 경우, NSPT 커널의 저장에 필요한 메모리 크기를 대폭 저감할 수 있다.
- [246] 이용 가능한 NSPT 세트의 개수 및/또는 NSPT 세트에 속한 NSPT 커널 후보의 개수는, 블록 크기에 따라 상이할 수 있다. 예를 들어, 4x4 블록에 대해 이용 가능한 NSPT 세트들의 개수는 35개이고, 4x8 블록과 8x4 블록에 대해 이용 가능한 NSPT 세트들의 개수는 19개이며, 8x8 블록에 대해 이용 가능한 NSPT 세트들의 개수는 10개일 수 있다. 4x4 블록에 대한 NSPT 세트는 3개의 NSPT 커널 후보들로 구성될 수 있고, 4x8 블록과 8x4 블록에 대한 NSPT 세트는 3개 또는 2개의 NSPT 커널 후보들로 구성되며, 8x8 블록에 대한 NSPT 세트는 1개의 NSPT 커널 후보로 구성될 수 있다.
- [247] 블록 크기의 증가에 따라 변환 커널의 크기가 증가할 수 있다. 이에, 이용 가능한 NSPT 세트의 개수 및/또는 NSPT 세트에 속한 NSPT 커널 후보들의 개수를 줄임으로써, 변환 커널의 저장에 필요한 메모리 크기를 절감할 수 있다. 또한, 블록 크기의 증가에 따라 해당 블록 내의 잔차 신호 특성이 보다 일반화되는 경향이 있다. 따라서, 이용 가능한 NSPT 세트의 개수 및/또는 NSPT 세트에 속한 NSPT 커널 후보들의 개수를 줄이는 것은, 이런 통계적 특성을 반영하여 구현 복잡도를 줄이면서 압축 효율을 유지하는 데 도움이 될 수 있다.
- [248] NSPT 커널은 8-bit 정밀도(precision)로 구성될 수 있다. NSPT 커널 내 계수들의 범위는 -128보다 크거나 같고 127보다 작거나 같을 수 있다. 해당 정밀도를 8-bit 보다 올리는 경우, 행렬 곱셈을 통해 얻어지는 결과값에 대해 올라간 정밀도만큼 오른쪽으로 쉬프트할 수 있다. 예를 들어, 8-bit 정밀도를 가진 NSPT 커널을 기반으로 행렬 곱셈 후 얻어진 값을 S 비트만큼 오른쪽으로 쉬프트하여 버퍼에 저장하는 경우, 만일 N-bit 정밀도로 커널의 계수를 구성한다면 (S+(N-8)) 비트만큼 오른쪽으로 쉬프트하여 버퍼에 저장할 수 있다.

- [249] 8-bit 정밀도로 NSPT 커널을 구성하는 경우, 변환을 수행하는 부/복호화기 내 내부 정밀도의 과도한 상승을 막을 수 있어, 메모리 요구량과 연산량 관점에서 구현 복잡도를 저감하면서도 압축 효율의 하락을 최소화할 수 있다.
- [250] $M \times N$ 크기의 현재 블록에 대해 역방향의 NSPT를 적용하는 경우, NSPT 커널(또는, NSPT 행렬)의 크기는 $MN \times r$ 으로 표현될 수 있다. 여기서, MN 은 현재 블록의 너비와 높이의 곱을 의미할 수 있다. 이는, NSPT의 출력 길이 또는 NSPT에 의해 생성되는 레지듀얼 샘플의 개수를 의미할 수 있다. 또한, r 은 NSPT의 입력 길이 또는 NSPT가 적용되는 (역양자화된) 변환 계수의 개수를 의미할 수 있다. r 은 0보다 크거나 같고, MN 보다 작거나 같은 정수일 수 있다. 다음은 블록 크기에 따른 $MN \times r$ 의 NSPT 행렬에 대한 예이다.
- [251] 4×4 블록에 대한 NSPT 행렬은 16×16 행렬로 구성될 수 있다. 4×8 블록과 8×4 블록에 대한 NSPT 행렬은 32×20 행렬, 32×16 행렬, 32×24 행렬, 32×28 행렬, 또는 32×32 행렬로 구성될 수 있다. 8×8 블록에 대한 NSPT 행렬은 64×16 행렬, 64×24 행렬, 64×32 행렬, 64×40 행렬, 64×48 행렬, 64×56 행렬, 또는 64×64 행렬로 구성될 수 있다. 4×16 블록과 16×4 블록에 대한 NSPT 행렬은 64×16 행렬, 64×24 행렬, 64×32 행렬, 64×40 행렬, 64×48 행렬, 64×56 행렬, 또는 64×64 행렬로 구성될 수 있다. 8×16 블록과 16×8 블록에 대한 NSPT 행렬은 128×96 행렬, 128×64 행렬, 128×48 행렬, 또는 128×32 행렬로 구성될 수 있다. 16×16 블록에 대한 NSPT 행렬은 256×128 행렬, 256×96 행렬, 또는 256×64 행렬로 구성될 수 있다. 16×32 블록과 32×16 블록에 대한 NSPT 행렬은 512×256 행렬 또는 512×128 행렬로 구성될 수 있다. 32×32 블록에 대한 NSPT 행렬은 1024×512 행렬, 1024×256 행렬, 또는 1024×128 행렬로 구성될 수 있다.
- [252] 또는, $4 \times N$ 블록과 $N \times 4$ 블록에 대해서 16×16 행렬이 적용될 수 있다. 여기서, N 은 4보다 크거나 같은 정수일 수 있다. 8×8 블록에 대해서 64×16 행렬이 적용될 수 있다. $8 \times N$ 블록과 $N \times 8$ 블록에 대해서 64×32 행렬이 적용될 수 있다. 여기서, N 은 16보다 크거나 같은 정수일 수 있다. $16 \times N$ 블록과 $N \times 16$ 블록에 대해서 96×32 행렬이 적용될 수 있다. 여기서, N 은 16보다 크거나 같은 정수일 수 있다.
- [253] 또는, 소정의 기준에 따라 상기 $MN \times r$ 의 NSPT 행렬에서 r 의 값을 결정할 수도 있다. 여기서의 기준은, (1) 일차 변환에 대한 계산량과 이차 변환에 대한 계산량의 합이 일정 수준 이하가 되도록 하고, (2) NSPT 연산에 필요한 샘플 당 곱셈의 개수가 일정 개수 이하가 되도록 하는 것일 수 있다.
- [254] 역방향의 변환을 기준으로, $M \times N$ 블록에 대해 분리 일차 변환을 행렬 곱셈으로 수행할 경우, 해당 일차 변환을 수행하는데 샘플 당 $(M+N)$ 개의 곱셈이 필요하게 된다. 또한, 일정 ROI(Region-Of-Interest) 영역에 대해 LFNST를 적용하는 경우, 역변환의 LFNST 행렬이 $P \times Q$ 행렬이라 가정하면, 샘플 당 $(P \times Q)/(M \times N)$ 개의 곱셈이 필요하게 된다. 여기서, $P \times Q$ 행렬은, 열의 개수가 P 이고 행의 개수가 Q 인 행렬을 의미할 수 있다.

- [255] $M \times N$ 블록에 대해 DCT-2 변환(또는, KLT와 같은 분리 변환)과 LFNST를 적용하는 대신 NSPT를 적용하는 경우, 해당 NSPT를 적용하는 경우에 대한 샘플 당 곱셈의 개수가 DCT-2 변환과 LFNST를 적용하는 경우에 대한 샘플 당 곱셈의 개수보다 작거나 같도록 하는 r 의 값은 다음과 같이 결정될 수 있다.
- [256] [수식6]
- $$r \leq (M+N+(P \times Q)/(M \times N))$$
- [257] 상기 수식 6을 만족하면서 r 의 값을 최대값으로 설정한다면(즉, $r = M + N + (P \times Q)/(M \times N)$), 블록 크기 별 NSPT 행렬에서 r 의 값은 다음과 같이 설정될 수 있다.
- [258] 4×4 블록에 대한 NSPT에 대해, r 의 값은 24이나($r=4+4+((16 \times 16)/(4 \times 4))$), r 의 값은 16보다 작거나 같아야 하므로 r 의 값은 16으로 설정될 수 있다.
- [259] 4×8 블록과 8×4 블록에 대한 NSPT에 대해, r 의 값은 20이므로($r=4+8+((16 \times 16)/(4 \times 8))$), r 의 값은 20으로 설정될 수 있다.
- [260] 8×8 블록에 대한 NSPT에 대해, r 의 값은 32이므로($r=8+8+((64 \times 16)/(8 \times 8))$), r 의 값은 32로 설정될 수 있다.
- [261] 4×16 블록과 16×4 블록에 대한 NSPT에 대해, r 의 값은 24이므로($r=4+16+((16 \times 16)/(4 \times 16))$), r 의 값은 24로 설정될 수 있다.
- [262] 8×16 블록과 16×8 블록에 대한 NSPT에 대해, r 의 값은 40이므로($r=8+16+((64 \times 32)/(8 \times 16))$), r 의 값은 40으로 설정될 수 있다.
- [263] 16×16 블록에 대한 NSPT에 대해, r 의 값은 44이므로($r=16+16+((96 \times 32)/(16 \times 16))$), r 의 값은 44로 설정될 수 있다.
- [264] 16×32 블록과 32×16 블록에 대한 NSPT에 대해, r 의 값은 54이므로($r=16+32+((96 \times 32)/(16 \times 32))$), r 의 값은 54로 설정될 수 있다.
- [265] 32×32 블록에 대한 NSPT에 대해, r 의 값은 67이므로($r=32+32+((96 \times 32)/(32 \times 32))$), r 의 값은 67로 설정될 수 있다.
- [266] 전술한 소정의 기준에 따른 r 의 값은 zero-out을 고려하지 않은 경우에 대한 것이다. 즉, 순방향의 LFNST가 적용되는 경우, LFNST가 적용되는 영역을 제외한 나머지 영역의 일차 변환된 변환 계수들은 zero-out되기 때문에, DCT-2와 LFNST를 적용하는데 필요한 실질적인 계산량은 상기 계산량보다 적을 수 있다. 따라서, 상기 zero-out을 고려할 경우, r 의 값은 상기 소정의 기준에 따른 r 의 값보다 작은 값으로 설정될 수 있다.
- [267] 4×4 블록에 대해서는 zero-out이 수행되지 않으므로, r 의 값은 16보다 작거나 같은 값으로 설정될 수 있다.
- [268] 4×8 블록에 대해서는, 순방향의 변환을 기준으로 좌상단 4×4 블록을 제외하고 나머지 영역에 대해서는 zero-out이 수행될 수 있고, 좌상단 4×4 블록에 대해서는 순방향의 LFNST 행렬인 16×16 행렬이 적용될 수 있다. 이와 같은 zero-out이 수행되는 경우, 순방향의 분리 일차 변환에서 필요한 샘플 당 곱셈의 개수는 8개

$((4 \times 4 \times 8) + (4 \times 8 \times 4)) / (4 \times 8) = 8$ 이고, LFNST에서 필요한 샘플 당 곱셈의 개수는 8개 $((16 \times 16) / 32 = 8)$ 이다. 따라서, 분리 일차 변환과 LFNST를 NSPT로 대체할 경우, r 의 값은 분리 일차 변환에서의 샘플 당 곱셈의 개수와 LFNST에서의 샘플 당 곱셈의 개수의 합인 16보다 작거나 같은 값으로 설정될 수 있다. 역방향의 분리 일차 변환과 LFNST를 적용하는 경우에도 동일한 계산량이 필요하므로, r 의 값은 16보다 작거나 같은 값으로 설정될 수 있다.

[269] 8×4 블록에 대해서는 순방향의 변환을 기준으로 좌상단 4×4 블록을 제외하고 나머지 영역에 대해서는 zero-out이 수행될 수 있고, 좌상단 4×4 블록에 대해서는 순방향의 LFNST 행렬인 16×16 행렬이 적용될 수 있다. 이와 같은 zero-out이 수행되는 경우, 순방향의 분리 일차 변환에서 필요한 샘플 당 곱셈의 개수는 6개 $((4 \times 8 \times 4) + (4 \times 4 \times 4)) / (8 \times 4) = 6$ 이고, LFNST에서 필요한 샘플 당 곱셈의 개수는 8개 $((16 \times 16) / 32 = 8)$ 이다. 따라서, 분리 일차 변환과 LFNST를 NSPT로 대체할 경우, r 의 값은 분리 일차 변환에서의 샘플 당 곱셈의 개수와 LFNST에서의 샘플 당 곱셈의 개수의 합인 14보다 작거나 같은 값으로 설정될 수 있다. 역방향의 분리 일차 변환과 LFNST를 적용하는 경우에도 동일한 계산량이 필요하므로, r 의 값은 14보다 작거나 같은 값으로 설정될 수 있다.

[270] 8×8 블록에 대해서는 분리 일차 변환에 대해 zero-out이 수행되지 않을 수 있으며, 이 경우 r 의 값은 32보다 작거나 같은 값으로 설정될 수 있다.

[271] 8×16 블록에 대해서는 순방향의 변환을 기준으로 좌상단 8×8 블록을 제외하고 나머지 영역에 대해서는 zero-out이 수행될 수 있고, 좌상단 8×8 블록에 대해서는 순방향의 LFNST 행렬인 64×32 행렬이 적용될 수 있다. 이와 같은 zero-out이 수행되는 경우, 순방향의 분리 일차 변환에서 필요한 샘플 당 곱셈의 개수는 16개 $((8 \times 8 \times 16) + (8 \times 16 \times 8)) / (8 \times 16) = 16$ 이고, LFNST에서 필요한 샘플 당 곱셈의 개수는 16개 $((64 \times 32) / 128 = 16)$ 이다. 따라서, 분리 일차 변환과 LFNST를 NSPT로 대체할 경우, r 의 값은 분리 일차 변환에서의 샘플 당 곱셈의 개수와 LFNST에서의 샘플 당 곱셈의 개수의 합인 32보다 작거나 같은 값으로 설정될 수 있다. 역방향의 분리 일차 변환과 LFNST를 적용하는 경우에도 동일한 계산량이 필요하므로, r 의 값은 32보다 작거나 같은 값으로 설정될 수 있다.

[272] 16×8 블록에 대해서는 순방향의 변환을 기준으로 좌상단 8×8 블록을 제외하고 나머지 영역에 대해서는 zero-out이 수행될 수 있고, 좌상단 8×8 블록에 대해서는 순방향의 LFNST 행렬인 64×32 행렬이 적용될 수 있다. 이와 같은 zero-out이 수행되는 경우, 순방향의 분리 일차 변환에서 필요한 샘플 당 곱셈의 개수는 12개 $((8 \times 16 \times 8) + (8 \times 8 \times 8)) / (16 \times 8) = 12$ 이고, LFNST에서 필요한 샘플 당 곱셈의 개수는 16개 $((64 \times 32) / 128 = 16)$ 이다. 따라서, 분리 일차 변환과 LFNST를 NSPT로 대체할 경우, r 의 값은 분리 일차 변환에서의 샘플 당 곱셈의 개수와 LFNST에서의 샘플 당 곱셈의 개수의 합인 28보다 작거나 같은 값으로 설정될 수 있다. 역방향의 분리 일차 변환과 LFNST를 적용하는 경우에도 동일한 계산량이 필요하므로, r 의 값은 28보다 작거나 같은 값으로 설정될 수 있다.

- [273] 16x16 블록에 대해서는 순방향의 변환을 기준으로 좌상단 12x12 블록을 제외하고 나머지 영역에 대해서는 zero-out이 수행될 수 있고, 좌상단 12x12 블록에 대해서는 순방향의 LFNST 행렬인 96x32 행렬이 적용될 수 있다. 이와 같은 zero-out이 수행되는 경우, 순방향의 분리 일차 변환에서 필요한 샘플 당 곱셈의 개수는 21개($((12 \times 16 \times 16) + (12 \times 16 \times 12)) / (16 \times 16) = 21$)이고, LFNST에서 필요한 샘플 당 곱셈의 개수는 12개($(96 \times 32) / 256 = 12$)이다. 따라서, 분리 일차 변환과 LFNST를 NSPT로 대체할 경우, r의 값은 분리 일차 변환에서의 샘플 당 곱셈의 개수와 LFNST에서의 샘플 당 곱셈의 개수의 합인 33보다 작거나 같은 값으로 설정될 수 있다. 역방향의 분리 일차 변환과 LFNST를 적용하는 경우에도 동일한 계산량이 필요하므로, r의 값은 33보다 작거나 같은 값으로 설정될 수 있다.
- [274] 전술한 바와 같이, MxN 블록에 대한 NSPT 행렬에서의 r의 값은 NxM 블록에 대한 NSPT 행렬에서의 r의 값과 상이할 수 있다. 일례로, 4x8 블록에 대한 역방향의 NSPT 행렬은 32x16 행렬이고, 8x4 블록에 대한 역방향의 NSPT 행렬은 32x14 행렬일 수 있다. 이때, MxN 블록과 NxM 블록 간의 대칭성을 이용하여 NSPT 행렬이 결정될 수 있다.
- [275] 현재 블록이 x번 모드를 가진 MxN 블록임을 가정한다. 현재 블록에 대해 전술한 대칭성을 이용하는 경우, x번 모드 또는 MxN의 블록 크기에 대응하는 NSPT 행렬이 적용되는 대신에, x번 모드에 대칭인 모드 또는 MxN의 블록 크기에 대칭인 NxM의 블록 크기 중 적어도 하나에 대응하는 NSPT 행렬이 적용될 수 있다. 이때, 현재 블록에 대해 NxM의 블록 크기에 대응하는 NSPT 행렬이 그대로 적용될 수 있다. 또는, NxM의 블록 크기에 대응하는 NSPT 행렬을 적용하되, r의 값은 MxN의 블록 크기에 대응하는 NSPT 행렬에서의 r의 값이 이용될 수 있다.
- [276] 일례로, 4x8 블록에 대한 역방향의 NSPT 행렬은 32x16 행렬이고(즉, NSPT 행렬에서의 r의 값이 16임), 8x4 블록에 대한 역방향의 NSPT 행렬은 32x14 행렬일 수 있다(즉, NSPT 행렬에서의 r의 값은 14임). 현재 블록이 x번 모드를 가진 8x4 블록인 경우, 현재 블록에 대해 x번 모드에 대칭인 모드 또는 8x4 블록에 대칭인 4x8 블록 중 적어도 하나에 대한 NSPT 행렬이 적용될 수 있다. 이 경우, 4x8 블록에 대한 역방향의 NSPT 행렬인 32x16 행렬이 그대로 이용될 수도 있고, 8x4 블록에 대한 역방향의 NSPT 행렬에서의 r의 값을 가진 32x14 행렬이 이용될 수도 있다. 여기서, 32x14 행렬은, 32x16 행렬에서 왼쪽부터 14개의 행들을 샘플링하여 유도될 수 있다. 이와 같이, 8x4의 블록 크기를 가진 현재 블록에 대해 32x14 행렬을 적용할 경우, 전술한 소정의 기준을 만족하게 된다.
- [277] 반대로, 현재 블록이 x번 모드를 가진 4x8 블록인 경우, 현재 블록에 대해 x번 모드에 대칭인 모드 또는 4x8 블록에 대칭인 8x4 블록 중 적어도 하나에 대한 NSPT 행렬이 적용될 수 있다. 이 경우, 현재 블록에 대해, 4x8 블록에 대한 32x16 행렬이 아닌, 8x4 블록에 대한 32x14 행렬이 적용될 수 있다. 이를 통해, 4x8 블록에 대해 허용되는 곱셈의 개수보다 적은 곱셈을 사용하여 NSPT가 수행될 수 있다.

- [278] $M \times N$ 블록과 $N \times M$ 블록에 대한 NSPT에 대해서 전술한 소정의 조건을 만족하는 r 의 값이 각각 r_1 과 r_2 인 경우, $M \times N$ 블록과 $N \times M$ 블록에 대한 역방향의 NSPT 행렬은 $MN \times \max(r_1, r_2)$ 로 설정될 수 있다.
- [279] 일례로, 4×8 블록에 대한 역방향의 NSPT 행렬은 32×16 행렬이고(즉, NSPT 행렬에서의 r 의 값이 16임), 8×4 블록에 대한 역방향의 NSPT 행렬은 32×14 행렬일 수 있다(즉, NSPT 행렬에서의 r 의 값은 14임). 현재 블록이 x 번 모드를 가진 4×8 블록인 경우, 현재 블록에 대해 x 번 모드에 대칭인 모드 또는 4×8 블록에 대칭인 8×4 블록 중 적어도 하나에 대한 NSPT 행렬이 적용될 수 있다. 이 경우, 8×4 블록에 대한 역방향의 NSPT 행렬인 32×16 행렬이 이용될 수 있다. 만약 역방향의 NSPT 행렬을 $MN \times \max(r_1, r_2)$ 와 같이 구성하지 않았다면, 8×4 블록에 대한 NSPT 행렬로서 32×14 행렬을 이용될 것이다. 그러나, 4×8 블록에 대한 NSPT 행렬과 8×4 블록에 대한 NSPT 행렬을 $32 \times \max(16, 14)$ 행렬로 구성할 경우, 32×16 행렬이 온전히 적용될 수 있다.
- [280] 반대로, 현재 블록이 x 번 모드를 가진 8×4 블록인 경우, 현재 블록에 대해 x 번 모드에 대칭인 모드 또는 8×4 블록에 대칭인 4×8 블록 중 적어도 하나에 대한 NSPT 행렬이 적용될 수 있다. 이 경우, 4×8 블록에 대한 역방향의 NSPT 행렬인 32×16 행렬이 이용될 수도 있고, 32×14 행렬이 이용될 수도 있다. 여기서, 32×14 행렬은, 32×16 행렬에서 왼쪽부터 14개의 행들을 샘플링하여 유도될 수 있다.
- [281] 전술한 바와 같이 NSPT 행렬을 구성할 경우, 상기 소정의 조건을 만족하면서 최대 개수의 변환 기저 벡터들로 구성된 변환을 적용할 수 있어서 코딩 성능을 극대화할 수 있다.
- [282] 전술한 실시예에서 r 의 값은 16의 배수가 되도록 설정될 수 있다. 일례로, 4×8 블록과 8×4 블록에 대한 역방향의 NSPT의 경우, 32×20 행렬이 아닌 32×16 행렬이 적용될 수 있다. 변환 블록의 변환 계수들은 소정의 계수 그룹(Coefficient Group, CG)의 단위로 부호화될 수 있다. 여기서, CG는 16개의 변환 계수들의 그룹으로 정의될 수 있고, 일례로 CG는 4×4 , 2×8 , 8×2 와 같은 크기의 서브 블록일 수 있다. 하나의 CG 내에 널-제로 변환 계수가 존재하지 않는 경우가 있을 수 있고, 이 경우 해당 CG에 대해서는 변환 계수의 부호화 과정이 스킵될 수 있다. 따라서, r 의 값을 16의 배수로 설정할 경우, 구현의 복잡도가 낮아지는 장점이 있다.
- [283] $M \times N$ 블록의 레지듀얼 샘플들에 순방향의 NSPT를 적용하여 변환 계수들이 유도될 수 있다. 이때, 유도되는 변환 계수들의 개수는 zero-out에 의해 $(M \times N)$ 의 값보다 작거나 같을 수 있다. 즉, 순방향의 NSPT 행렬은 $r \times (M \times N)$ 행렬로 정의될 수 있고, 여기서 r 은 NSPT의 출력 길이 또는 NSPT를 통해 유도되는 변환 계수의 개수를 의미하고 $(M \times N)$ 은 NSPT의 입력 길이 또는 NSPT가 적용되는 레지듀얼 샘플의 개수를 의미할 수 있다.
- [284] 상기 유도된 변환 계수들은 소정의 스캔 순서에 따라 $M \times N$ 블록 내부에 배열될 수 있고, 상기 변환 계수들이 채워지지 않은 영역은 0으로 채워질 수 있다(즉, zero-out). 따라서, 디코딩 장치에서 변환 계수들을 스캔하는 과정에서, NSPT가

적용되었다면 0으로 채워졌을 영역에서 n -제로 변환 계수가 발견된 경우(또는, $M \times N$ 블록 내 마지막 유효 계수의 스캔 위치가 r 보다 크거나 같은 경우), 해당 $M \times N$ 블록에 대해 NSPT가 적용되지 않은 것으로 간주되고, NSPT 인덱스가 시그널링되지 않을 수 있다.

- [285] NSPT가 적용될 수 있는 블록 크기들에 대해 이용 가능한 하나 또는 그 이상의 r 의 값들이 정의될 수 있다. 일례로, NSPT가 적용될 수 있는 블록 크기들 각각에 대해서 하나 또는 그 이상의 r 의 값들이 정의될 수 있다. 또는, NSPT가 적용될 수 있는 블록 크기 별로 하나의 r 의 값이 정의될 수 있고, NSPT가 적용될 수 있는 블록 크기들 중 어느 하나에 대한 r 의 값은, 다른 하나에 대한 r 의 값과 상이할 수 있다. 또는, NSPT가 적용될 수 있는 블록 크기들 중 일부에 대해서는 하나의 r 의 값이 정의되고, 나머지에 대해서는 둘 이상의 r 의 값들이 정의될 수 있다.
- [286] 복수의 r 의 값들이 이용 가능한 경우, 복수의 r 의 값들 중 어느 하나를 특정하는 인덱스 또는 r 의 자체가 시그널링될 수 있다. 해당 인덱스는, VPS, SPS, PPS, PH, SH와 같은 하이 레벨 선택스(HLS)에서 시그널링되거나, CTU, CU, TU와 같은 블록 레벨에서 시그널링될 수도 있다. r 의 값이 특정 범위에 속하는 값인 경우, 해당 범위를 포함할 수 있을만큼의 비트들을 할당하여 시그널링할 수 있다. 예를 들어, r 의 값이 1 내지 256의 범위에 속하는 경우, 8-비트만큼을 fixed-length로 지정하여 시그널링할 수 있다.
- [287] 현재 블록의 변환 커널은, 전술한 실시예 1 내지 3 중 어느 하나를 기반으로 결정될 수 있다. 또는, 현재 블록의 변환 커널은, 전술한 실시예 1 내지 3에 따른 발명이 서로 충돌되지 않는 범위 내에서, 실시예 1 내지 3 중 적어도 둘의 조합에 기초하여 결정될 수도 있다.
- [288] 현재 블록의 역변환을 위한 변환 인덱스가 시그널링될 수 있다. 여기서, 변환 인덱스는, 변환 세트에 속한 하나 또는 그 이상의 변환 커널들(또는, 변환 행렬들) 중 어느 하나를 특정할 수 있다. 여기서, 변환 인덱스는, NSPT 세트에 속한 하나 또는 그 이상의 NSPT 커널들 중 어느 하나를 특정하는 NSPT 인덱스를 의미할 수 있다. 또는, 상기 변환 인덱스는, LFNST 세트에 속한 하나 또는 그 이상의 LFNST 커널들 중 어느 하나를 특정하는 LFNST 인덱스를 의미할 수도 있다.
- [289] 상기 변환 인덱스가 NSPT 인덱스에 해당하는지 여부는, 현재 블록의 크기가 전술한 제1 그룹에 속한 블록 크기들 중 어느 하나인지 여부에 기초하여 결정될 수 있다. 이는, NSPT가 적용 가능한 블록 크기들과 LFNST가 적용 가능한 블록 크기들이 서로 구분되는 경우를 전제로 한다. 이 경우, 현재 블록의 크기가 제1 그룹에 속하면, 현재 블록에 대해 시그널링된 변환 인덱스는 NSPT 인덱스에 해당하고, 해당 변환 인덱스를 기반으로 NSPT 세트로부터 NSPT 커널이 결정될 수 있다. 반면, 현재 블록의 크기가 제1 그룹에 속하지 않는 경우, 현재 블록에 대해 시그널링된 변환 인덱스는 LFNST 인덱스에 해당하고, 해당 변환 인덱스를 기반으로 LFNST 세트로부터 LFNST 커널이 결정될 수 있다. 현재 블록의 크기가 제1 그룹에 속하지 않는 경우는, 현재 블록의 크기가 전술한 제2 그룹에 속하는 경우를

의미할 수 있다. 또는, 현재 블록의 크기가 제1 그룹에 속하지 않는 경우는, 현재 블록의 크기가 제2 그룹에 속한 블록 크기들 중 LFNST가 적용 가능한 블록 크기에 해당하는 경우를 의미할 수도 있다. 이와 같이, NSPT 인덱스와 LFNST 인덱스가 별개의 신택스로 구성되는 것이 아니라, 통합된 하나의 신택스로 구성될 수 있다.

- [290] 일례로, 제1 그룹에 속한 NSPT가 적용 가능한 블록 크기들이 4x4, 4x8, 8x4, 8x8 인 경우를 가정한다. 제1 그룹에 속한 블록 크기들에 대해서는 LFNST 대신에 NSPT가 적용될 수 있다. 구체적으로, 분리 일차 변환(e.g., DCT-2, separable KLT)과 LFNST의 조합 대신에 NSPT가 적용될 수 있다. 제1 그룹에 속한 4개의 블록 크기들에 대해서는 NSPT 인덱스가 시그널링될 수 있고, (LFNST가 허용되는) 나머지 블록 크기들에 대해서는 LFNST 인덱스가 시그널링될 수 있다.
- [291] 이와 같이, NSPT 인덱스와 LFNST 인덱스를 통합된 하나의 신택스로 시그널링하는 경우, 부호화되는 정보량을 줄일 수 있다. 또한, 엔트로피 코딩을 위한 이진화, CABAC 컨텍스트, 또는 초기 값(initial value) 중 적어도 하나를 NSPT/LFNST 인덱스에 대해 동일하게 적용함으로써, 구현의 복잡도를 줄일 수도 있다.
- [292] 또는, NSPT 인덱스와 LFNST 인덱스를 별개의 신택스로서 각각 시그널링할 수도 있다. 이 경우, 구현의 복잡도가 일부 증가될 수는 있으나, 각 인덱스에 대해 최적화된 엔트로피 코딩을 함으로써 압축 성능을 향상시킬 수 있다.
- [293] LFNST 세트에 속한 LFNST 커널 후보의 개수와 NSPT 세트에 속한 NSPT 커널 후보의 개수가 동일한 경우, LFNST 인덱스와 NSPT 인덱스에 대해 동일한 이진화(binization)가 적용될 수 있다. LFNST 인덱스와 NSPT 인덱스의 빈(bin)들에 대해 동일한 CABAC 컨텍스트(또는, CABAC context increment)가 할당될 수도 있다.
- [294] LFNST 인덱스와 NSPT 인덱스에 대해 서로 다른 이진화 및/또는 CABAC 컨텍스트가 이용될 수 있다. LFNST 인덱스와 NSPT 인덱스에 대해 서로 다른 CABAC 초기 값이 할당될 수 있다. 일례로, LFNST 인덱스와 NSPT 인덱스 중 어느 하나는 fixed-length binization을 기반으로 이진화되고, 다른 하나는 truncated unary binization을 기반으로 이진화될 수 있다. LFNST 인덱스와 NSPT 인덱스의 이진화가 동일하더라도, 서로 다른 CABAC 컨텍스트 및/또는 CABAC 초기 값이 할당될 수 있다. LFNST 세트에 속한 LFNST 커널 후보의 개수와 NSPT 세트에 속한 NSPT 커널 후보의 개수가 서로 상이한 경우, LFNST 인덱스와 NSPT 인덱스에 대해 서로 다른 이진화 및/또는 CABAC 컨텍스트가 이용될 수 있다.
- [295] NSPT 세트에 속한 NSPT 커널 후보의 개수는, 블록 크기 별로 상이하게 설정될 수 있다. 또는, 상기 제1 그룹에 속한 블록 크기들은 복수의 서브 그룹으로 구분될 수 있다. 이 경우, NSPT 세트에 속한 NSPT 커널 후보의 개수는, 상기 복수의 서브 그룹 별로 상이하게 설정될 수 있다. 여기서, 복수의 서브 그룹 중 적어도 하나는 서로 다른 복수의 블록 크기들을 포함할 수 있다.

- [296] NSPT 세트에 속한 NSPT 커널 후보의 개수에 따라, NSPT 인덱스에 적용되는 이진화가 상이할 수 있다.
- [297] 일례로, 특정 블록 크기에 대한 NSPT 세트 내 NSPT 커널 후보의 개수가 3개인 경우, NSPT 인덱스는 0 내지 3 중 어느 하나의 값을 가질 수 있다. NSPT 인덱스의 값이 0인 경우, 이는 현재 블록에 NSPT가 적용되지 않음을 나타낼 수 있다. NSPT 인덱스의 값이 0이 아닌 경우, 이는 3개의 NSPT 커널 후보들 중 해당 NSPT 인덱스에 대응하는 NSPT 커널 후보를 나타낼 수 있다. 하나의 빈(bin)을 할당하여 NSPT가 적용되는 경우와 그렇지 않은 경우를 구분할 수 있다. 해당 빈의 값이 0인 경우는 NSPT 인덱스의 값이 0인 경우에 해당할 수 있다. 반면, 해당 빈의 값이 1인 경우는 NSPT 인덱스의 값이 1, 2, 또는 3인 경우에 해당할 수 있다. 이 경우, 3개의 NSPT 커널 후보들을 구분하기 위해 truncated unary binarization이 적용될 수 있다. 즉, 2개의 빈들을 할당하여 0, 10, 11로 3개의 NSPT 커널 후보들을 구분할 수 있다.
- [298] 특정 블록 크기에 대한 NSPT 세트 내 NSPT 커널 후보의 개수가 2개인 경우, NSPT 인덱스는 0 내지 2 중 어느 하나의 값을 가질 수 있다. NSPT 인덱스의 값이 0인 경우, 이는 현재 블록에 NSPT가 적용되지 않음을 나타낼 수 있다. NSPT 인덱스의 값이 0이 아닌 경우, 이는 2개의 NSPT 커널 후보들 중 해당 NSPT 인덱스에 대응하는 NSPT 커널 후보를 나타낼 수 있다. 하나의 빈(bin)을 할당하여 NSPT가 적용되는 경우와 그렇지 않은 경우를 구분할 수 있다. 2개의 NSPT 커널 후보들 중 어느 하나를 나타내는 하나의 빈을 할당하여, 2개의 NSPT 커널 후보들을 구분할 수 있다.
- [299] 특정 블록 크기에 대한 NSPT 세트 내 NSPT 커널 후보의 개수가 1개인 경우, NSPT 인덱스는 0 또는 1 중 어느 하나의 값을 가질 수 있다. NSPT 인덱스의 값이 0인 경우, 이는 현재 블록에 NSPT가 적용되지 않음을 나타낼 수 있다. NSPT 인덱스의 값이 1인 경우, 이는 1개의 NSPT 커널 후보를 나타낼 수 있다. 이와 같은 경우, 하나의 빈만으로 NSPT의 적용 여부 및 NSPT 커널 후보를 특정할 수 있다.
- [300] 상기 현재 블록의 역변환은 분리 일차 변환 및/또는 LFNST 기반의 역변환일 수 있다. 즉, 현재 블록의 (역양자화된) 변환 계수들 전부 또는 일부에 대해 역방향의 LFNST를 적용하고, 그런 다음 LFNST를 통해 유도된 변환 계수들에 대해 역방향의 분리 일차 변환을 적용하여 레지듀얼 샘플들을 유도할 수 있다. 일례로, 현재 블록의 일부 영역에 속한 (역양자화된) 변환 계수들에 대해 역방향의 LFNST가 적용될 수 있다. 여기서, 일부 영역은 순방향의 LFNST가 적용된 영역을 의미하며, 이하 ROI (region of interest) 영역이라 부르기로 한다. LFNST를 통해 유도된 변환 계수들은 소정의 스캔 순서에 따라 ROI 영역에 배열될 수 있다. 소정의 스캔 순서는, 행 우선 순서(row-first order) 또는 열 우선 순서(column-first order)일 수 있다. 상기 LFNST를 통해 유도된 변환 계수들 및 상기 현재 블록 내 ROI 영역을 제외한 나머지 영역에 속한 변환 계수들에 대해서 역방향의 분리 일차 변환이 적용될 수 있다. 또는, 순방향의 변환 과정에서, 상기 현재 블록 내 ROI 영역을 제

외한 나머지 영역에 대해서 zero-out이 수행된 경우(즉, 해당 나머지 영역 내 변환 계수들이 0으로 설정된 경우), LFNST를 통해 유도된 변환 계수들에 대해서 역방향의 분리 일차 변환이 적용될 수 있다.

- [301] 상기 현재 블록에 대해, 4×8 블록에 대해 정의된 LFNST(이하, LFNST 4×8 라 함) 또는 8×4 블록에 대해 정의된 LFNST(이하, LFNST 8×4 라 함)가 적용될 수 있다. 현재 블록에 LFNST 4×8 이 적용되는 경우, 현재 블록의 ROI 영역은 현재 블록 내 4×8 영역일 수 있다. 여기서, 4×8 영역은, 현재 블록의 좌상단 샘플을 포함하는 영역으로서, 너비와 높이가 각각 4와 8인 블록을 의미할 수 있다. 현재 블록에 LFNST 8×4 가 적용되는 경우, 현재 블록의 ROI 영역은 현재 블록 내 8×4 영역일 수 있다. 여기서, 8×4 영역은, 현재 블록의 좌상단 샘플을 포함하는 영역으로서, 너비와 높이가 각각 8과 4인 블록을 의미할 수 있다.
- [302] 상기 LFNST 4×8 는 현재 블록이 4×8 블록인 경우에만 적용될 수 있다. 또는, 상기 LFNST 4×8 는, 현재 블록이 $4 \times N$ 이고 N 이 8보다 크거나 같은 경우(예를 들어, 현재 블록이 4×8 , 4×16 , 4×32 , 또는 그 이상의 블록인 경우)에 적용될 수 있다. 또는, 상기 LFNST 4×8 는, 현재 블록이 $4 \times N$ 이고, N 이 8보다 크거나 같고 소정의 문턱값보다 작거나 같은 경우에 적용될 수 있다. 일례로, 문턱값이 16인 경우, LFNST 4×8 는 현재 블록이 4×8 또는 4×16 블록인 경우에 적용될 수 있다.
- [303] 상기 LFNST 8×4 는 현재 블록이 8×4 블록인 경우에만 적용될 수 있다. 또는, 상기 LFNST 8×4 는, 현재 블록이 $N \times 4$ 이고 N 이 8보다 크거나 같은 경우(예를 들어, 현재 블록이 8×4 , 16×4 , 32×4 , 또는 그 이상의 블록인 경우)에 적용될 수 있다. 또는, 상기 LFNST 8×4 는, 현재 블록이 $N \times 4$ 이고, N 이 8보다 크거나 같고 소정의 문턱값보다 작거나 같은 경우에 적용될 수 있다. 일례로, 문턱값이 16인 경우, LFNST 8×4 는 현재 블록이 8×4 또는 16×4 블록인 경우에 적용될 수 있다.
- [304] 구체적으로, 현재 블록에 대해서 LFNST 4×8 또는 LFNST 8×4 이 적용되는 경우, 입력 길이가 32보다 작거나 같고, 출력 길이가 32인 LFNST(이하, LFNST-32라 함)가 이용될 수 있다. 상기 입력 길이는 LFNST로 입력되는 변환 계수들의 개수를 의미할 수 있다. 여기서, LFNST로 입력되는 변환 계수들은, 현재 블록의 레지듀얼 정보를 기반으로 유도된 변환 계수들 전부를 의미할 수도 있고, 상기 유도된 변환 계수들 중 순방향의 LFNST가 적용된 변환 계수들을 의미할 수도 있다. 상기 출력 길이는 LFNST를 통해 유도되는 변환 계수들의 개수를 의미할 수 있다.
- [305] 일례로, 현재 블록의 크기가 $4 \times N$ 인 경우, LFNST-32는 현재 블록 내 ROI 영역인 4×8 영역에 속한 변환 계수들 전부 또는 일부에 대해 적용될 수 있다. LFNST-32를 통해 유도되는 변환 계수들은 상기 현재 블록 내 4×8 영역에 소정의 스캔 순서에 따라 배열될 수 있다. 또는, 현재 블록의 크기가 $N \times 4$ 인 경우, LFNST-32는 현재 블록 내 ROI 영역인 8×4 영역에 속한 변환 계수들 전부 또는 일부에 대해 적용될 수 있다. LFNST-32를 통해 유도되는 변환 계수들은 상기 현재 블록 내 8×4 영역에 소정의 스캔 순서에 따라 배열될 수 있다.

- [306] 다만, 전술한 바와 같이, LFNST 4×8 와 LFNST 8×4 는 현재 블록의 크기에 기초하여 적응적으로 적용될 수 있다. 현재 블록에 대해 LFNST 4×8 와 LFNST 8×4 가 적용되지 않는 경우, 입력 길이가 16보다 작거나 같고, 출력 길이가 16인 LFNST(이하, LFNST16이라 함)가 이용될 수 있다. LFNST16은 현재 블록 내 4×4 영역에 속한 변환 계수들 전부 또는 일부에 대해 적용될 수 있다. 현재 블록 내 4×4 영역은, 현재 블록의 좌상단 샘플을 포함하는 영역으로서, 너비와 높이가 각각 4와 4인 블록을 의미할 수 있다. LFNST16을 통해 유도되는 변환 계수들은 상기 현재 블록 내 4×4 영역에 소정의 스캔 순서에 따라 배열될 수 있다.
- [307] 순방향의 변환 관점에서 살펴보면, 현재 블록의 레지듀얼 샘플들에 분리 일차 변환을 적용하여 변환 계수들을 유도할 수 있다. 상기 유도된 변환 계수들 전부 또는 현재 블록 내 일부 영역(즉, ROI 영역)에 속한 변환 계수들에 대해서만 순방향의 LFNST가 적용될 수 있다. LFNST를 통해 유도되는 변환 계수들은 현재 블록 내 ROI 영역에 소정의 스캔 순서에 따라 배열될 수 있다. LFNST에서 출력되는 변환 계수의 개수가 LFNST로 입력되는 변환 계수의 개수보다 적은 경우, ROI 영역 내에 LFNST를 통해 유도되는 변환 계수들로 채워지지 않는 영역이 존재할 수 있다. 해당 영역은 0인 변환 계수들로 채워질 수 있다. 또한, 현재 블록에서 ROI 영역을 제외한 나머지 영역(또는, LFNST가 적용되지 않는 영역)은 분리 일차 변환을 통해 유도된 변환 계수들로 채워질 수도 있고, zero-out을 통해 0인 변환 계수들로 채워질 수도 있다.
- [308] 구체적으로, 현재 블록 또는 현재 블록의 ROI 영역에 대해서 LFNST 4×8 또는 LFNST 8×4 이 적용되는 경우, 입력 길이가 32이고, 출력 길이가 32보다 작거나 같은 LFNST(이하, LFNST-32라 함)가 이용될 수 있다. 여기서, 입력 길이는 LFNST로 입력되는 변환 계수들의 개수를 의미할 수 있다. 상기 입력되는 변환 계수들은 분리 일차 변환을 통해 유도된 계수들일 수 있다. 상기 입력 길이는, 현재 블록의 ROI 영역에 속한 변환 계수들의 개수를 의미할 수도 있다. 출력 길이는 LFNST를 통해 유도되는 변환 계수들의 개수를 의미할 수 있다.
- [309] 일례로, 현재 블록의 크기가 $4 \times N$ 인 경우, LFNST-32는 현재 블록 내 ROI 영역인 4×8 영역에 속한 변환 계수들에 대해 적용될 수 있다. LFNST-32를 통해 유도되는 변환 계수들은 상기 현재 블록 내 4×8 영역에 소정의 스캔 순서에 따라 배열될 수 있다. 또는, 현재 블록의 크기가 $N \times 4$ 인 경우, LFNST-32는 현재 블록 내 ROI 영역인 8×4 영역에 속한 변환 계수들에 대해 적용될 수 있다. LFNST-32를 통해 유도되는 변환 계수들은 상기 현재 블록 내 8×4 영역에 소정의 스캔 순서에 따라 배열될 수 있다.
- [310] 다만, 전술한 바와 같이, LFNST 4×8 와 LFNST 8×4 는 현재 블록의 크기에 기초하여 적응적으로 적용될 수 있다. 현재 블록에 대해 LFNST 4×8 와 LFNST 8×4 가 적용되지 않는 경우, 입력 길이와 출력 길이가 각각 16과 16인 LFNST(이하, LFNST16이라 함)가 이용될 수 있다. LFNST16은 현재 블록 내 4×4 영역에 속한 변환 계수들에 대해 적용될 수 있다. 현재 블록 내 4×4 영역은, 현재 블록의 좌상단 샘플

을 포함하는 영역으로서, 너비와 높이가 각각 4와 4인 블록을 의미할 수 있다. LFNST16을 통해 유도되는 변환 계수들은 상기 현재 블록 내 4x4 영역에 소정의 스캔 순서에 따라 배열될 수 있다.

[311] 현재 블록에 대해서 LFNST4x8 또는 LFNST8x4를 적용함에 있어서, 전술한 블록 형태 간의 대칭성이 이용될 수 있다. 일례로, 4xN 블록과 Nx4 블록 간의 대칭성에 따라 현재 블록의 LFNST를 위한 LFNST 세트 및/또는 LFNST 커널이 결정될 수 있다. 4xN 블록(또는, Nx4 블록)은, 이와 대칭성을 가진 Nx4 블록(또는, 4xN 블록)에 대응하는 LFNST 세트 및/또는 LFNST 커널을 동일하게 이용할 수 있다. N이 8인 블록에 대해서는 전술한 대칭성이 그대로 이용될 수 있고, N이 16보다 크거나 같은 블록에 대해서는 현재 블록 내 ROI 영역(즉, 4x8 영역 또는 8x4 영역)에 대해 전술한 대칭성을 이용하여 LFNST가 적용될 수 있다.

[312] 또한, 8x16 블록에 대한 LFNST(이하, LFNST8x16이라 함)와 16x8 블록에 대한 LFNST(이하, LFNST16x8이라 함)가 정의될 수 있다. 현재 블록에 LFNST8x16이 적용되는 경우, 현재 블록의 ROI 영역은 현재 블록 내 4x8, 4x16, 8x8, 또는 8x16 영역일 수 있다. 여기서, ROI 영역은, 현재 블록의 좌상단 샘플을 포함하는 영역으로서, 해당 너비와 높이를 가진 블록을 의미할 수 있다. 현재 블록에 LFNST16x8가 적용되는 경우, 현재 블록의 ROI 영역은 현재 블록 내 8x4, 16x4, 8x8, 또는 16x8 영역일 수 있다. 여기서, ROI 영역은, 현재 블록의 좌상단 샘플을 포함하는 영역으로서, 해당 너비와 높이를 가진 블록을 의미할 수 있다. 상기 ROI 영역은, LFNST8x16와 LFNST16x8 각각에 대해서 인코딩 장치와 디코딩 장치에 동일하게 기-설정된 것일 수 있다. 너비와 높이가 각각 8과 N인 블록들에 대해서 동일한 ROI 영역이 설정될 수 있다. 또는, 너비와 높이가 각각 8과 N인 블록들 중 적어도 하나는 다른 하나와 상이한 ROI 영역을 가질 수도 있다. 마찬가지로, 너비와 높이가 각각 N과 8인 블록들에 대해서 동일한 ROI 영역이 설정될 수 있다. 또는, 너비와 높이가 각각 N과 8인 블록들 중 적어도 하나는 다른 하나와 상이한 ROI 영역을 가질 수도 있다.

[313] 상기 LFNST8x16은 현재 블록이 8x16 블록인 경우에만 적용될 수 있다. 또는, 상기 LFNST8x16은, 현재 블록이 8xN이고 N이 16보다 크거나 같은 경우(예를 들어, 현재 블록이 8x16, 8x32, 8x64, 또는 그 이상의 블록인 경우)에 적용될 수 있다. 또는, 상기 LFNST8x16은, 현재 블록이 8xN이고, N이 16보다 크거나 같고 소정의 문턱값보다 작거나 같은 경우에 적용될 수 있다. 일례로, 문턱값이 32인 경우, LFNST8x16은 현재 블록이 8x16 또는 8x32 블록인 경우에 적용될 수 있다.

[314] 상기 LFNST16x8은 현재 블록이 16x8 블록인 경우에만 적용될 수 있다. 또는, 상기 LFNST16x8은, 현재 블록이 Nx8이고 N이 16보다 크거나 같은 경우(예를 들어, 현재 블록이 16x8, 32x8, 64x8, 또는 그 이상의 블록인 경우)에 적용될 수 있다. 또는, 상기 LFNST16x8은, 현재 블록이 Nx8이고, N이 16보다 크거나 같고 소정의 문턱값보다 작거나 같은 경우에 적용될 수 있다. 일례로, 문턱값이 32인 경우, LFNST16x8은 현재 블록이 16x8 또는 32x8 블록인 경우에 적용될 수 있다.

- [315] 구체적으로, 현재 블록에 대해서 LFNST 8×16 또는 LFNST 16×8 이 적용되는 경우, 입력 길이가 K보다 작거나 같고, 출력 길이가 K인 LFNST(이하, LFNST-K라 함)가 이용될 수 있다. 전술한 바와 같이, 상기 입력 길이는 LFNST로 입력되는 변환 계수들의 개수를 의미할 수 있다. 여기서, LFNST로 입력되는 변환 계수들은, 현재 블록의 레지듀얼 정보를 기반으로 유도된 변환 계수들 전부를 의미할 수도 있고, 상기 유도된 변환 계수들 중 순방향의 LFNST가 적용된 변환 계수들을 의미할 수도 있다. 상기 출력 길이는 LFNST를 통해 유도되는 변환 계수들의 개수를 의미할 수 있다.
- [316] 상기 K는 현재 블록의 ROI 영역의 크기에 기초하여 결정될 수 있다. 일례로, ROI 영역이 4×8 또는 8×4 인 경우, 입력 길이가 32보다 작거나 같고, 출력 길이가 32인 LFNST(즉, LFNST-32)가 이용될 수 있다. ROI 영역이 4×16 , 16×4 , 또는 8×8 인 경우, 입력 길이가 64보다 작거나 같고, 출력 길이가 64인 LFNST(즉, LFNST-64)가 이용될 수 있다. ROI 영역이 8×16 또는 16×8 영역인 경우, 입력 길이가 128보다 작거나 같고, 출력 길이가 128인 LFNST(즉, LFNST-128)가 이용될 수 있다. 즉, $8 \times N$ 또는 $N \times 8$ 의 현재 블록에 대해서 LFNST 8×16 또는 LFNST 16×8 가 적용되는 경우, 현재 블록 내 ROI 영역에 대해 LFNST-K가 적용될 수 있다. 여기서, K는 32, 64, 또는 128일 수 있으나, 이는 일예에 불과하며, K는 128보다 큰 정수일 수도 있다.
- [317] 현재 블록의 크기가 $8 \times N$ 인 경우, LFNST-K는 현재 블록 내 ROI 영역에 속한 변환 계수들 전부 또는 일부에 대해 적용될 수 있다. LFNST-K를 통해 유도되는 변환 계수들은 상기 현재 블록 내 ROI 영역에 소정의 스캔 순서에 따라 배열될 수 있다. 또는, 현재 블록의 크기가 $N \times 8$ 인 경우, LFNST-K는 현재 블록 내 ROI 영역에 속한 변환 계수들 전부 또는 일부에 대해 적용될 수 있다. LFNST-K를 통해 유도되는 변환 계수들은 상기 현재 블록 내 ROI 영역에 소정의 스캔 순서에 따라 배열될 수 있다.
- [318] 다만, 전술한 바와 같이, LFNST 8×16 과 LFNST 16×8 은 현재 블록의 크기에 기초하여 적응적으로 적용될 수 있다. 현재 블록에 대해 LFNST 8×16 과 LFNST 16×8 이 적용되지 않는 경우, 입력 길이가 16이고 출력 길이가 48인 LFNST(이하, LFNST48이라 함)가 이용될 수 있다. LFNST48은 현재 블록 내 4×4 영역에 속한 변환 계수들에 대해 적용될 수 있다. 현재 블록 내 4×4 영역은, 현재 블록의 좌상단 샘플을 포함하는 영역으로서, 너비와 높이가 각각 4와 4인 블록을 의미할 수 있다. LFNST48을 통해 유도되는 변환 계수들은 상기 현재 블록 내 3개의 4×4 영역들에 소정의 스캔 순서에 따라 배열될 수 있다. 3개의 4×4 영역들은, 현재 블록의 좌상단 샘플을 포함하는 제1 4×4 영역, 제1 4×4 영역의 우측에 인접한 제2 4×4 영역 및 제1 4×4 영역의 하단에 인접한 제3 4×4 영역으로 구성될 수 있다.
- [319] 순방향의 변환 관점에서 살펴보면, 현재 블록의 레지듀얼 샘플들에 분리 일차 변환을 적용하여 변환 계수들을 유도할 수 있다. 상기 유도된 변환 계수들 전부 또는 현재 블록 내 일부 영역(즉, ROI 영역)에 속한 변환 계수들에 대해서만 순방

향의 LFNST가 적용될 수 있다. LFNST를 통해 유도되는 변환 계수들은 현재 블록 내 ROI 영역에 소정의 스캔 순서에 따라 배열될 수 있다. LFNST에서 출력되는 변환 계수의 개수가 LFNST로 입력되는 변환 계수의 개수보다 적은 경우, ROI 영역 내에 LFNST를 통해 유도되는 변환 계수들로 채워지지 않는 영역이 존재할 수 있다. 해당 영역은 0인 변환 계수들로 채워질 수 있다. 또한, 현재 블록에서 ROI 영역을 제외한 나머지 영역(또는, LFNST가 적용되지 않는 영역)은 분리 일차 변환을 통해 유도된 변환 계수들로 채워질 수도 있고, zero-out을 통해 0인 변환 계수들로 채워질 수도 있다.

- [320] 구체적으로, 현재 블록 또는 현재 블록의 ROI 영역에 대해서 LFNST 8×16 또는 LFNST 16×8 이 적용되는 경우, 입력 길이가 K이고, 출력 길이가 K보다 작거나 같은 LFNST(즉, LFNST-K라 함)가 이용될 수 있다. 여기서, 입력 길이는 LFNST로 입력되는 변환 계수들의 개수를 의미할 수 있다. 상기 입력되는 변환 계수들은 분리 일차 변환을 통해 유도된 계수들일 수 있다. 상기 입력 길이는, 현재 블록의 ROI 영역에 속한 변환 계수들의 개수를 의미할 수도 있다. 출력 길이는 LFNST를 통해 유도되는 변환 계수들의 개수를 의미할 수 있다.
- [321] 일예로, 현재 블록의 크기가 $8 \times N$ 이고 N이 16보다 크거나 같은 경우, LFNST-K는 현재 블록 내 ROI 영역에 속한 변환 계수들에 대해 적용될 수 있다. LFNST-K를 통해 유도되는 변환 계수들은 상기 현재 블록 내 ROI 영역에 소정의 스캔 순서에 따라 배열될 수 있다. 또는, 현재 블록의 크기가 $N \times 8$ 이고 N이 16보다 크거나 같은 경우, LFNST-K는 현재 블록 내 ROI 영역에 속한 변환 계수들에 대해 적용될 수 있다. LFNST-K를 통해 유도되는 변환 계수들은 상기 현재 블록 내 ROI 영역에 소정의 스캔 순서에 따라 배열될 수 있다.
- [322] 다만, 전술한 바와 같이, LFNST 8×16 와 LFNST 16×8 는 현재 블록의 크기에 기초하여 적응적으로 적용될 수 있다. 현재 블록에 대해 LFNST 8×16 와 LFNST 16×8 가 적용되지 않는 경우, 입력 길이와 출력 길이가 각각 48과 16인 LFNST(즉, LFNST48이라 함)가 이용될 수 있다. LFNST48은 현재 블록 내 3개의 4×4 영역에 속한 변환 계수들에 대해 적용될 수 있다. 3개의 4×4 영역들은, 현재 블록의 좌상단 샘플을 포함하는 제1 4×4 영역, 제1 4×4 영역의 우측에 인접한 제2 4×4 영역 및 제1 4×4 영역의 하단에 인접한 제3 4×4 영역으로 구성될 수 있다. LFNST48을 통해 유도되는 변환 계수들은 상기 현재 블록 내 4×4 영역에 소정의 스캔 순서에 따라 배열될 수 있다.
- [323] 현재 블록에 대해서 LFNST 8×16 또는 LFNST 16×8 를 적용함에 있어서, 전술한 블록 형태 간의 대칭성이 이용될 수 있다. 일예로, $8 \times N$ 블록과 $N \times 8$ 블록 간의 대칭성에 따라 현재 블록의 LFNST-K를 위한 LFNST 세트 및/또는 LFNST 커널이 결정될 수 있다. $8 \times N$ 블록(또는, $N \times 8$ 블록)은, 이와 대칭성을 가진 $N \times 8$ 블록(또는, $8 \times N$ 블록)에 대응하는 LFNST 세트 및/또는 LFNST 커널을 동일하게 이용할 수 있다. N이 16인 블록에 대해서는 전술한 대칭성이 그대로 이용될 수 있고, N이

32보다 크거나 같은 블록에 대해서는 현재 블록 내 ROI 영역(즉, 8×16 영역 또는 16×8 영역)에 대해 전술한 대칭성을 이용하여 LFNST가 적용될 수 있다.

[324] 전술한 바와 같이, $M \times 2M$ 블록에 대한 LFNSTM $\times 2M$ 과 $2M \times M$ 블록에 대한 LFNST $2M \times M$ 이 정의될 수 있다. $M \times N$ 블록에 대해서 LFNSTM $\times 2M$ 이 적용되고, $N \times M$ 블록에 대해서 LFNST $2M \times M$ 이 적용될 수 있다. 여기서, N 은 $(2 \times M)$ 보다 크거나 같을 수 있다. LFNSTM $\times 2M$ 과 LFNST $2M \times M$ 에 대해서 각각 ROI 영역이 정의될 수 있고, 소정의 입력 길이와 출력 길이를 가진 LFNST가 정의/이용될 수 있다. ROI 영역의 크기는, 현재 블록의 너비와 높이 중 최소값(즉, M)에 기초하여 결정될 수 있다. M 의 값에 따라 ROI 영역의 크기가 상이할 수 있다. 상기 LFNST의 입력 길이와 출력 길이 중 적어도 하나는, 현재 블록의 너비와 높이 중 최소값 또는 ROI 영역의 크기 중 적어도 하나에 기초하여 결정될 수 있다.

[325] 이하, 현재 블록의 역변환을 위한 변환 인덱스를 시그널링하는 방법에 대해서 살펴 보도록 한다. 여기서의 역변환은 역방향의 비분리 변환을 의미할 수 있다. 비분리 변환은 전술한 LFNST 또는 NSPT를 의미할 수 있고, 변환 인덱스는 LFNST 인덱스 또는 NSPT 인덱스를 의미할 수 있다.

[326] 현재 블록이 싱글 트리로 부호화된 경우, 현재 블록의 루마 성분에 비분리 변환이 적용되고, 현재 블록의 크로마 성분에는 비분리 변환이 적용되지 않을 수 있다. 이 경우, 현재 블록에 대한 변환 인덱스는, 루마 성분에 관한 제1 조건 또는 크로마 성분에 관한 제2 조건 중 적어도 하나에 기초하여 시그널링될 수 있다. 일례로, 현재 블록에 대한 변환 인덱스는, 루마 성분에 관한 제1 조건과 크로마 성분에 관한 제2 조건을 모두 만족하는 경우에 시그널링되고, 그렇지 않은 경우(즉, 루마 성분에 관한 제1 조건 또는 크로마 성분에 관한 제2 조건 중 어느 하나라도 만족하지 않는 경우)에는 시그널링되지 않을 수 있다. 또는, 현재 블록에 대한 변환 인덱스는, 크로마 성분에 관한 제2 조건을 만족하는지 여부에 대한 체크없이, 루마 성분에 관한 제1 조건을 만족하는 경우에 시그널링되고, 그렇지 않은 경우에는 시그널링되지 않을 수 있다. 변환 인덱스가 시그널링되지 않는 경우, 현재 블록에 대해 비분리 변환이 적용되지 않는 것으로 설정될 수 있고, 일례로 현재 블록에 대한 변환 인덱스는 0으로 유도될 수 있다.

[327] 본 개시에 따른 루마 성분에 관한 제1 조건은, 현재 블록의 루마 성분 블록 내 소정의 영역에 n -제로 변환 계수가 존재하지 않음을 의미할 수 있다. 여기서, 루마 성분 블록 내 소정의 영역은 루마 성분 블록에서 제1 영역을 제외한 나머지 영역으로 정의될 수 있고, 이는 제1 영역과 구별하기 위해 제2 영역이라 부르기로 한다. 상기 제1 영역은, 역방향의 비분리 변환에 입력되는 변환 계수들의 개수(또는, 순방향의 비분리 변환을 통해 출력되는 변환 계수들의 개수)와 동일한 개수의 샘플들(또는 샘플 위치들)로 구성된 영역으로 정의될 수 있다. 상기 제1 영역은, 루마 성분 블록의 좌상단 샘플 위치를 포함할 수 있다. 상기 제1 영역은 적어도 하나의 n -제로 변환 계수를 포함할 수 있다. 상기 제1 영역은 루마 성분 블록 내 마지막 유효 계수(last significant coefficient)가 속한 영역일 수 있다. 상기 제1

영역의 너비와 높이는 각각 루마 성분 블록의 너비와 높이보다 작거나 같을 수 있다.

- [328] 상기 역방향의 비분리 변환이 적용되는 변환 계수들의 개수는 현재 블록의 크기에 기초하여 결정될 수 있음은 앞서 살펴본 바와 같다. 현재 블록과 루마 성분 블록의 크기는 서로 동일할 수 있다. 현재 블록의 크기는, $W \times H$ 와 같이 너비(W)와 높이(H)의 조합으로 정의될 수 있다. 다만, 이에 한정되지 아니하며, 현재 블록의 크기는, 너비 또는 높이 중 어느 하나, 너비와 높이의 최소값/최대값, 너비와 높이의 곱으로 정의될 수도 있다.
- [329] 일례로, 인코딩 장치에서, $M \times N$ 블록에 대해 비분리 변환이 적용된 경우, $(M \times N)$ 보다 작거나 같은 r 개의 변환 계수들이 출력될 수 있다. 이는 순방향의 비분리 변환이 r 개의 출력 길이를 가짐을 의미할 수 있다. 출력된 r 개의 변환 계수들은 $M \times N$ 블록의 좌상단 샘플 위치(즉, DC 위치)부터 소정의 스캔 순서에 따라 순차적으로 $M \times N$ 블록 내에 배열될 수 있다. 현재 블록 내에서 r 개의 변환 계수들로 구성된 영역이 전술한 제1 영역에 해당할 수 있다. 그런 다음, $M \times N$ 블록 내 r 번째 이후의 샘플 위치(즉, 현재 블록 내 제2 영역)에 zero-out이 적용될 수 있다. 상기 zero-out은 제2 영역 내의 샘플 위치에 0을 할당하는 것을 의미할 수 있다. 이와 같이 인코딩 장치에서 비분리 변환이 적용된 경우, zero-out이 적용되는 샘플 위치들에 대해서는 년-제로 변환 계수가 존재하지 않게 된다.
- [330] 디코딩 장치에서 레지듀얼 정보를 기반으로 변환 계수를 유도하는 과정에서, 만일 인코딩 장치에서 비분리 변환이 적용되었더라면 zero-out이 적용되었을 샘플 위치(즉, 상기 r 번째 이후의 샘플 위치 또는 제2 영역)에서 년-제로 변환 계수가 발견된 경우, 이는 $M \times N$ 블록에 대해 비분리 변환이 적용되지 않았음을 의미한다. 이러한 경우, $M \times N$ 블록에 대해 비분리 변환을 위한 변환 인덱스가 시그널링되지 않을 수 있다. 이 경우, $M \times N$ 블록에 대해 비분리 변환이 적용되지 않는 것으로 설정될 수 있으며, 일례로 해당 변환 인덱스는 0으로 유도될 수 있다.
- [331] 본 개시에 따른 크로마 성분에 관한 제2 조건은, 현재 블록의 크로마 성분 블록 내 소정의 영역에 년-제로 변환 계수가 존재하지 않음을 의미할 수 있다. 여기서, 크로마 성분 블록 내 소정의 영역은 크로마 성분 블록에서 제1 영역을 제외한 나머지 영역으로 정의될 수 있고, 이는 제1 영역과 구별하기 위해 제2 영역이라 부르기로 한다. 상기 제1 영역은, 크로마 성분 블록의 크기에 대응하는 역방향의 비분리 변환의 입력 길이와 동일한 개수의 샘플들(또는 샘플 위치들)로 구성된 영역으로 정의될 수 있다. 해당 입력 길이는 역방향의 비분리 변환에 입력되는 변환 계수의 개수를 의미할 수 있다. 상기 제1 영역은 크로마 성분 블록의 좌상단 샘플 위치를 포함할 수 있다. 상기 제1 영역은 적어도 하나의 년-제로 변환 계수를 포함할 수 있다. 상기 제1 영역은 크로마 성분 블록 내 마지막 유효 계수(last significant coefficient)가 속한 영역일 수 있다. 상기 제1 영역의 너비와 높이는 각각 크로마 성분 블록의 너비와 높이보다 작거나 같을 수 있다.

- [332] 크로마 성분 블록에 대해서 비분리 변환이 적용되지는 않으나, 크로마 성분 블록의 크기에 기초하여 역방향의 비분리 변환의 입력 길이가 결정될 수는 있다. 여기서, 비분리 변환의 입력 길이는, 크로마 성분 블록의 크기를 기준으로 결정된 비분리 변환의 입력 길이로 결정될 수 있다. 또는, 크로마 성분 블록에 대응하는 루마 성분 블록의 크기를 기준으로 비분리 변환의 행렬 크기(또는 입출력 길이)를 결정하고, 해당 비분리 변환의 입력 길이의 절반이 비분리 변환의 입력 길이로 결정될 수도 있다. 블록 크기에 따른 비분리 변환 행렬의 결정 방법은 앞서 살펴본 바와 같으며, 여기서 자세한 설명은 생략하기로 한다.
- [333] 구체적으로, 크로마 성분에 대해서 비분리 변환이 적용되지 않으나, 크로마 성분에 대해서 비분리 변환이 적용된 경우와 동일하게 크로마 성분 블록 내 소정의 영역에 속한 변환 계수들에 대해 zero-out이 적용될 수 있다. 즉, 인코딩 장치에서는 크로마 성분 블록 내 일부 영역에 속한 변환 계수들만 남기고, 나머지 영역에 속한 변환 계수들을 0으로 설정할 수 있다. 여기서, 상기 일부 영역은, 만일 크로마 성분 블록에 대해 비분리 변환이 적용되었다면, 해당 비분리 변환을 통해 출력되는 변환 계수들이 배열되는 영역을 의미할 수 있다.
- [334] 일례로, 4:2:0 컬러 포맷으로 부호화되고, 현재 블록의 트리 타입이 싱글 트리이며, 루마 성분 블록과 크로마 성분 블록의 크기가 각각 8x16과 4x8이고, 8x16과 4x8 둘다 비분리 변환이 허용되는 블록 크기들임을 가정한다. 이 경우, 루마 성분 블록에 대해서는 비분리 변환이 적용되고, 크로마 성분 블록에 대해서는 비분리 변환이 적용되지 않을 수 있다. 그러나, 크로마 성분 블록에 대해서도 비분리 변환이 적용된 경우와 동일한 방식으로 zero-out이 적용될 수 있다.
- [335] 구체적으로, 4x8 블록에 20x32의 NSPT 행렬을 기반으로 순방향의 NSPT가 수행됨을 가정한 경우, NSPT를 통해 20개의 변환 계수만이 출력될 수 있다. 20개의 변환 계수들은 4x8 블록 내 좌상단 샘플 위치부터 소정의 스캔 순서에 따라 순차적으로 배열될 것이고, 나머지 12개의 샘플 위치에 대해서는 zero-out이 적용될 것이다. 이와 동일한 방식으로 크로마 성분 블록에 대해서 zero-out이 적용되는 경우, 크로마 성분 블록에서 좌상단 샘플 위치부터 소정의 스캔 순서에 따른 20번째 샘플 위치에 대해서는 기-출력된 변환 계수들을 그대로 남기고, 21번째 샘플 위치부터 32번째 샘플 위치에는 0을 할당할 수 있다. 또한, 크로마 성분 블록은 Cb 성분 블록과 Cr 성분 블록으로 구성될 수 있고, 두 성분 블록에 대해 동일한 방식으로 zero-out이 적용될 수 있다.
- [336] 상기 크로마 성분 블록에 대한 zero-out은, NSPT에 따른 zero-out일 수도 있고, LFNST에 따른 zero-out일 수도 있다.
- [337] 구체적으로, 크로마 성분 블록의 크기(또는, 크로마 성분 블록에 대응하는 루마 성분 블록의 크기)가 NSPT가 적용 가능한 블록 크기에 해당하는 경우, 크로마 성분 블록에 대해서 NSPT에 따른 zero-out 방식이 적용될 수 있다. 반면, 크로마 성분 블록의 크기(또는, 크로마 성분 블록에 대응하는 루마 성분 블록의 크기)가

LFNST가 적용 가능한 블록 크기에 해당하는 경우, 크로마 성분 블록에 대해서 LFNST에 따른 zero-out 방식이 적용될 수 있다.

[338] 현재 블록의 트리 타입에 따라, 루마 성분 블록의 크기 또는 크로마 성분 블록의 크기 중 어느 하나를 선택적으로 이용하여, 크로마 성분 블록에 대해 NSPT에 따른 zero-out 방식이 적용되는지, 아니면 LFNST에 따른 zero-out 방식이 적용되는지가 결정될 수도 있다. 일례로, 현재 블록의 트리 타입이 싱글 트리인 경우에는 루마 성분 블록의 크기를 기준으로 결정하고, 현재 블록의 트리 타입이 듀얼 트리인 경우에는 크로마 성분 블록의 크기를 기준으로 결정할 수도 있다.

[339] 크로마 성분 블록에 NSPT와 LFNST 둘다 적용 가능한 것으로 판단된 경우, NSPT의 출력 길이와 LFNST의 출력 길이 중 어느 하나에 기초하여 zero-out이 적용될 수 있다. 크로마 성분 블록에 NSPT와 LFNST 둘다 적용 가능한 경우, 기설정된 우선순위를 가진 비분리 변환의 출력 길이를 기반으로 zero-out이 적용될 수 있다. 일례로, NSPT가 LFNST보다 높은 우선순위를 가질 수 있다. LFNST가 NSPT보다 높은 우선순위를 가질 수 있다. 또는, 크로마 성분 블록에 NSPT와 LFNST 둘다 적용 가능한 경우, NSPT의 출력 길이와 LFNST의 출력 길이 중 최소값 또는 최대값을 기반으로 zero-out이 적용될 수도 있다. 일례로, 크로마 성분 블록에 대해 NSPT와 LFNST 둘다 적용하고, 크로마 성분 블록에 대응하는 순방향의 NSPT의 출력 길이가 20이고, 크로마 성분 블록에 대응하는 순방향의 LFNST의 출력 길이가 16인 경우, 크로마 성분 블록 내 좌상단 샘플 위치부터 16번째 샘플 위치의 변환 계수들만을 남기로, 나머지 샘플 위치의 변환 계수들은 0으로 설정될 수 있다.

[340] 전술한 바와 같이, 현재 블록이 싱글 트리로 부호화되고, 루마 성분에만 비분리 변환이 적용되고, 크로마 성분에 대해서는 비분리 변환이 적용되지 않으나 zero-out이 적용된 경우, 루마 성분에 관한 제1 조건 및 크로마 성분에 관한 제2 조건을 체크할 수 있고, 제1 및 제2 조건들을 만족하는 경우에 현재 블록(특히, 루마 성분 블록)에 대한 변환 인덱스가 시그널링될 수 있다.

[341] 또는, 현재 블록의 트리 타입이 싱글 트리이고, 루마 성분에만 비분리 변환이 적용되는 경우, 크로마 성분에 대해서 전술한 zero-out이 적용되지 않을 수도 있다. 이 경우, 크로마 성분에 관한 제2 조건을 체크하지 않고, 루마 성분에 관한 제1 조건을 체크할 수 있다. 루마 성분에 관한 제1 조건을 만족하는 경우, 현재 블록(특히, 루마 성분 블록)에 대한 변환 인덱스가 시그널링될 수 있다. 반면, 루마 성분에 관한 제1 조건을 만족하지 않는 경우(즉, 루마 성분 블록 내 상기 제2 영역에 0-제로 변환 계수가 존재하는 경우), 현재 블록에 대해 변환 인덱스가 시그널링되지 않을 수 있다. 이 경우, 해당 변환 인덱스는 0으로 유도될 수 있다.

[342] 또는, 현재 블록의 트리 타입이 싱글 트리이고, 비분리 변환이 루마 성분과 크로마 성분에 대해서 적용되는 경우, 전술한 루마 성분에 관한 제1 조건과 크로마 성분에 관한 제2 조건을 모두 체크할 수 있다. 이때, 상기 제1 및 제2 조건들을 모두 만족하는 경우, 현재 블록에 대한 변환 인덱스가 시그널링될 수 있다. 상기 제

1 조건 또는 제2 조건 중 어느 하나라도 만족하지 않는 경우, 현재 블록에 대한 변환 인덱스는 시그널링되지 않을 수 있다.

- [343] 컬러 포맷이 4:2:0이고, 현재 블록의 트리 타입이 싱글 트리이며, 루마 성분 블록의 크기가 $M \times N$ 인 경우, 크로마 성분 블록의 크기는 $(M/2) \times (N/2)$ 일 수 있다. 이는 현재 블록에 대해 ISP(Intra Sub-Partition) 모드가 적용되지 않는 경우를 전제로 한다. 루마 성분에 대한 $M \times N$ 블록에 대해 비분리 변환이 적용되는 경우, 크로마 성분에 대해서는 NSPT 또는 LFNST와 같은 비분리 변환이 적용될 수도 있고, NSPT와 LFNST가 둘다 적용되지 않을 수 있다. 구체적으로, 다음과 같은 경우로 나누어 볼 수 있다.
- [344] 1) 루마 성분에 대한 $M \times N$ 블록에 대해 LFNST가 적용되는 경우
- [345] 1-a) 크로마 성분에 대한 $(M/2) \times (N/2)$ 변환 블록에 대해 LFNST 적용
- [346] 1-b) 크로마 성분에 대한 $(M/2) \times (N/2)$ 변환 블록에 대해 NSPT 적용
- [347] 1-c) 크로마 성분에 대한 $(M/2) \times (N/2)$ 변환 블록에 대해 NSPT와 LFNST 모두 적용하지 않음 (이 경우, 크로마 성분에 대해서 DCT-2 기반의 수평/수직 방향 일차 변환을 적용함)
- [348] 2) 루마 성분에 대한 $M \times N$ 변환 블록에 대해 NSPT가 적용되는 경우
- [349] 2-a) 크로마 성분에 대한 $(M/2) \times (N/2)$ 변환 블록에 대해 LFNST 적용
- [350] 2-b) 크로마 성분에 대한 $(M/2) \times (N/2)$ 변환 블록에 대해 NSPT 적용
- [351] 2-c) 크로마 성분에 대한 $(M/2) \times (N/2)$ 변환 블록에 대해 NSPT와 LFNST 모두 적용하지 않음 (이 경우, 크로마 성분에 대해서 DCT-2 기반의 수평/수직 방향 일차 변환을 적용함)
- [352] M 과 N 이 모두 4 이상일 때 NSPT와 LFNST가 적용 가능하고, NSPT는 4×4 , 4×8 , 8×4 , 8×8 블록에 대해 적용 가능한 경우를 가정한다. 이 경우, 현재 블록의 트리 타입이 싱글 트리인 경우, 다음과 같은 경우들이 발생할 수 있다.
- [353] 루마 성분 블록이 16×8 블록인 경우, 크로마 성분 블록은 8×4 블록일 수 있다. 루마 성분에 대해서는 LFNST가 적용되고, 크로마 성분에 대해서는 NSPT가 적용되도록 구성될 수 있다. 또는, 루마 성분에 대해서는 LFNST가 적용되고, 크로마 성분에 대해서는 NSPT와 LFNST가 모두 적용되지 않도록 구성될 수 있다. 이때, 크로마 성분에 대해 NSPT와 LFNST가 모두 적용되지 않더라도, 전술한 바와 같이 NSPT 또는 LFNST가 적용된 경우와 동일한 방식으로 zero-out이 적용될 수 있다. 또한, 본 예시에서는 크로마 성분 블록이 8×4 블록이므로 NSPT에 따른 zero-out이 적용될 수도 있다.
- [354] 루마 성분 블록이 8×8 블록인 경우, 크로마 성분 블록은 4×4 블록일 수 있다. 루마 성분에 대해서는 NSPT가 적용되고, 크로마 성분에 대해서는 NSPT가 적용되도록 구성될 수 있다. 또는, 루마 성분에 대해서는 NSPT가 적용되고, 크로마 성분에 대해서는 NSPT와 LFNST가 모두 적용되지 않도록 구성될 수도 있다. 이때, 크로마 성분에 대해 NSPT와 LFNST가 모두 적용되지 않더라도, 전술한 바와 같이 NSPT 또는 LFNST가 적용된 경우와 동일한 방식으로 zero-out이 적용될 수 있다.

또한, 본 예시에서는 크로마 성분 블록이 4x4 블록이므로 NSPT에 따른 zero-out이 적용될 수도 있다.

- [355] 루마 성분 블록이 8x4 블록인 경우, 크로마 성분 블록은 4x2 블록일 수 있다. 루마 성분에 대해서는 NSPT가 적용되고, 크로마 성분에 대해서는 NSPT와 LFNST가 모두 적용되지 않도록 구성될 수 있다. 이때, 크로마 성분에 대해서는 NSPT 또는 LFNST에 따른 zero-out이 적용되지 않을 수 있다. 대신에, 크로마 성분 블록 내 좌상단 샘플 위치부터 소정의 스캔순서에 따른 n번째 샘플 위치까지의 변환 계수는 그대로 남기고, n번째 이후의 샘플 위치에 zero-out이 적용될 수 있다. 여기서, n은 인코딩 장치와 디코딩 장치에 동일하게 기-정의된 값으로서, 2보다 크거나 같은 정수일 수 있다. 일례로, n은 4일 수 있다. 상기 좌상단 샘플 위치부터 4번째 샘플 위치는, 크로마 성분 블록의 좌상단 샘플을 포함하는 영역으로서 2x2 영역에 속할 수 있다.
- [356] 루마 성분 블록이 32x32 블록인 경우, 크로마 성분 블록은 16x16 블록일 수 있다. 루마 성분에 대해서는 LFNST가 적용되고, 크로마 성분에 대해서는 LFNST가 적용되도록 구성될 수 있다. 또는, 루마 성분에 대해서는 LFNST가 적용되고, 크로마 성분에 대해서는 NSPT와 LFNST가 모두 적용되지 않도록 구성될 수도 있다. 이때, 크로마 성분에 대해 NSPT와 LFNST가 모두 적용되지 않더라도, 전술한 바와 같이 NSPT 또는 LFNST가 적용된 경우와 동일한 방식으로 zero-out이 적용될 수 있다. 또한, 본 예시에서는 크로마 성분 블록이 16x16 블록이므로 LFNST에 따른 zero-out이 적용될 수도 있다.
- [357] 현재 블록의 트리 타입이 싱글 트리이면서 현재 블록에 ISP(Intra Sub-Partition) 모드가 적용된 경우 또는 현재 블록의 트리 타입이 듀얼 트리(Dual Tree)인 경우, 크로마 성분 블록의 너비와 높이가 각각 루마 성분 블록의 너비와 높이의 절반이 되지 않을 수 있다. 이와 같은 경우, 루마 성분에 대해서는 해당 변환 블록의 크기에 기초하여, NSPT 또는 LFNST의 적용 여부 및/또는 해당 비분리 변환의 행렬 크기(또는, 입출력 길이)가 결정될 수 있다. 크로마 성분에 대해서는 해당 변환 블록의 크기에 기초하여, NSPT 또는 LFNST의 적용 여부 및/또는 해당 비분리 변환의 행렬 크기(또는, 입출력 길이)가 결정될 수 있다. 또한, 현재 블록의 트리 타입이 싱글 트리인 경우, 전술한 바와 같이, 크로마 성분에 대해서는 NSPT 또는 LFNST가 적용되지 않도록 구성될 수 있고, NSPT 또는 LFNST가 적용된 경우와 동일한 방식으로 zero-out이 적용될 수 있음은 물론이다.
- [358] 루마 성분 또는 크로마 성분에 대해 비분리 변환이 적용되는 경우, 상기 비분리 변환을 위한 변환 인덱스는 다음의 조건을 만족하는 경우에 시그نال링될 수 있다. 후술할 변환 인덱스의 시그نال링을 위한 조건들은, 루마 성분에 관한 제1 조건 및 크로마 성분에 관한 제2 조건에 추가적인 조건으로 고려될 수 있다. 즉, 변환 인덱스는 상기 제1 및 제2 조건들을 모두 만족하고, 후술하는 조건들 중 적어도 하나를 만족하는 경우에 한하여 시그نال링될 수 있다. 또는, 후술하는 조건들은, 상기 제1 및 제2 조건들과 관계없이 독립적인 조건으로 고려될 수도 있다. 즉, 변환

인덱스는, 상기 제1 및 제2 조건들을 만족하는지 여부에 관계없이 후술하는 조건들 중 적어도 하나를 만족하는 경우에 시그널링될 수 있다.

- [359] 1) 컬러 성분들(즉, Y, Cb, Cr) 중 적어도 하나의 변환 블록에 대해서 좌상단 샘플 위치 이외의 위치에 년-제로 변환 계수가 존재하는 경우에 변환 인덱스가 시그널링되고, 그렇지 않은 경우(즉, 모든 컬러 성분들의 변환 블록들에 대해서 좌상단 샘플 위치 이외의 위치에 년-제로 변환 계수가 존재하지 않는 경우)에는 변환 인덱스가 시그널링되지 않을 수 있다.
- [360] 일례로, 현재 블록의 트리 타입이 듀얼 트리이고, 현재 블록이 크로마 성분의 변환 블록인 경우, Cb 성분과 Cr 성분 중 적어도 하나의 변환 블록에 대해서 좌상단 샘플 위치 이외의 위치에 년-제로 변환 계수가 존재하는 경우에만 해당 변환 인덱스가 시그널링될 수 있다.
- [361] 또는, 현재 블록의 트리 타입이 싱글 트리인 경우, 루마 성분과 크로마 성분(크로마 성분의 경우 Cb 성분과 Cr 성분으로 구성 가능) 중 적어도 하나의 변환 블록에 대해서 좌상단 샘플 위치 이외의 위치에 년-제로 변환 계수가 존재하는 경우에만 해당 변환 인덱스가 시그널링될 수 있다.
- [362] 또는, 현재 블록의 트리 타입이 싱글 트리이고, 루마 성분에 대해서만 비분리 변환이 적용되는 경우, 루마 성분과 크로마 성분 중 적어도 하나의 변환 블록에 대해서 좌상단 샘플 위치 이외의 위치에 년-제로 변환 계수가 존재하고, 루마 성분에 관한 제1 조건 및 크로마 성분에 관한 제2 조건을 만족하는 경우에 변환 인덱스가 시그널링될 수 있다. 상기 루마 성분의 변환 블록에 년-제로 변환 계수가 존재하지 않는 경우라도, 제1 및 제2 조건들을 만족하는 경우에 변환 인덱스가 시그널링될 수 있다.
- [363] 2) 현재 블록의 컬러 성분들(즉, Y, Cb, Cr) 중 적어도 하나의 변환 블록이 변환 스킵으로 부호화된 경우(즉, 해당 성분에 대한 변환 스킵 플래그가 1인 경우), 모든 컬러 성분들의 변환 블록들에 대해서 비분리 변환이 적용되지 않을 수 있다. 컬러 성분들 중 어느 하나라도 변환 스킵으로 부호화된 경우, 현재 블록에 대한 변환 인덱스는 시그널링되지 않을 수 있다. 해당 변환 인덱스는 0으로 유도될 수 있다.
- [364] 또는, 현재 블록의 컬러 성분들 중 일부 성분의 변환 블록에 대해서 변환 스킵이 적용되고, 다른 성분의 변환 블록에 대해서 변환 스킵이 적용되지 않을 수 있다. 이 경우, 변환 스킵이 적용된 컬러 성분의 변환 블록에 대해서 비분리 변환이 적용되지 않고, 나머지 컬러 성분의 변환 블록에 대해서 비분리 변환이 적용될 수 있다.
- [365] 상기 변환 스킵이 적용되는 컬러 성분에 대해서 소정의 조건을 만족하는지 여부에 기초하여, 변환 스킵이 적용되지 않는 컬러 성분에 대해 비분리 변환이 적용될 수 있고, 해당 컬러 성분에 대한 변환 인덱스가 시그널링될 수 있다. 일례로, 상기 변환 스킵이 적용되는 컬러 성분에 대해서 소정의 조건을 만족하는 경우에 한하여, 변환 스킵이 적용되지 않는 컬러 성분에 대해 변환 인덱스가 시그널링될

수 있다. 여기서, 소정의 조건은, 전술한 루마 성분에 관한 제1 조건, 크로마 성분
에 관한 제2 조건, 또는 적어도 하나의 컬러 성분에 대한 변환 블록에서 좌상단
샘플 위치 이외의 위치에 난-제로 변환 계수가 존재한다는 제3 조건 중 적어도 하
나를 포함할 수 있다. 또는, 변환 스킵이 적용되는 컬러 성분에 대해서 상기 소정
의 조건을 체크하지 않도록 구성할 수도 있다.

- [366] 도 4를 참조하면, 현재 블록의 레지듀얼 샘플을 기반으로 현재 블록을 복원할 수 있다(S420).
- [367] 현재 블록의 인트라 예측 모드를 기반으로 현재 블록의 예측 샘플을 유도할 수 있다. 현재 블록의 예측 샘플과 레지듀얼 샘플을 기반으로, 현재 블록의 복원 샘플을 생성할 수 있다.
- [368] 도 6은 본 개시에 따른 영상 디코딩 방법을 수행하는 디코딩 장치 (300)의 개략적인 구성을 도시한 것이다.
- [369] 도 6을 참조하면, 본 개시에 따른 디코딩 장치(300)는, 변환 계수 유도부(600), 레지듀얼 샘플 유도부(610), 복원 블록 생성부(620)를 포함할 수 있다. 변환 계수 유도부(600)는 도 3의 엔트로피 디코딩부(310)에 구성될 수 있고, 레지듀얼 샘플 유도부(610)는 도 3의 레지듀얼 처리부(320)에 구성될 수 있고, 복원 블록 생성부(620)는 도 3의 가산부(340)에 구성될 수 있다.
- [370] 변환 계수 유도부(600)는, 비트스트림으로부터 현재 블록의 레지듀얼 정보를 획득하고, 이를 복호화하여 현재 블록의 변환 계수를 유도할 수 있다.
- [371] 레지듀얼 샘플 유도부(610)는, 현재 블록의 변환 계수에 역양자화 또는 역변환 중 적어도 하나를 수행하여, 현재 블록의 레지듀얼 샘플을 유도할 수 있다.
- [372] 레지듀얼 샘플 유도부(610)는, 소정의 변환 커널 결정 방법을 통해 현재 블록의 역변환을 위한 변환 커널을 결정하고, 이를 기반으로 현재 블록의 레지듀얼 샘플을 유도할 수 있다. 이에 대해서는 도 4를 참조하여 살펴본 바와 같으며, 여기서 자세한 설명은 생략하기로 한다.
- [373] 복원 블록 생성부(620)는, 현재 블록의 레지듀얼 샘플을 기반으로 현재 블록을 복원할 수 있다.
- [374] 도 7은 본 개시에 따른 일실시예로서, 인코딩 장치(200)에 의해 수행되는 영상 인코딩 방법을 도시한 것이다.
- [375] 도 7을 참조하면, 현재 블록의 레지듀얼 샘플(residual samples)을 유도할 수 있다(S700).
- [376] 현재 블록의 레지듀얼 샘플은, 현재 블록의 원본 샘플(original samples)에서 예측 샘플(prediction samples)을 차분하여 유도될 수 있다. 여기서, 예측 샘플은, 소정의 인트라 예측 모드에 기초하여 유도된 것일 수 있다.
- [377] 도 7을 참조하면, 현재 블록의 레지듀얼 샘플에 변환 또는 양자화 중 적어도 하나를 수행하여 현재 블록의 변환 계수(transform coefficients)를 유도할 수 있다(S710).

- [378] 본 개시에 따른 변환 방법은 도 4를 참조하여 살펴본 역변환의 역과정으로 이해될 수 있다. 상기 변환을 위한 변환 커널을 결정하는 방법은 도 4를 참조하여 살펴본 바와 같다. 여기서 자세한 설명은 생략하기로 한다.
- [379] 예를 들어, 현재 블록의 변환을 위한 하나 또는 그 이상의 변환 세트가 정의/구성될 수 있고, 각 변환 세트는 하나 또는 그 이상의 변환 커널 후보를 포함할 수 있다. 이때, 복수의 변환 세트로부터 어느 하나가 현재 블록의 변환 세트로 선택될 수 있다. 현재 블록의 변환 세트에 속한 복수의 변환 커널 후보 중 어느 하나가 선택될 수 있다. 상기 선택은, 현재 블록의 컨텍스트를 기반으로 묵시적으로 수행될 수 있다. 또는, 현재 블록을 위한 최적의 변환 세트 및/또는 변환 커널 후보를 선택하고, 이를 지시하는 인덱스가 시그널링될 수도 있다.
- [380] 또는, 현재 블록의 변환 커널은 MTS 세트를 기반으로 결정될 수 있다. 현재 블록의 크기 또는 인트라 예측 모드 중 적어도 하나를 기반으로, 복수의 MTS 세트 중 어느 하나가 선택될 수 있다. 선택된 MTS 세트는 하나 또는 그 이상의 변환 커널 후보를 포함할 수 있다. 상기 하나 또는 그 이상의 변환 커널 후보 중 어느 하나가 선택될 수 있고, 선택된 변환 커널 후보를 기반으로 현재 블록의 변환 커널이 결정될 수 있다. 상기 변환 커널 후보의 선택은, 현재 블록의 컨텍스트를 기반으로 유도된 변환 커널 후보 인덱스를 이용하여 수행될 수 있다. 또는, 현재 블록을 위한 최적의 변환 커널 후보가 선택되고, 선택된 변환 커널 후보를 지시하는 변환 커널 후보 인덱스가 시그널링될 수도 있다.
- [381] 또는, 현재 블록의 변환 커널은 비분리 일차 변환(NSPT) 커널을 기반으로 결정될 수 있다. 현재 블록의 크기가 NSPT가 적용될 수 있는 블록 크기의 집합인 제1 그룹에 속하는 경우, 현재 블록에 대해 순방향의 NSPT가 적용될 수 있고, 현재 블록의 크기가 제2 그룹에 속하는 경우, 현재 블록에 대해 순방향의 NSPT가 적용되지 않을 수 있다. 현재 블록의 크기가 제2 그룹에 속하는 경우, 현재 블록의 레지듀얼 샘플에 순방향의 분리 일차 변환(e.g., DCT-2)을 적용하여 변환 계수들을 유도할 수 있다. 상기 분리 일차 변환을 통해 유도된 변환 계수들 전부 또는 일부에 대해 순방향의 LFNST가 추가적으로 적용될 수도 있다.
- [382] 또한, 상기 NSPT는 현재 블록의 트리 타입 또는 성분 타입 중 적어도 하나에 기초하여 적용될 수 있다. 상기 NSPT를 위한 NSPT 커널(또는, NSPT 행렬)은, 인트라 예측 모드 간의 대칭성 또는 블록 형태 간의 대칭성을 이용하여 결정될 수 있다. $M \times N$ 의 현재 블록에 대해 순방향의 NSPT가 적용되는 경우, NSPT 커널은 $r \times MN$ 으로 표현될 수 있다. 여기서 r 은 NSPT의 출력 길이 또는 NSPT에 의해 생성되는 변환 계수의 개수를 의미하고, MN 은 현재 블록의 너비와 높이의 곱으로서, NSPT의 입력 길이 또는 NSPT가 적용되는 레지듀얼 샘플의 개수를 의미할 수 있다. 이러한 NSPT 커널의 크기를 결정하는 방법에 대해서는 도 4를 참조하여 살펴본 바와 같다.
- [383] 변환을 위한 LFNST 인덱스 및/또는 NSPT 인덱스는 통합된 하나의 신텍스로 부호화될 수도 있고, LFNST 인덱스와 NSPT 인덱스가 각각 부호화되어 비트스

트림에 삽입될 수도 있다. LFNST 인덱스와 NSPT 인덱스에 대한 이진화, 그리고 CABAC 컨텍스트와 초기 값의 할당에 대해서는 도 4를 참조하여 살펴본 바와 같다.

- [384] 또한, 도 4를 참조하여 변환 인덱스를 시그널링하는 방법을 살펴보았으며, 이는 변환을 변환 인덱스를 부호화하는 방법에도 동일하게 적용될 수 있다.
- [385] 도 7을 참조하면, 현재 블록의 변환 계수를 부호화하여 비트스트림을 생성할 수 있다(S720).
- [386] 상기 현재 블록의 변환 계수를 기반으로, 상기 변환 계수에 관한 레지듀얼 정보가 생성될 수 있고, 레지듀얼 정보를 부호화하여 비트스트림이 생성될 수 있다.
- [387] 도 8은 본 개시에 따른 영상 인코딩 방법을 수행하는 인코딩 장치(200)의 개략적인 구성을 도시한 것이다.
- [388] 도 8을 참조하면, 본 개시에 따른 인코딩 장치(200)는, 레지듀얼 샘플 유도부(800), 변환 계수 유도부(810) 및 변환 계수 인코딩부(820)를 포함할 수 있다. 레지듀얼 샘플 유도부(800)와 변환 계수 유도부(810)는 도 2의 레지듀얼 처리부(230)에 구성될 수 있고, 변환 계수 인코딩부(820)는 도 2의 엔트로피 인코딩부(240)에 구성될 수 있다.
- [389] 레지듀얼 샘플 유도부(800)는, 현재 블록의 원본 샘플에서 예측 샘플을 차분하여 현재 블록의 레지듀얼 샘플을 유도할 수 있다. 여기서, 예측 샘플은, 소정의 인트라 예측 모드에 기초하여 유도된 것일 수 있다.
- [390] 변환 계수 유도부(810)는, 현재 블록의 레지듀얼 샘플에 변환 또는 양자화 중 적어도 하나를 수행하여 현재 블록의 변환 계수를 유도할 수 있다. 변환 계수 유도부(810)는, 전술한 실시예 1 내지 3 중 적어도 하나에 기초하여 현재 블록의 변환 커널을 결정하고, 현재 블록의 레지듀얼 샘플에 상기 변환 커널을 적용하여 변환 계수를 유도할 수 있다.
- [391] 변환 계수 인코딩부(820)는, 현재 블록의 변환 계수를 부호화하여 비트스트림을 생성할 수 있다.
- [392] 상술한 실시예에서, 방법들은 일련의 단계 또는 블록으로써 순서도를 기초로 설명되고 있지만, 해당 실시예는 단계들의 순서에 한정되는 것은 아니며, 어떤 단계는 상술한 바와 다른 단계와 다른 순서로 또는 동시에 발생할 수 있다. 또한, 당업자라면 순서도에 나타내어진 단계들이 배타적이지 않고, 다른 단계가 포함되거나 순서도의 하나 또는 그 이상의 단계가 본 문서의 실시예들의 범위에 영향을 미치지 않고 삭제될 수 있음을 이해할 수 있을 것이다.
- [393] 상술한 본 문서의 실시예들에 따른 방법은 소프트웨어 형태로 구현될 수 있으며, 본 문서에 따른 인코딩 장치 및/또는 디코딩 장치는 예를 들어 TV, 컴퓨터, 스마트폰, 셋톱박스, 디스플레이 장치 등의 영상 처리를 수행하는 장치에 포함될 수 있다.
- [394] 본 문서에서 실시예들이 소프트웨어로 구현될 때, 상술한 방법은 상술한 기능을 수행하는 모듈(과정, 기능 등)로 구현될 수 있다. 모듈은 메모리에 저장되

고, 프로세서에 의해 실행될 수 있다. 메모리는 프로세서 내부 또는 외부에 있을 수 있고, 잘 알려진 다양한 수단으로 프로세서와 연결될 수 있다. 프로세서는 ASIC(application-specific integrated circuit), 다른 칩셋, 논리 회로 및/또는 데이터 처리 장치를 포함할 수 있다. 메모리는 ROM(read-only memory), RAM(random access memory), 플래쉬 메모리, 메모리 카드, 저장 매체 및/또는 다른 저장 장치를 포함할 수 있다. 즉, 본 문서에서 설명한 실시예들은 프로세서, 마이크로 프로세서, 컨트롤러 또는 칩 상에서 구현되어 수행될 수 있다. 예를 들어, 각 도면에서 도시한 기능 유닛들은 컴퓨터, 프로세서, 마이크로 프로세서, 컨트롤러 또는 칩 상에서 구현되어 수행될 수 있다. 이 경우 구현을 위한 정보(ex. information on instructions) 또는 알고리즘이 디지털 저장 매체에 저장될 수 있다.

- [395] 또한, 본 명세서의 실시예(들)이 적용되는 디코딩 장치 및 인코딩 장치는 멀티미디어 방송 송수신 장치, 모바일 통신 단말, 홈 시네마 비디오 장치, 디지털 시네마 비디오 장치, 감시용 카메라, 비디오 대화 장치, 비디오 통신과 같은 실시간 통신 장치, 모바일 스트리밍 장치, 저장 매체, 캠코더, 주문형 비디오(VoD) 서비스 제공 장치, OTT 비디오(Over the top video) 장치, 인터넷 스트리밍 서비스 제공 장치, 3차원(3D) 비디오 장치, VR(virtual reality) 장치, AR(argumente reality) 장치, 화상 전화 비디오 장치, 운송 수단 단말 (ex. 차량(자율주행차량 포함) 단말, 비행기 단말, 선박 단말 등) 및 의료용 비디오 장치 등에 포함될 수 있으며, 비디오 신호 또는 데이터 신호를 처리하기 위해 사용될 수 있다. 예를 들어, OTT 비디오(Over the top video) 장치로는 게임 콘솔, 블루레이 플레이어, 인터넷 접속 TV, 홈시어터 시스템, 스마트폰, 태블릿 PC, DVR(Digital Video Recorder) 등을 포함할 수 있다.
- [396] 또한, 본 명세서의 실시예(들)이 적용되는 처리 방법은 컴퓨터로 실행되는 프로그램의 형태로 생산될 수 있으며, 컴퓨터가 판독할 수 있는 기록 매체에 저장될 수 있다. 본 명세서의 실시예(들)에 따른 데이터 구조를 가지는 멀티미디어 데이터도 또한 컴퓨터가 판독할 수 있는 기록 매체에 저장될 수 있다. 상기 컴퓨터가 판독할 수 있는 기록 매체는 컴퓨터로 읽을 수 있는 데이터가 저장되는 모든 종류의 저장 장치 및 분산 저장 장치를 포함한다. 상기 컴퓨터가 판독할 수 있는 기록 매체는, 예를 들어, 블루레이 디스크(BD), 범용 직렬 버스(USB), ROM, PROM, EPROM, EEPROM, RAM, CD-ROM, 자기 테이프, 플로피 디스크 및 광학적 데이터 저장 장치를 포함할 수 있다. 또한, 상기 컴퓨터가 판독할 수 있는 기록 매체는 반송파(예를 들어, 인터넷을 통한 전송)의 형태로 구현된 미디어를 포함한다. 또한, 인코딩 방법으로 생성된 비트스트림이 컴퓨터가 판독할 수 있는 기록 매체에 저장되거나 유무선 통신 네트워크를 통해 전송될 수 있다.
- [397] 또한, 본 명세서의 실시예(들)은 프로그램 코드에 의한 컴퓨터 프로그램 제품으로 구현될 수 있고, 상기 프로그램 코드는 본 명세서의 실시예(들)에 의해 컴퓨터에서 수행될 수 있다. 상기 프로그램 코드는 컴퓨터에 의해 판독가능한 캐리어 상에 저장될 수 있다.

- [398] 도 9는 본 개시의 실시예들이 적용될 수 있는 콘텐츠 스트리밍 시스템의 예를 나타낸다.
- [399] 도 9를 참조하면, 본 명세서의 실시예(들)이 적용되는 콘텐츠 스트리밍 시스템은 크게 인코딩 서버, 스트리밍 서버, 웹 서버, 미디어 저장소, 사용자 장치 및 멀티미디어 입력 장치를 포함할 수 있다.
- [400] 상기 인코딩 서버는 스마트폰, 카메라, 캠코더 등과 같은 멀티미디어 입력 장치들로부터 입력된 콘텐츠를 디지털 데이터로 압축하여 비트스트림을 생성하고 이를 상기 스트리밍 서버로 전송하는 역할을 한다. 다른 예로, 스마트폰, 카메라, 캠코더 등과 같은 멀티미디어 입력 장치들이 비트스트림을 직접 생성하는 경우, 상기 인코딩 서버는 생략될 수 있다.
- [401] 상기 비트스트림은 본 명세서의 실시예(들)이 적용되는 인코딩 방법 또는 비트스트림 생성 방법에 의해 생성될 수 있고, 상기 스트리밍 서버는 상기 비트스트림을 전송 또는 수신하는 과정에서 일시적으로 상기 비트스트림을 저장할 수 있다.
- [402] 상기 스트리밍 서버는 웹 서버를 통한 사용자 요청에 기초하여 멀티미디어 데이터를 사용자 장치에 전송하고, 상기 웹 서버는 사용자에게 어떠한 서비스가 있는지를 알려주는 매개체 역할을 한다. 사용자가 상기 웹 서버에 원하는 서비스를 요청하면, 상기 웹 서버는 이를 스트리밍 서버에 전달하고, 상기 스트리밍 서버는 사용자에게 멀티미디어 데이터를 전송한다. 이때, 상기 콘텐츠 스트리밍 시스템은 별도의 제어 서버를 포함할 수 있고, 이 경우 상기 제어 서버는 상기 콘텐츠 스트리밍 시스템 내 각 장치 간 명령/응답을 제어하는 역할을 한다.
- [403] 상기 스트리밍 서버는 미디어 저장소 및/또는 인코딩 서버로부터 콘텐츠를 수신할 수 있다. 예를 들어, 상기 인코딩 서버로부터 콘텐츠를 수신하게 되는 경우, 상기 콘텐츠를 실시간으로 수신할 수 있다. 이 경우, 원활한 스트리밍 서비스를 제공하기 위하여 상기 스트리밍 서버는 상기 비트스트림을 일정 시간동안 저장할 수 있다.
- [404] 상기 사용자 장치의 예로는, 휴대폰, 스마트 폰(smart phone), 노트북 컴퓨터(laptop computer), 디지털방송용 단말기, PDA(personal digital assistants), PMP(portable multimedia player), 네비게이션, 슬레이트 PC(slate PC), 태블릿 PC(tablet PC), 울트라북(ultrabook), 웨어러블 디바이스(wearable device, 예를 들어, 워치형 단말기 (smartwatch), 글래스형 단말기 (smart glass), HMD(head mounted display)), 디지털 TV, 데스크탑 컴퓨터, 디지털 사이니지 등이 있을 수 있다.
- [405] 상기 콘텐츠 스트리밍 시스템 내 각 서버들은 분산 서버로 운영될 수 있으며, 이 경우 각 서버에서 수신하는 데이터는 분산 처리될 수 있다.
- [406] 본 명세서에 기재된 청구항들은 다양한 방식으로 조합될 수 있다. 예를 들어, 본 명세서의 방법 청구항의 기술적 특징이 조합되어 장치로 구현될 수 있고, 본 명세서의 장치 청구항의 기술적 특징이 조합되어 방법으로 구현될 수 있다. 또한,

본 명세서의 방법 청구항의 기술적 특징과 장치 청구항의 기술적 특징이 조합되어 장치로 구현될 수 있고, 본 명세서의 방법 청구항의 기술적 특징과 장치 청구항의 기술적 특징이 조합되어 방법으로 구현될 수 있다.

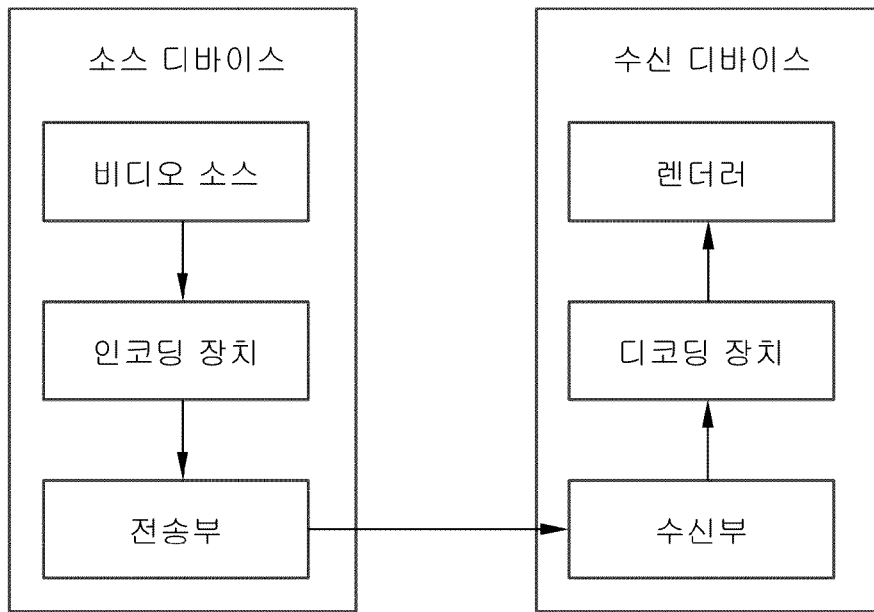
청구범위

- [청구항 1] 비트스트림으로부터 레지듀얼 정보를 획득하는 단계;
 상기 레지듀얼 정보에 기초하여 현재 블록의 변환 계수들을 유도하는 단계;
 상기 현재 블록의 변환 계수들에 대해 역양자화 또는 역변환 중 적어도 하나를 수행하여, 상기 현재 블록의 레지듀얼 샘플들을 유도하는 단계; 및
 상기 현재 블록의 레지듀얼 샘플들을 기반으로 상기 현재 블록을 복원하는 단계를 포함하되,
 상기 역변환은 역방향의 비분리 일차 변환(non-separable primary transform, NSPT)을 기반으로 수행되고,
 상기 NSPT를 위한 변환 커널은, 변환 세트에 속한 복수의 변환 커널 후보들 중 어느 하나를 지시하는 변환 인덱스에 기초하여 결정되고,
 상기 변환 인덱스는 루마 성분에 관한 제1 조건 또는 크로마 성분에 관한 제2 조건 중 적어도 하나에 기초하여 시그널링되는, 영상 디코딩 방법.
- [청구항 2] 제1항에 있어서,
 상기 루마 성분에 관한 제1 조건은, 상기 현재 블록의 루마 성분 블록 내 소정의 영역에 n -제로 변환 계수가 존재하지 않음을 나타내고,
 상기 크로마 성분에 관한 제2 조건은, 상기 현재 블록의 크로마 성분 블록 내 소정의 영역에 n -제로 변환 계수가 존재하지 않음을 나타내는, 영상 디코딩 방법.
- [청구항 3] 제2항에 있어서,
 상기 루마 성분 블록 내 소정의 영역은, 상기 루마 성분 블록에서 제1 영역을 제외한 나머지 영역이고,
 상기 제1 영역은, 상기 비분리 일차 변환에 입력되는 변환 계수들의 개수와 동일한 개수의 샘플들로 구성된 영역인, 영상 디코딩 방법.
- [청구항 4] 제2항에 있어서,
 상기 크로마 성분 블록 내 소정의 영역은, 상기 크로마 성분 블록에서 제1 영역을 제외한 나머지 영역이고,
 상기 제1 영역은, 상기 크로마 성분 블록의 크기에 대응하는 비분리 일차 변환의 입력 길이와 동일한 개수의 샘플들로 구성된 영역인, 영상 디코딩 방법.
- [청구항 5] 제1항에 있어서,
 상기 현재 블록의 트리 타입이 싱글 트리이고, 상기 비분리 일차 변환이 상기 현재 블록의 루마 성분 블록에 적용되거나 상기 현재 블록의 크로마 성분 블록에 적용되지 않는 경우, 상기 변환 인덱스는 상기 루마 성분에 관한 제1 조건과 상기 크로마 성분에 관한 제2 조건을 만족하는 경우에 기초하여 시그널링되는, 영상 디코딩 방법.

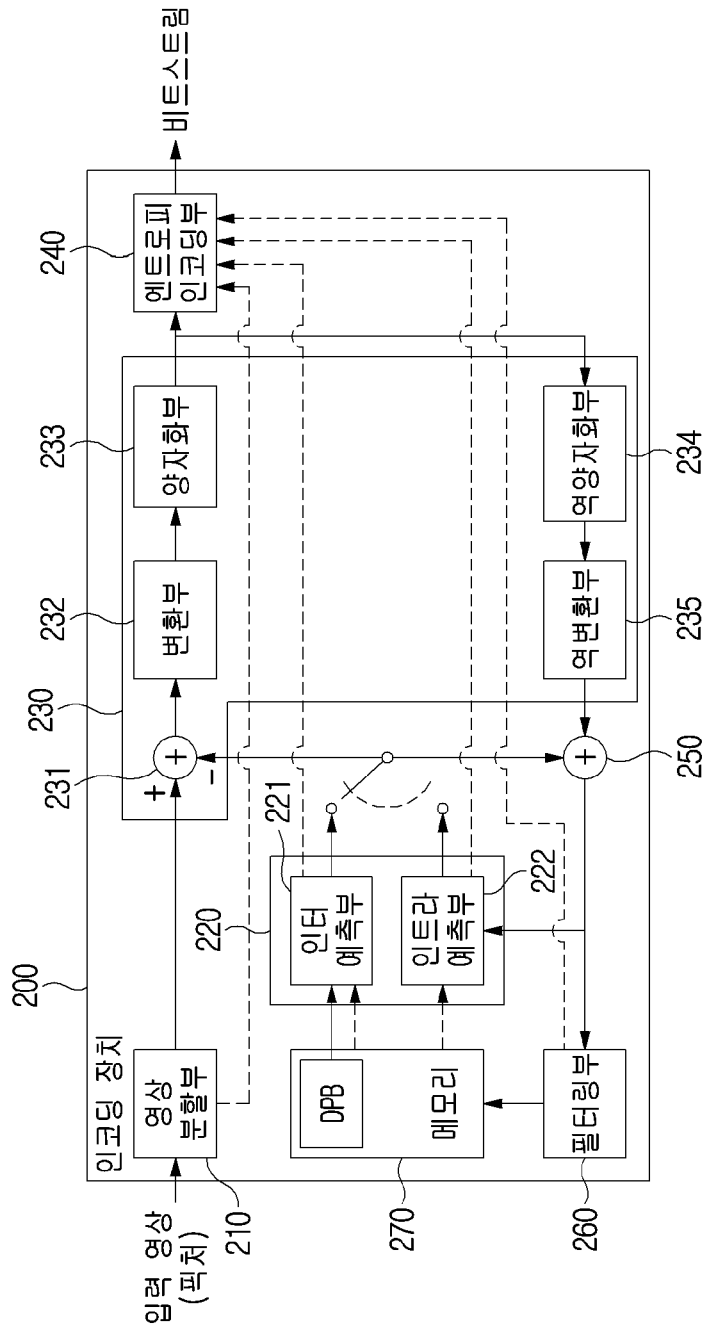
- [청구항 6] 제1항에 있어서,
상기 현재 블록의 트리 타입이 싱글 트리이고, 상기 비분리 일차 변환이
상기 현재 블록의 루마 성분 블록에 적용되거나 상기 현재 블록의 크로마 성
분 블록에 적용되지 않는 경우, 상기 변환 인덱스는, 상기 크로마 성분
에 관한 제2 조건을 만족하는지 여부에 대한 체크없이, 상기 루마 성분에 관
한 제1 조건을 만족하는 경우에 기초하여 시그널링되는, 영상 디코딩 방
법.
- [청구항 7] 제1항에 있어서,
상기 현재 블록의 트리 타입이 싱글 트리이고, 상기 비분리 일차 변환이
상기 현재 블록의 루마 성분 블록과 크로마 성분 블록에 적용되는 경우,
상기 변환 인덱스는 상기 루마 성분에 관한 제1 조건과 상기 크로마 성분
에 관한 제2 조건을 만족하는 경우에 기초하여 시그널링되는, 영상 디코
딩 방법.
- [청구항 8] 제1항에 있어서,
상기 변환 인덱스는, 상기 현재 블록 내 3개의 컬러 성분 블록들 중 적어도
하나에서 좌상단 샘플 위치가 아닌 다른 샘플 위치에 널-제로 변환 계수가
존재하는지 여부 또는 상기 3개의 컬러 성분 블록들 중 적어도 하나가 변
환 스킵 블록인지 여부 중 적어도 하나에 기초하여 시그널링되는, 영상 디
코딩 방법.
- [청구항 9] 현재 블록의 레지듀얼 샘플들을 유도하는 단계;
상기 현재 블록의 레지듀얼 샘플들에 변환 또는 양자화 중 적어도 하나를
수행하여, 상기 현재 블록의 변환 계수들을 유도하는 단계; 및
상기 현재 블록의 변환 계수들을 부호화하는 단계를 포함하되,
상기 변환은 순방향의 비분리 일차 변환(non-separable primary transform,
NSPT)을 기반으로 수행되고,
상기 NSPT를 위한 변환 커널은, 변환 세트에 속한 복수의 변환 커널 후보
들 중 어느 하나로 결정되고,
상기 복수의 변환 커널 후보들 중 어느 하나를 지시하는 변환 인덱스가 부
호화되고,
상기 변환 인덱스는 루마 성분에 관한 제1 조건 또는 크로마 성분에 관한
제2 조건 중 적어도 하나에 기초하여 부호화되는, 영상 인코딩 방법.
- [청구항 10] 제9항에 따른 영상 인코딩 방법에 의해 생성된 비트스트림을 저장하는 컴
퓨터 판독 가능한 저장 매체.
- [청구항 11] 영상 정보에 대한 비트스트림을 획득하는 단계; 여기서, 상기 비트스트림
은, 현재 블록의 레지듀얼 샘플들을 유도하고, 상기 현재 블록의 레지듀얼
샘플들에 변환 또는 양자화 중 적어도 하나를 수행하여 변환 계수들을 유
도하고, 상기 현재 블록의 변환 계수를 부호화하여 생성됨, 및
상기 비트스트림을 포함한 데이터를 전송하는 단계를 포함하되,

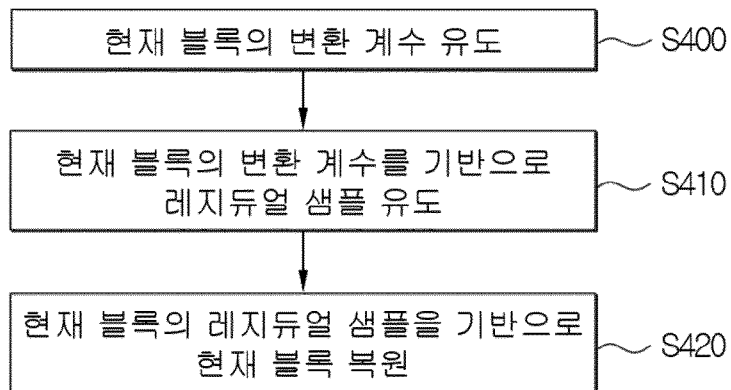
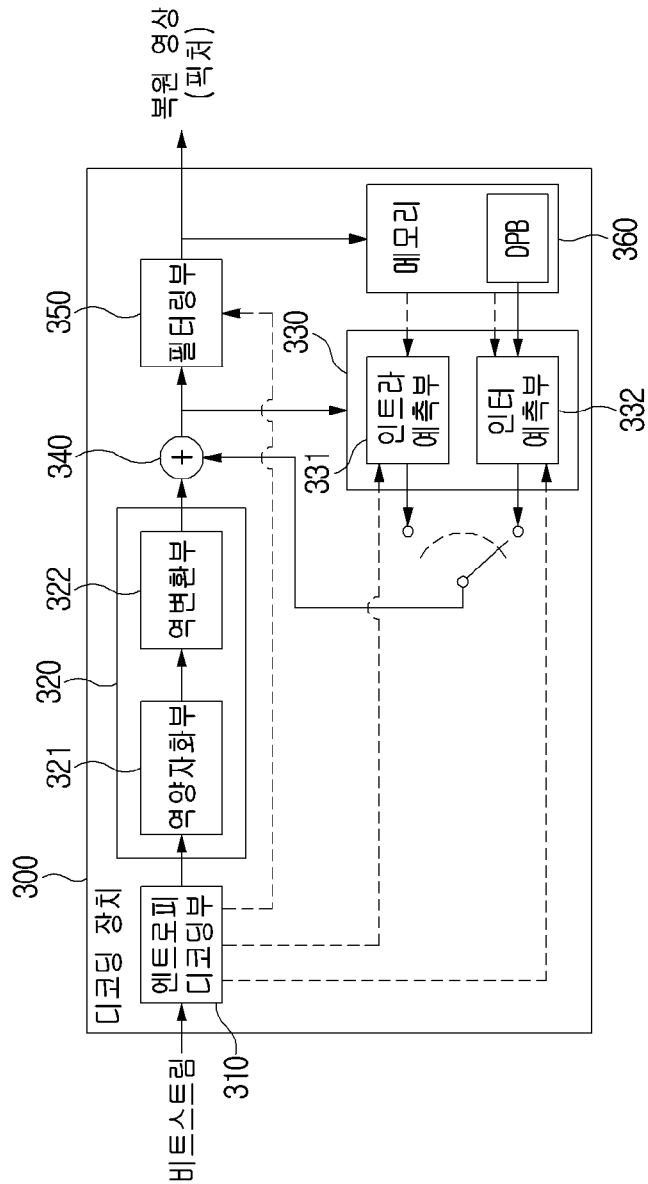
상기 변환은 순방향의 비분리 일차 변환(non-separable primary transform, NSPT)을 기반으로 수행되고,
상기 NSPT를 위한 변환 커널은, 변환 세트에 속한 복수의 변환 커널 후보들 중 어느 하나로 결정되고,
상기 복수의 변환 커널 후보들 중 어느 하나를 지시하는 변환 인덱스가 부호화되고,
상기 변환 인덱스는 루마 성분에 관한 제1 조건 또는 크로마 성분에 관한 제2 조건 중 적어도 하나에 기초하여 부호화되는, 데이터 전송 방법.

[도1]

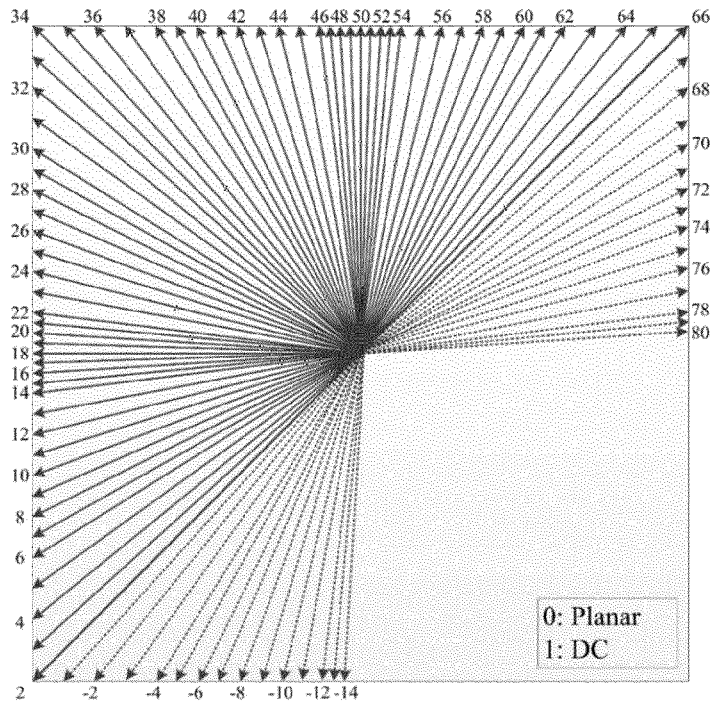


[도2]

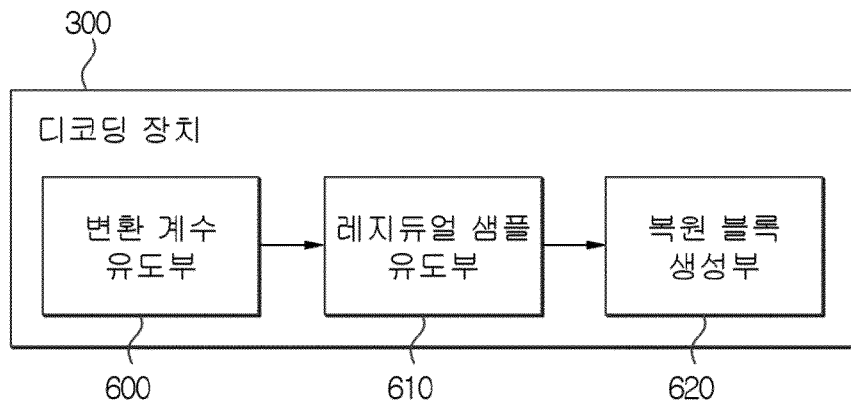




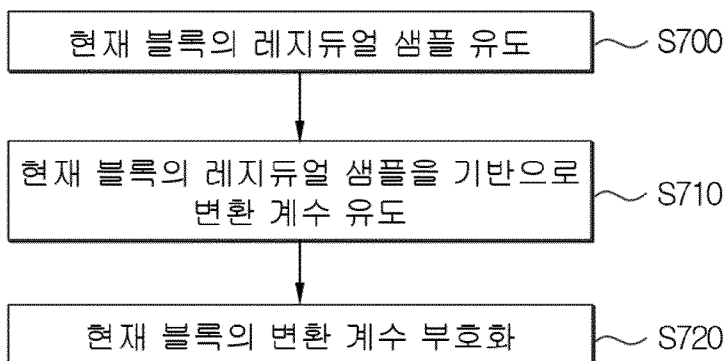
[도5]



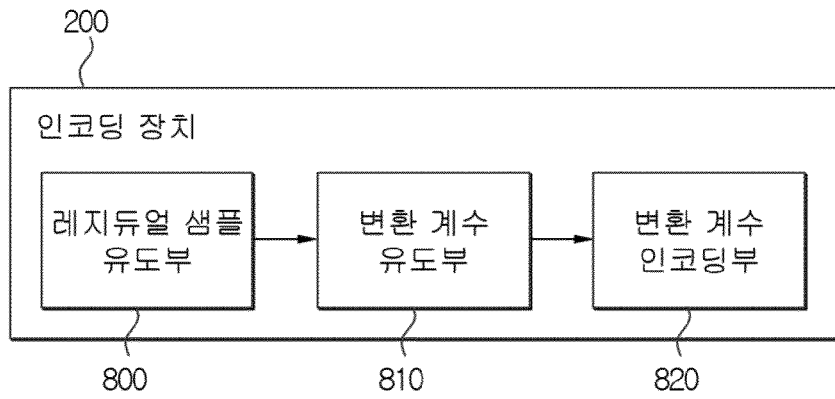
[도6]



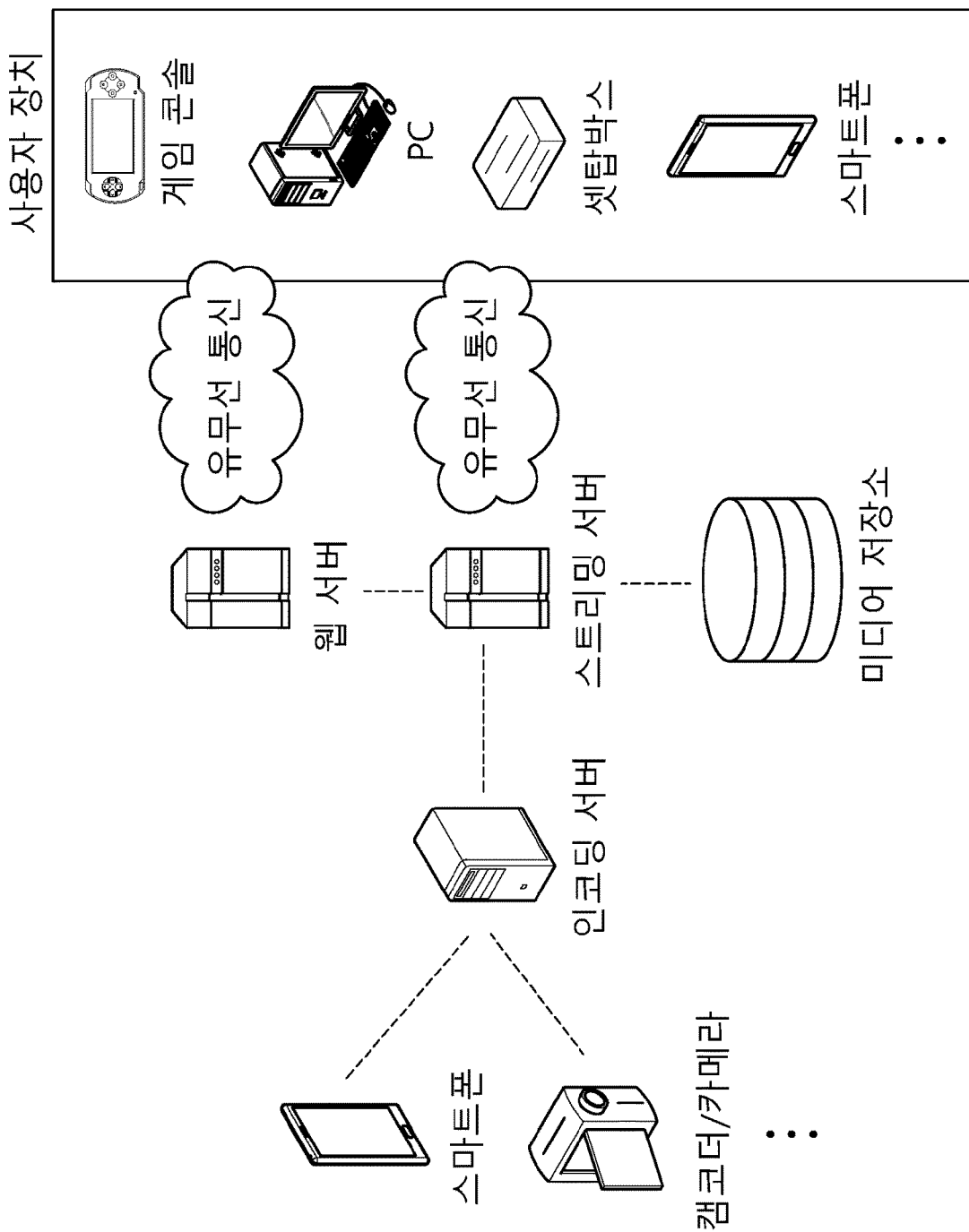
[도7]



[도8]



[도9]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/KR2023/020246

A. CLASSIFICATION OF SUBJECT MATTER**H04N 19/60(2014.01)i; H04N 19/70(2014.01)i; H04N 19/132(2014.01)i; H04N 19/18(2014.01)i; H04N 19/186(2014.01)i**

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

H04N 19/60(2014.01); H04N 19/11(2014.01); H04N 19/119(2014.01); H04N 19/12(2014.01); H04N 19/154(2014.01);
H04N 19/61(2014.01)

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Korean utility models and applications for utility models: IPC as above
Japanese utility models and applications for utility models: IPC as above

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

eKOMPASS (KIPO internal) & keywords: 복호화(decoding), 잔차(residual), 변환(transform), 계수(coefficient), 인덱스(index), 비분리(non-separable), 커널(kernel)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	US 2022-0264093 A1 (PANASONIC INTELLECTUAL PROPERTY CORPORATION OF AMERICA) 18 August 2022 (2022-08-18) See paragraphs [0117], [0148], [0153]-[0154], [0164], [0252]-[0265], [0289], [0314]-[0315], [0451] and [0480]; claim 35; and figures 1 and 10.	1-11
Y	KR 10-2022-0127389 A (LG ELECTRONICS INC.) 19 September 2022 (2022-09-19) See paragraphs [0020], [0063], [0104], [0125], [0179], [0189] and [0235]; and figures 3a-3d.	1-11
Y	KR 10-2022-0159961 A (QUALCOMM INCORPORATED) 05 December 2022 (2022-12-05) See claim 1.	5-7
A	KR 10-2021-0135320 A (TENCENT AMERICA LLC) 12 November 2021 (2021-11-12) See paragraphs [0170]-[0175]; and figure 16.	1-11
A	KR 10-2467334 B1 (LG ELECTRONICS INC.) 16 November 2022 (2022-11-16) See paragraphs [0016] and [0424]; and claims 1 and 13.	1-11



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

“A” document defining the general state of the art which is not considered to be of particular relevance

“D” document cited by the applicant in the international application

“E” earlier application or patent but published on or after the international filing date

“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

“O” document referring to an oral disclosure, use, exhibition or other means

“P” document published prior to the international filing date but later than the priority date claimed

“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

“&” document member of the same patent family

Date of the actual completion of the international search

25 March 2024

Date of mailing of the international search report

25 March 2024

Name and mailing address of the ISA/KR

Korean Intellectual Property Office
Government Complex-Daejeon Building 4, 189 Cheongsaro, Seo-gu, Daejeon 35208

Facsimile No. +82-42-481-8578

Authorized officer

Telephone No.

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.

PCT/KR2023/020246

Patent document cited in search report			Publication date (day/month/year)	Patent family member(s)		Publication date (day/month/year)
US	2022-0264093	A1	18 August 2022	US	11870992 B2	09 January 2024
				US	2020-0137388 A1	30 April 2020
				WO	2019-009129 A1	10 January 2019
KR	10-2022-0127389	A	19 September 2022	CN	116074508 A	05 May 2023
				EP	3723374 A1	14 October 2020
				JP	2023-133520 A	22 September 2023
				JP	7328414 B2	16 August 2023
				KR	10-2023-0112741 A	27 July 2023
				KR	10-2557256 B1	18 July 2023
				US	11818352 B2	14 November 2023
				US	2024-0031573 A1	25 January 2024
				WO	2020-050668 A1	12 March 2020
KR	10-2022-0159961	A	05 December 2022	CN	115315947 A	08 November 2022
				EP	4128769 A1	08 February 2023
				US	11582491 B2	14 February 2023
				US	2021-0306678 A1	30 September 2021
				WO	2021-195387 A1	30 September 2021
KR	10-2021-0135320	A	12 November 2021	CN	113853745 A	28 December 2021
				EP	4066385 A1	05 October 2022
				JP	2022-526400 A	24 May 2022
				JP	7285954 B2	02 June 2023
				US	11800126 B2	24 October 2023
				US	2023-0421790 A1	28 December 2023
				WO	2021-108027 A1	03 June 2021
KR	10-2467334	B1	16 November 2022	CN	116600120 A	15 August 2023
				EP	4017007 A1	22 June 2022
				JP	2023-107986 A	03 August 2023
				JP	7299413 B2	27 June 2023
				KR	10-2022-0154260 A	21 November 2022
				US	11805257 B2	31 October 2023
				US	2024-0007642 A1	04 January 2024
				WO	2021-054796 A1	25 March 2021

A. 발명이 속하는 기술분류(국제특허분류(IPC))

H04N 19/60(2014.01)i; H04N 19/70(2014.01)i; H04N 19/132(2014.01)i; H04N 19/18(2014.01)i; H04N 19/186(2014.01)i

B. 조사된 분야

조사된 최소문헌(국제특허분류를 기재)

H04N 19/60(2014.01); H04N 19/11(2014.01); H04N 19/119(2014.01); H04N 19/12(2014.01); H04N 19/154(2014.01);
H04N 19/61(2014.01)

조사된 기술분야에 속하는 최소문헌 이외의 문헌

한국등록실용신안공보 및 한국공개실용신안공보: 조사된 최소문헌란에 기재된 IPC
일본등록실용신안공보 및 일본공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

국제조사에 이용된 전산 데이터베이스(데이터베이스의 명칭 및 검색어(해당하는 경우))

eKOMPASS(특허청 내부 검색시스템) & 키워드: 복호화(decoding), 잔차(residual), 변환(transform), 계수(coefficient),
인덱스(index), 비분리(non-separable), 커널(kernel)

C. 관련 문헌

카테고리*	인용문헌명 및 관련 구절(해당하는 경우)의 기재	관련 청구항
Y	US 2022-0264093 A1 (PANASONIC INTELLECTUAL PROPERTY CORPORATION OF AMERICA) 2022.08.18 단락 [0117], [0148], [0153]-[0154], [0164], [0252]-[0265], [0289], [0314]-[0315], [0451], [0480]; 청구항 35; 및 도면 1, 10	1-11
Y	KR 10-2022-0127389 A (엔지전자 주식회사) 2022.09.19 단락 [0020], [0063], [0104], [0125], [0179], [0189], [0235]; 및 도면 3a-3d	1-11
Y	KR 10-2022-0159961 A (헬컴 인코포레이티드) 2022.12.05 청구항 1	5-7
A	KR 10-2021-0135320 A (텐센트 아메리카 엔엘씨) 2021.11.12 단락 [0170]-[0175]; 및 도면 16	1-11
A	KR 10-2467334 B1 (엔지전자 주식회사) 2022.11.16 단락 [0016], [0424]; 및 청구항 1, 13	1-11



추가 문헌이 C(계속)에 기재되어 있습니다.



대응특허에 관한 별지를 참조하십시오.

* 인용된 문헌의 특별 카테고리:

“A” 특별히 관련이 없는 것으로 보이는 일반적인 기술수준을
정의한 문헌

“D” 본 국제출원에서 출원인이 인용한 문헌

“E” 국제출원일보다 빠른 출원일 또는 우선일을 가지나 국제출원일
이후에 공개된 선출원 또는 특허 문헌“L” 우선권 주장에 의문을 제기하는 문헌 또는 다른 인용문헌의
공개일 또는 다른 특별한 이유(이유를 명시)를 밝히기 위하여
인용된 문헌

“O” 구두 개시, 사용, 전시 또는 기타 수단을 언급하고 있는 문헌

“P” 우선일 이후에 공개되었으나 국제출원일 이전에 공개된 문헌

“T” 국제출원일 또는 우선일 후에 공개된 문헌으로, 출원과
상충하지 않으며 발명의 기초가 되는 원리나 이론을 이해하기
위해 인용된 문헌“X” 특별한 관련이 있는 문헌. 해당 문헌 하나만으로 청구된 발명의
신규성 또는 진보성이 없는 것으로 본다.“Y” 특별한 관련이 있는 문헌. 해당 문헌이 하나 이상의 다른
문헌과 조합하는 경우로 그 조합이 당업자에게 자명한 경우
청구된 발명은 진보성이 없는 것으로 본다.

“&” 동일한 대응특허문헌에 속하는 문헌

국제조사의 실제 완료일

2024년03월25일(25.03.2024)

국제조사보고서 발송일

2024년03월25일(25.03.2024)

ISA/KR의 명칭 및 우편주소

대한민국 특허청
(35208) 대전광역시 서구 청사로 189, 4동 (둔산동,
정부대전청사)

팩스 번호 +82-42-481-8578

심사관

양정록

전화번호 +82-42-481-5709

국제조사보고서에서 인용된 특허문헌	공개일	대응특허문헌	공개일
US 2022-0264093 A1	2022/08/18	US 11870992 B2	2024/01/09
		US 2020-0137388 A1	2020/04/30
		WO 2019-009129 A1	2019/01/10
-----	-----	-----	-----
KR 10-2022-0127389 A	2022/09/19	CN 116074508 A	2023/05/05
		EP 3723374 A1	2020/10/14
		JP 2023-133520 A	2023/09/22
		JP 7328414 B2	2023/08/16
		KR 10-2023-0112741 A	2023/07/27
		KR 10-2557256 B1	2023/07/18
		US 11818352 B2	2023/11/14
		US 2024-0031573 A1	2024/01/25
		WO 2020-050668 A1	2020/03/12
-----	-----	-----	-----
KR 10-2022-0159961 A	2022/12/05	CN 115315947 A	2022/11/08
		EP 4128769 A1	2023/02/08
		US 11582491 B2	2023/02/14
		US 2021-0306678 A1	2021/09/30
		WO 2021-195387 A1	2021/09/30
-----	-----	-----	-----
KR 10-2021-0135320 A	2021/11/12	CN 113853745 A	2021/12/28
		EP 4066385 A1	2022/10/05
		JP 2022-526400 A	2022/05/24
		JP 7285954 B2	2023/06/02
		US 11800126 B2	2023/10/24
		US 2023-0421790 A1	2023/12/28
		WO 2021-108027 A1	2021/06/03
-----	-----	-----	-----
KR 10-2467334 B1	2022/11/16	CN 116600120 A	2023/08/15
		EP 4017007 A1	2022/06/22
		JP 2023-107986 A	2023/08/03
		JP 7299413 B2	2023/06/27
		KR 10-2022-0154260 A	2022/11/21
		US 11805257 B2	2023/10/31
		US 2024-0007642 A1	2024/01/04
		WO 2021-054796 A1	2021/03/25
-----	-----	-----	-----